

# В номере

## КОМПЬЮТЕРНЫЕ ТЕХНОЛОГИИ

Корпоративные информационные системы в России . . . . .	2
РЕМОНТ СОВРЕМЕННЫХ ПК	

Управление энергосбережением персональных компьютеров. . . . .	5
Процессы загрузки операционных систем и диагностика. . . . .	13
Системная шина EV-6 для процессора AMD Athlon . . . . .	20

## ПЕЧАТАЮЩИЕ УСТРОЙСТВА

Матричный принтер Star LC-15 (NX-1500). . . . .	21
Однокристальная микро-ЭВМ TMP90C041 N/F. . . . .	24

## МОНИТОРЫ

Микросхема видеоусилителя M52742SP. . . . .	28
Из опыта ремонта мониторов. . . . .	32
Зарубежные транзисторы и их аналоги . . . . .	33
Блок питания монитора Panasonic TX-T1563 (принципиальная схема). . . . .	34

## ДИСКОВАЯ ПАМЯТЬ ПК

Многосторонний диск DVD (Digital Versatile Disc) . . . . .	35
--	----

## РАБОТАЕМ ГРАМОТНО

Программируем жесткие диски E-IDE. . . . .	39
--	----

Локализация неисправности системной платы 5AGM . . . . .	42
--	----

## КОПИРОВАЛЬНАЯ ТЕХНИКА

Копировальный аппарат RICOH M-5. . . . .	44
--	----

## ИСТОЧНИКИ ПИТАНИЯ

Технология "Дельта-преобразования" . . . . .	48
--	----

## СЕТЕВЫЕ ТЕХНОЛОГИИ

Безопасность компьютерных систем . . . . .	51
--	----

## ИНФОРМАЦИОННЫЕ ТЕХНОЛОГИИ

Создание приложений промежуточного слоя в архитектуре клиент/сервер. . . . .	58
--	----

## ПРОГРАММИРОВАНИЕ

Сообщения о системных ошибках и исключениях Win32 API . . . . .	62
---	----

## СЕРВИСНЫЙ ЦЕНТР

Ежемесячный технический журнал

### Учредитель и издатель:

"НТО Алгоритм"  
440600, г.Пенза, а/я 87.  
тел. /факс: (8412) 520-570  
e-mail: nuc@sura.com.ru

### Территория распространения:

Россия.  
Подписано к печати 31.10.2000 г.  
Объем 8,5 п. л.

### Общественная редакция:

Гл. редактор Власов С. И.  
Ред. коллегия Григорьев Д. М.  
Гераймович Ю. В.  
Кочнев А. В.  
Сизова И. В.

Полное или частичное воспроизведение или размножение каким-либо образом материалов, опубликованных в журнале, допускается только с письменного разрешения редакции.

Цена договорная

© СЕРВИСНЫЙ ЦЕНТР №10, 2000 г.

# КОРПОРАТИВНЫЕ ИНФОРМАЦИОННЫЕ СИСТЕМЫ В РОССИИ

*В настоящей публикации мы поговорим о развитии информационных технологий (ИТ) в России и создании на их основе корпоративных информационных систем (КИС) на промышленных предприятиях. Что же подразумевается под информационными технологиями и корпоративными информационными системами?*

**П**од информационными технологиями (ИТ) имеется в виду совокупность методологий и технологий проектирования информационных систем (ИС), базовых программных, аппаратных и коммуникационных платформ, обеспечивающих весь жизненный цикл ИС и их отдельных компонентов от проектирования до утилизации. А корпоративная информационная система - это среда информационной поддержки целенаправленной коллективной деятельности предприятия. КИС решает одну, но самую важную задачу - эффективное управление всеми ресурсами предприятия (материально-техническими, финансово-выми, технологическими и интеллектуальными приложениями различных разработчиков), интегрированными в единую информационную однородную систему, которая наилучшим образом решает единственную и уникальную каждого конкретного предприятия задачу. Другими словами,

КИС - это человеко-машинная система и инструмент поддержки интеллектуальной деятельности человека, которая под его воздействием должна:

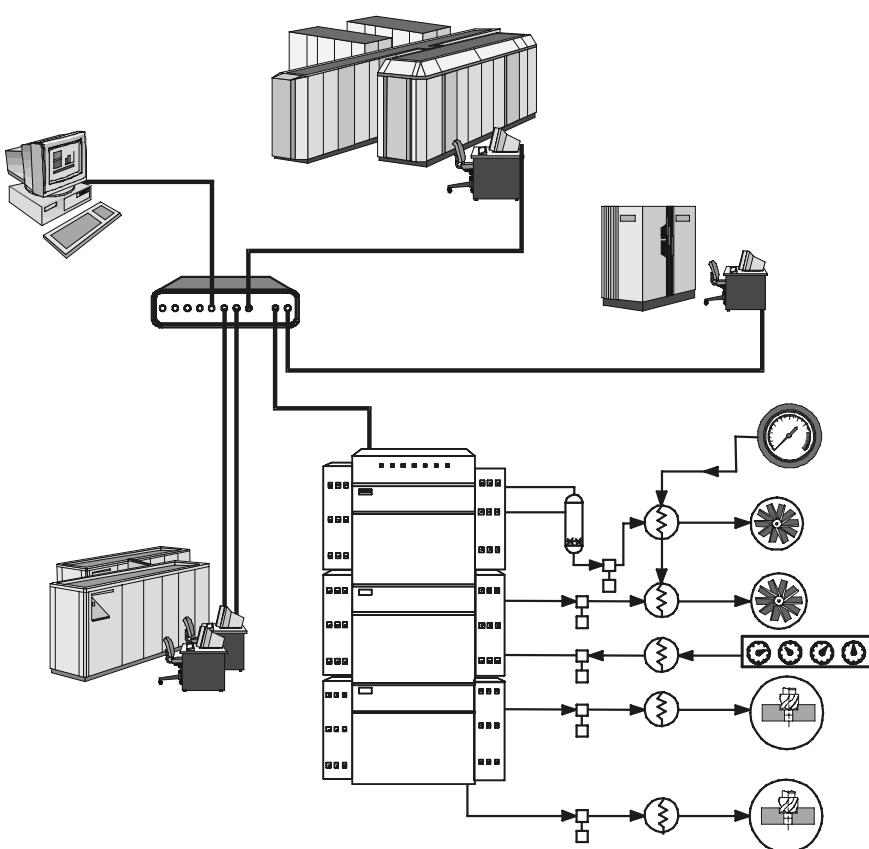
- накапливать определенный опыт и формализованные знания;
- постоянно совершенствоваться и развиваться вместе с производственной средой;
- быстро адаптироваться к изменяющимся условиям внешней среды и новым потребностям предприятия.

КИС, а не человек, в разумных пределах, должна приспосабливаться и соответствовать насущным потребностям человека, его опыту, знаниям и психологии.

Как же обстоят дела с развитием и внедрением КИС на промышленных предприятиях России? Кто и как формирует политику и стратегию создания КИС на российских предприятиях сегодня?

Если говорить о формировании КИС на промышленных предприятиях, то в большинстве случаев почти полностью отсутствует технически обоснованная политика или стратегия ее построения. Решения по выбору технологической платформы формирования КИС и партнера по ее созданию подавляющее большинство руководителей предприятий принимает под эмоциональным напором продавцов "готовых" решений.

При этом каждое из "готовых" решений обязательно подкрепляется ссылками на авторитетные западные фирмы, якобы их использующие (если речь идет о западных продуктах), либо ссылками на успешные внедрения в России и странах СНГ (если речь идет об отечественных продуктах). При этом потребитель полностью лишен возможности предварительно "пощупать", оценить, объективно сопоставить предлагаемые решения с аналогичными



конкурентными предложениями других продавцов применительно к своим проблемам, чтобы сделать единственно правильный выбор. Практически покупается "кот в мешке". Потребителя, принявшего решение о создании КИС, всегда вынуждают заранее оплатить и приобрести весь набор компьютеров, сетевого оборудования, ОС, СУБД, специального программного обеспечения (ПО), создать ЛВС и все то, без чего его будущая КИС просто не сможет работать, а саму обещанную КИС он, возможно, увидит только через 6-12 месяцев.

Результат такого подхода уже сегодня можно наблюдать на ряде российских предприятий:

- пристаивающие и морально устаревающие компьютерное и сетевое оборудование с купленным впрок дорогостоящим ПО;
- принятая от системного интегратора в эксплуатацию КИС, но так и не решившая проблем потребителя;
- потерянные значительные денежные средства и время;
- "мелкая дрожь" у специалистов предприятия при одном только упоминании об ИТ и КИС.

Если же говорить о технической политике и стратегии, то на большинстве промышленных предприятий решения, о выделении средств и об их расходовании на ИТ и создание КИС, сегодня принимает Чиновник, далекий от проблем данной области, а не группа высококвалифицированных специалистов. При этом рассматривается вопрос не о создании КИС применительно к решению поставленных задач, а о закупке компьютеров, ОС, СУБД и прочего у вполне определенных поставщиков.

Дружественные к Чиновнику фирмы-поставщики, системные интеграторы и "свои" институты готовят технико-экономическое обоснование проекта КИС, определяют состав и стоимость покупаемых компонентов, подготавливают экспертное заключение. Все это оплачивается за счет предприятий и налогоплательщиков. Но при этом ни сам Чиновник, ни фирмы-участницы проекта не отвечают за конечный результат и окупаемость израсходованных средств.

Дорогостоящие решения с многолетним опытом их внедрения за рубежом не дают ожидаемого эффекта на российских предприятиях. Западные решения разрабатываются под конкретную инфраструктуру организационного и технологического управления (менеджмента) и корпоративный стандарт одного или нескольких стратегических инвесторов крупного или среднего бизнеса. Эти решения создавались в эволюционном порядке в течение 10-15 лет, и к моменту внедрения у нас их архитектура устарела вместе с заложенными в

ней технологиями. Принципиально невозможно использовать все предлагаемые решения в области систем управления предприятиями, рассчитанные на эксплуатацию только в условиях стабильного социально-экономического и нормативно-правового пространства в достаточно длительные временные интервалы. Российскому бизнесу до этой стабильности далеко. У основной массы российских управляемцев отсутствуют необходимые знания, опыт и культура в сфере менеджмента без которых невозможно управлять предприятием в условиях рынка по производственным стандартам рыночной экономики, корпоративной культуры и корпоративным стандартам.

Все предлагаемые сегодняроссийскому бизнесу решения в области создания КИС навязывают их потребителям либо западный (зачастую непригодный для российских условий) стандарт организации деятельности в конкретных сферах, либо субъективный взгляд программистов-разработчиков отдельных программ, весьма далеких от предметных областей и нужд профессиональных специалистов. Большинство предлагаемых на рынке приложений бизнес-класса западных разработчиков (системы управления предприятием, CAD/CAM-системы и т. д.), используемых, по утверждению их поставщиков, известными западными фирмами, являются лишь некоторыми универсальными (в своем классе) базовыми платформами. Фирмы-потребители этих систем вложили десятки и сотни миллионов долларов в разработку на этих платформах специализированного ПО, которое и решает весь необходимый для данного бизнеса круг задач, является их ноу-хау и инструментом выживания в конкурентной борьбе и, естественно, никому не продается.

Создание КИС предприятия требует привлечения знаний и опыта его специалистов. Готовы ли руководители и инженерный состав предприятий работать по новым технологиям, схемам, методологиям и решениям, которые им упорно навязывают как западные фирмы и большинство отечественных системных интеграторов? По информации, полученной от руководителей нескольких десятков предприятий из различных регионов, можно утверждать, что, конечно, нет. Но по методологиям и технологиям, в основе которых лежит комплексный системный подход, объединяющий типовые опробованные решения и интеллектуальные возможности целого ряда успешно зарекомендовавших себя партнеров, - да, готовы.

Попытки использования КИС на различных отечественных предприятиях предпринимаются не первый год, но в прессе фактически отсутствуют публикации руководителей и ведущих специалистов предприятий, свидетельствующих об их

отрицательном опыте создания КИС. Кто из руководителей предприятий, израсходовавших сотни тысяч или миллионы долларов для создания полнофункциональной КИС, объявит на всю страну о своих ошибках в выборе решений и партнеров, о потере финансовых средств?

Любое промышленное предприятие представляет собой единый, уникальный в своем роде организм. Поэтому основная проблема автоматизации сегодня - это отсутствие комплексного подхода в каждом конкретном случае. Не могут по отдельности эффективно функционировать системы управления, САПР, документооборота и т. д. Для этого необходима единая корпоративная информационная система предприятия. А значит, в каждом конкретном случае это - индивидуальный продукт. На его создание необходимы годы и значительные материальные затраты. Поэтому возникает соблазн решить проблему набором "готовых" решений, тем более, что наши рыночные структуры активно способствуют развитию этой "методологии".

Практически все фирмы, берущие на себя роль создания КИС, рассматривают КИС как некоторую совокупность частных решений и компонентов их реализации, в числе которых:

- единая база данных (БД) хранения информации, формируемая различными, не связанными между собой программами и прикладными системами;

- множество прикладных систем, созданных разными фирмами и по разным технологиям (финансы, материально-технический учет, конструкторско-технологическая подготовка производства, документооборот, аналитика и т. п.);

Менеджмент, без четкой постановки которого невозможно управление предприятием, чаще всего также является обособленным компонентом (для системного интегратора он выступает обычно в качестве удобного аргумента для оправдания отсутствия отдачи от КИС).

При таком подходе конечный потребитель получает несколько не связанных между собой компонентов: само предприятие, КИС, менеджмент, управление технологическими процессами и т. д., со всеми вытекающими последствиями. Это очень удобная позиция для системных интеграторов, так как все неудачные реализации можно списать на любые вышеперечисленные компоненты.

При разработке КИС, прежде всего, необходимо рассматривать любое предприятие как уникальный объект, все без исключения проблемы которого должна решать КИС. В основе единого концептуального и технологического подхода должны лежать математические модели предприятия, бизнес-процессов, объектов деятельности,

формализованные знания специалистов, процессы движения материальных, финансовых, интеллектуальных и иных ресурсов. Это представление является унифицированным и инвариантным по отношению к конкретным компьютерным платформам реализации КИС. Управление всеми процессами (организационными и технологическими) и ресурсами конкретного предприятия, в соответствии с адекватной ему информационной моделью, должна осуществлять единая Информационно-управляющая среда. Этот подход является универсальным и обеспечивает создание КИС любого назначения, а также поддержку всех этапов жизненного цикла компонентов системы.

Создание любой КИС начинается с анализа деятельности предприятия, формирования его рыночно-ориентированной структуры, описания всех бизнес-процессов (БП), необходимых для реализации выбранной стратегии деятельности, что является основой для последующих этапов создания КИС. В настоящее время БП описываются только на бумаге и никак не реализуются в КИС. Организация БП и контроль за ними возложены на управленческий персонал со всеми вытекающими отсюда проблемами. При использовании своих реальных информационных технологий, БП полностью и адекватно автоматизируются и контролируются системой. При таком подходе менять свойства КИС руководители будут сами. Никакой специалист-интегратор или сторонняя организация здесь ему не нужны. В большей степени руководителям и специалистам будет нужна помощь экспертов для оценки и формализации целей и правил, которые необходимо задать КИС. Кроме того, создаваемые КИС, в процессе развития предприятия будут расти вместе с ним, адаптироваться к новым условиям внешней среды и новым технологиям, постоянно развиваться и совершенствоваться, вбирая в себя опыт и знания специалистов одного поколения и возвращая их новому поколению специалистов.

Таким образом, только создав сквозную технологию формирования и развития КИС (объединив интеллектуальный, технологический потенциал и многолетний опыт своих специалистов, и специалистов известных школ и направлений), можно получить приемлемое решение задачи эффективного комплексного управления предприятием для вывода его на конкурентоспособный уровень.

# УПРАВЛЕНИЕ ЭНЕРГОСБЕРЕЖЕНИЕМ ПЕРСОНАЛЬНЫХ КОМПЬЮТЕРОВ

ACPI (*Advanced Configuration and Power Interface*) - интерфейс расширенного конфигурирования и управления питанием. Задача ACPI - обеспечить взаимодействие между операционной системой, аппаратным обеспечением и BIOS системной платы. Основная задача ACPI - обеспечение разумного включения и выключения PC и подключенной к нему периферии обеспечивая минимум потребления электроэнергии.

## Функции энергосбережения процессоров

Современные модели процессоров Pentium кроме режима реального адреса, защищенного и режима V86, - имеют дополнительно режим управления системой SMM (System Management Mode). Главным образом, этот режим предназначен для реализации системы управления энергопотреблением. Управление энергопотреблением - это автоматический перевод компьютера на пониженное потребление энергии в периоды неактивности. В настоящее время существуют две системы управления электропитанием:

- APM (Advanced Power Management), которая поддерживается всеми компьютерами, начиная с систем на базе процессоров 386 и 486;
- ACPI (Advanced Configuration and Power Interface), которая, используется во всех новых компьютерах, начиная с 1998 года.

В APM основная роль управления питанием отводится аппаратному обеспечению, а в ACPI - программному обеспечению и BIOS, что, естественно, упрощает настройку и работу с этой системой.

Режим SMM процессоров Pentium реализован аналогично предыдущим процессорам 386SL и 486SL. В режим SMM процессор Pentium входит только по сигналу на входе SMI# (System Management Interrupt), но более совершенные процессоры Pentium могут входить в SMM и по приему соответствующего сообщения по шине контроллера прерываний APIC. Сигнал SMI# для процессора является запросом прерывания с наивысшим приоритетом. Обнаружив активный сигнал SMI#, процессор по завершении текущей инструкции и выгрузки буферов записи переключается в режим SMM, и формирует выходной сигнал SMIACT#. Сразу при входе в SMM процессор сохраняет свой контекст (практически почти все регистры) в специальной памяти SMIRAM. Эта память использует часть адресного пространства физической памяти, доступ к которой обеспечивается только при наличии сигнала SMIACT#. После сохранения контекста процессор переходит к выполнению программы-обработчика SMI, которая расположена в памяти SMIRAM. Программа-

обработчик состоит из последовательности обычных инструкций, исполняемых процессором в режиме, аналогичном реальному режиму.

При входе в режим SMM автоматически запрещаются аппаратные прерывания (маскируемые и немаскируемые), и не генерируются исключения, поэтому действия процессора определяются программой-обработчиком SMI. Программа-обработчик завершается инструкцией RSM (RSM выполняется только в режиме SMM), по которой процессор восстанавливает свой контекст из SMIRAM, и возвращается в обычный режим работы.

Начиная со второго поколения Pentium имеется возможность рестарта инструкций и входа в SMM по сообщению, принятому с шины APIC. При возврате из SMM возможны некоторые варианты, заказанные программой-обработчиком (в пределах возможностей аппаратуры по режиму SMM и данного процессора). Программа-обработчик может внести изменения в образ контекста процессора, и процессор может вернуться не в то состояние, в котором произошел переход в SMI.

Возможен выбор варианта для случая, когда прерывание SMI возникло во время останова процессора по инструкции HALT:

- можно вернуться снова на команду останова,
- можно перейти к выполнению следующей за ней команды.

Процессоры, начиная с Pentium второго поколения, поддерживают и возможность рестарта (повторного выполнения) команды ввода-вывода, предшествующей появлению сигнала SMI#.

Возможность рестарта команды ввода-вывода является расширением режима SMM. Ее используют, например, когда прикладная программа (или системный драйвер) пытается обратиться с операцией ввода-вывода к периферийному устройству, находящемуся в "спящем" режиме. Системная логика в этом случае должна выработать сигнал SMI# раньше сигнала готовности устройства к обмену RDY#, завершающего шинный цикл рестартуемой команды ввода-вывода. Обработчик SMI "разбудит" устройство, после чего операция ввода-вывода рестартует, и прикладное ПО (или драйвер) "не заметит", что устройство пребывало в "спячке". Таким образом, управление потреблением энергии может быть совершенно

"прозрачным" для прикладного программного обеспечения и операционных систем (ОС). Прозрачность SMM обеспечивается следующими свойствами режима:

- возможностью только аппаратного входа в режим SMM,
- исполнением программы-обработчика SMM в отдельном адресном пространстве памяти,
- сохранением состояния прерванной программы в области SMIRAM,
- запретом обычных аппаратных прерываний,
- восстановлением состояния ранее прерванной задачи при выходе из режима SMM.

### Память SMIRAM

Память SMIRAM должна быть физически или логически выделенной областью размером от 32 Кб (минимум) и до 4 Гб. SMIRAM располагается, начиная с адреса SMIBASE (по умолчанию 30000h), и распределяется относительно адреса SMIBASE следующим образом:

- FE00h-FFFFh (3FE00h-3FFFFh) - область сохранения контекста (распределяется, начиная со старших адресов по направлению к младшим). По прерыванию SMI сохраняются практически все регистры процессора, включая программно невидимые регистры CR1, CR2 и CR4, а также аппаратные скрытые регистры для CS, DS, ES, FS, GS и SS, используемые для хранения дескрипторов. Для регистров DR5-DR0, TR7-TR3 и регистров FPU автоматическое сохранение не производится;
- 8000h (38000h) - точка входа в обработчик (SMI Handler);
- 0-7FFFh (30000h-37FFFh) - свободная область.

Если режим SMM используется для отключения электропитания самого микропроцессора с возможностью быстрого пробуждения, то память SMIRAM, в которой сохраняется контекст процессора, должна быть энергонезависимой с возможностью записи в нее в обычном режиме.

### Особенности режима SMM

Операционный режим SMM похож на однопрограммный режим реального адреса и имеет следующие особенности и свойства:

- вычисление адресов аналогично реальному режиму;
- лимит ограничен в 4 Гбайта;
- флаг прерываний IF сброшен;
- немаскируемое прерывание NMI запрещено;
- флаг TF в регистре EFLAGS сброшен, шаговый режим запрещен;
- регистр DR7 сброшен, отладочные ловушки запрещены;
- инструкция RSM является действительной (в других режимах она вызывает ошибку неверного кода операции).

По умолчанию используется 16-битный режим регистров, стека и кодов операций.

Контекст математического сопроцессора (и регистры MMX) при SMI автоматически не сохраняется, поскольку операции FPU в режиме SMM вряд ли кому-либо потребуются. Однако если SMI используется для выключения процессора, контекст FPU может быть программно сохранен обработчиком. Состояние регистров процессора при входе в SMM показано в Таблице 1.

Таблица 1. Состояние регистров процессора при входе в SMM

Регистр	Состояние
Общие регистры	Не определено
EFLAGS	00000002h
EIP	00008000h
Селектор CS	3000h
База CS	SMM Base (по умолчанию 30000h)
Селекторы DS, ES, FS,	0000h
Базы DS, ES, FS, GS, SS	00000000h
Лимиты DS, ES, FS, GS,	0FFFFFFFh
CR0	Биты 0, 2, 3 и 31 сброшены (PE, EM, TS и PG); остальные не модифицированы
DR6	Не определено
DR7	00000400h

Обработчик SMM может определить возможности SMM, предоставляемые данным процессором, по идентификатору SMM (REVISION IDENTIFIER) - двойному слову сохраненному в области контекста по адресу SMIBASE+FEFCCh:

биты [15:0] - задают номер версии архитектуры SMM;

бит 16 - указывает на возможность рестарта инструкции ввода-вывода;

бит 17 - указывает на возможность изменения базового адреса SMIRAM и вектора прерывания программы-обработчика SMI.

Для управления рестартом команды ввода-вывода используется слово (I/O instruction restart slot) по адресу SMIBASE+FF00h. Если программа-обработчик запишет в это слово значение OFFh, то по выходе из SMM команда, во время которой произошло прерывание SMI, будет рестартована (однако если эта команда не являлась инструкцией ввода-вывода, поведение процессора будет непредсказуемо). Если программа-обработчик не изменит нулевое значение этого слова, то после выхода из режима SMM процессор перейдет к следующей по порядку команде. Рестарт команды ввода-вывода возможен только при входе в SMM по сигналу SMI#. Вход по сообщению SMI, пришедшему по шине APIC, не дает возможности рестарта, поскольку это сообщение приходит асинхронно по отношению к выполнению инструкций процессора.

Значение 3000h базового адреса SMIRAM, устанавливаемое по аппаратному сбросу (сигналу RESET) процессора, может быть программно изменено на выровненное по границе 32 Кбайт во время исполнения программы-обработчика SMI. Для этого достаточно изменить значение базового адреса в области сохраненного контекста по адресу SMIBASE+FEF8h (SMM Base slot), и после исполнения инструкции RSM при обработке следующего сигнала SMI# будет использоваться новая область. Перед этим необходимо позаботиться о том, чтобы в новой области присутствовал код программы-обработчика. Сигнал INIT процессора Pentium не изменяет значения базового адреса SMIRAM.

Возможностью рестарта команды HALT управляет бит 0 слова по адресу SMIBASE+FF02h. Если прерывание SMI произошло во время выполнения команды HALT (останов процессора), бит устанавливается в единичное значение. Если обработчик SMI сохранит это значение, по выходу из SMM процессор повторно выполнит ту же команду HALT. Если бит сбросить, то по выходу из SMM процессор перейдет к выполнению следующей за ней команды.

Для включения возможности рестарта инструкции ввода-вывода необходимо установить бит 9 в регистре TR12 (для процессоров Pentium 90+). Если при восстановлении контекста по инструкции RSM процессор обнаружит, что обработчик установил некорректные значения бит регистров CR0 или CR4, или невыровненный базовый адрес SMIRAM, по выходу из режима SMM процессор перейдет в состояние Shutdown (отключение).

В режиме SMM возможно использование прерываний, однако предварительно необходимо позаботиться о корректной инициализации таблицы прерываний (командой LDTR) для используемых векторов прерывания. Маскируемые (INTR) аппаратные прерывания могут быть разрешены установкой флага IF, немаскируемое прерывание (NMI) разрешается программным вызовом его обработчика.

Вообще для процессоров Pentium источниками аппаратно вызываемых прерываний являются следующие входные сигналы, расположенные в порядке убывания приоритета:

- BUSCHK# (контроль шины, вызывающий исключение MCE);
- R/S# (переключение в режим зонда);
- FLUSH# (очистка кэш-памяти, которая может вызвать поток операций записи в оперативную память);
- SMI# (прерывание по входу SMI);
- INIT ("мягкий" сброс процессора);
- NMI (немаскируемое прерывание);
- INTR (запрос на маскируемое прерывание);
- STPCLK# (останов синхронизации).

Здесь понятие прерывания трактуется несколько шире (чем обычно) и относится ко всем со-

бытиям, заставляющим процессор инициировать внешние циклы шины вне очереди, определяемой прерываемой последовательностью команд. Если в процессоре разрешена работа контроллера APIC, то прерывания, поступающие по его шине, заменяют в данном списке сигналы NMI и INTR. Процессоры второго поколения имеют возможность изменять порядок приоритета прерываний с помощью бита ITR (бит 9 регистра TR12). В табл.2 приведены два возможных варианта приоритетов прерываний. Процессоры Pentium 2-го поколения имеют возможность снижения энергопотребления в нерабочем режиме. По сигналу STPCLK# процессор выгружает буферы записи и переходит в режим Stop Grant, в котором прекращается тактирование большинства узлов процессора, что вызывает снижение энергопотребления примерно в 10 раз. В этом состоянии он прекращает выполнение инструкций и не обслуживает прерывания, однако продолжает слежение за шиной данных, отслеживая кэш-попадания. Из этого состояния процессор выходит по снятию сигнала STPCLK#.

Таблица 2. Приоритеты прерываний процессоров Pentium

Прерывание	ITR = 0 (по умолчанию)	ITR = 1
1	Точка останова (INT 3)	Точка останова (INT 3)
2	BUSCHK#	BUSCHK#
3	Ловушки отладки (INT 1)	FLUSH#
4	R/S#	SMI#
5	FLUSH#	Ловушки отладки (INT
6	SMI#	R/S#
7	INIT	INIT
8	NMI	NMI
9	INTR	INTR
10	Ошибка FPU	Ошибка FPU
11	STPCLK#	STPCLK#
12	Отказ на следующей инструкции	Отказ на следующей инструкции

Управление сигналом STPCLK# совместно с использованием режима SMM реализует механизм расширенного управления питания АРМ (Advanced Power Management). При отсутствии активности внешняя схема (чипсет) по команде, данной программой-обработчиком в режиме SMM, устанавливает данный сигнал. По пробуждающему событию внешняя схема (без участия процессора, который "спит") снимает сигнал, и процессор продолжает работу. Кроме того, с помощью сигнала STPCLK# возможно и замедление процессора (с пропорциональным снижением потребляемой мощности), если на этот вход подавать периодический импульсный сигнал. Скважность импульсов будет определять коэффициент простоя процессора и, следовательно, его производительность (как бы снижая условную тактовую частоту).

В состояние пониженного потребления Auto HALT PowerDown процессор переходит при исполн-

нении инструкции HALT. В этом состоянии процессор реагирует на все прерывания и также продолжает слежение за шиной.

### Управление энергопотреблением Pentium Pro/II/III.

Процессоры Pentium Pro/II/III для немедленного снижения потребляемой мощности позволяет использовать режимы Stop Grant и Auto HALT PowerDown. Снижение потребления примерно в 10 раз достигается прекращением тактирования большинства узлов процессора.

В режим Stop Grant процессор входит по сигналу на входе STPCLK#. В этом состоянии он прекращает выполнение инструкций и не обслуживает прерывания, однако продолжает слежение за шиной данных, отслеживая кэш-попадания.

В состояние пониженного потребления Auto HALT PowerDown процессор переходит при исполнении инструкции HALT. В этом состоянии процессор реагирует на все прерывания и также продолжает слежение за шиной.

Переход в режимы пониженного потребления разрешается битом Low-Power Enable configuration bit.

Процессор Pentium II/III имеет дополнительные режимы пониженного потребления: Sleep и Deep Sleep.

В состояние Sleep (спящий режим) процессор переходит по сигналу на входе SLP#, в этом состоянии он не тактирует свои внутренние узлы (кроме схемы умножителя частоты). Прерывания и циклы слежения не воспринимаются. Процессор может реагировать только на сигналы SLP#, STPCLK# и RESET#. По снятию сигнала SLP#, процессор возвращается в состояние Stop Grant и возобновляет тактирование своего блока управления шиной и APIC. По снятию сигнала STPCLK#, процессор возвращается в рабочее состояние и возобновляет работу по программе.

В состояние Deep Sleep (глубокого сна) процессор переходит при остановке тактовых импульсов на входе BCLK. В этом режиме процессор не выполняет никаких функций и его ток потребления определяется только токами утечки внутренних схем. Рестарт возможен по сигналу RESET#.

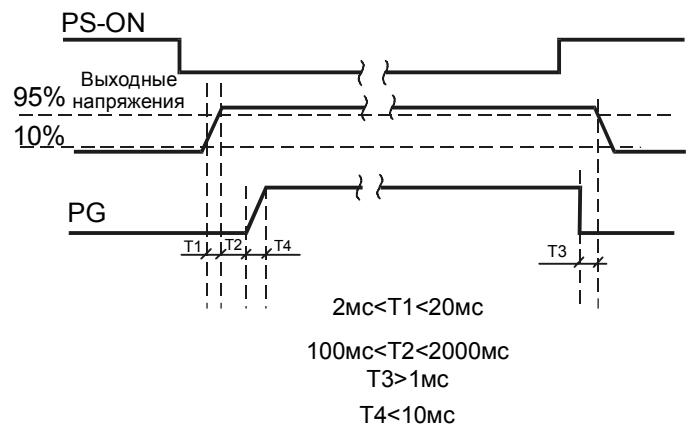
### Режим SMM и блок питания в стандарте ATX

Блок питания в стандарте ATX значительно отличается от традиционных, по габаритным размерам и по электрическому интерфейсу, и имеет возможность включения и отключения основного питания по сигналу с платы, которая имеет для этого программный интерфейс. Блок имеет дополнительный источник напряжением +3,3В для питания процессора и "дежурный" (Standby) мало мощный источник электропитания с выходной цепью +5VSB. Отдельная линия слаботочного пита-

ния 5В, напряжение в которой поддерживается постоянно, используется в цепях управления основным питанием для отслеживания внешних сигналов запуска по сети, модему и т.п. Для соединения блока питания с платой используется единый 20-контактный разъем. Дежурный источник с допустимым током нагрузки 10 мА (ATX 2.01) включается при подаче сетевого напряжения. Он предназначен для питания цепей управления энергопотреблением и устройств, активных и в спящем режиме (например, факсмодема, способного по поступлении входящего звонка "разбудить" компьютер). Увеличение мощности данного источника до допустимого тока 720 мА, позволит "будить" компьютер по приему пакета от дежурного адаптера локальной сети. В интерфейс блока питания введен управляющий сигнал PS-ON, включающий основные источники +5, +3,3, +12, -12 и -5В (см. рис. 1). Напряжение от этих источников поступает на выход блока только при поддержании сигнала PS-ON на низком логическом уровне. При высоком уровне или свободном состоянии цепи выходные напряжения этих источников поддерживаются около нулевого уровня. О нормальном напряжении питания сигнализирует сигнал P.G. (Power Good) или PW-OK (Power O'Key), по действию аналогичный сигналу P.G. традиционных блоков. Интерфейс управления блоком электропитания позволяет выполнять программное отключение питания в режиме SMM и рестартовать при появлении пробуждающих событий.

Кнопка и индикатор энергосберегающего режима (Green Functions) на корпусе системного блока используются далеко не всегда. Нажатие кнопки является внешним событием, включающим (а иногда и отключающим) режим пониженного энергопотребления, о чем свидетельствует свечение индикатора. Реакция на нажатие кнопки задается опциями Power Management в BIOS Setup. Если соответствующий разъем системной платы не подключен к кнопке Green, компьютер будет вполне normally работать.

Рис. 1. Временная диаграмма интерфейса управления питанием ATX



## Режим SMM и управление энергопотреблением мониторов

Монитор является одним из основных потребителей электроэнергии. Современный цветной монитор потребляет около 80 Вт. Международная организация по защите окружающей среды EPA (Environmental Protection Agency) выдвинула программу энергосбережения Energy Star, на которую VESA откликнулась разработкой для управления энергопотреблением системой DPMS (Display Power-Management Signaling). Для мониторов определены следующие режимы потребления:

On - активная (нормальная) работа. Для 15" монитора типовое потребление - 80 Вт.

Stand-by - отключение видеосигналов и снижение яркости до минимума, при этом потребление монитора снижается примерно на 20%. Из этого режима в нормальный (On) монитор переходит быстро (около секунды). Поддержка состояния Stand-by не является обязательной для всех мониторов. Для 15" монитора типовое потребление - 60 Вт.

Suspend - отключение строчной развертки, накала и высокого напряжения кинескопа, что снижает потребление на 70%. Переход в режим On занимает около 15 секунд. Для 15" монитора типовое потребление менее 15 Вт.

Off - отключение всех схем монитора, кроме блока DPMS, потребление снижается до единиц ватт. Переключение в нормальный режим займет около 30 секунд (как включение "холодного" монитора). Если в этом режиме обесточивается и блок DPMS, то монитор можно будет включить только вручную (нажатием кнопки).

Для переключения режимов программа-обработчик SMI использует программное управление видеоадаптером, который управляет режимами работы монитора, управляя активностью сигналов синхронизации передаваемых в монитор. Конечно, для работы системы энергосбережения ее должен поддерживать и монитор (монитор должен соответствовать спецификации VESA DPMS), и дисплейный адаптер, и BIOS. Переход в режимы с пониженным потреблением и "пробуждающие" события программируются опциями управления энергопотреблением Power Management BIOS Setup, которые реализуются программным путем в режиме управления системой.

## Жесткие диски ATA-2 и SMM

Контроллеры современных жестких дисков имеют в своем составе встроенное программное обеспечение (ПО), которое может быть модифицировано программным путем и определять возможности дисков в том числе и функции энергосбережения. Для этого в наборе команд контроллеров имеются специальные команды (стандарт ATA-2 задает систему команд контроллеров).

Команда загрузки микрокода DOWNLOAD

MICROCODE позволяет модифицировать встроенное программное обеспечение устройства. В зависимости от кода в регистре свойств загруженный микрокод будет действовать временно, то есть до выключения питания (FR=01h), или постоянно (FR=07h). Количество загруженных блоков (по 512 байт) задается регистром SN (старший байт) и SC (младший байт). Таким образом, может быть загружено от 0 до 33 553 920 байт, что более чем достаточно для встроенного ПО. Эта команда, как и флэш-BIOS, является палкой о двух концах: возможность модификации кода может обернуться выводом из строя устройства из-за загрузки некорректного микрокода.

В системе команд имеются и средства управления энергопотреблением, не являющиеся обязательными. С точки зрения потребления энергии различают следующие состояния, перечисленные в порядке возрастания потребления:

Sleep - "заснувшее" устройство потребляет минимум энергии, "разбудить" его может только сброс. Время "пробуждения" может доходить до 30с.

В состоянии Standby Mode (дежурный режим) устройство способно принимать команду по интерфейсу, но для доступа к носителю может потребоваться такое же большое время. В это состояние устройство может перейти как по команде, так и по таймеру (Standby Timer), отсчитывающему время от последнего запроса, полученного в состоянии ожидания или активном состоянии. Время срабатывания таймера программируется, но работа таймера может быть запрещена.

В состоянии ожидания Idle Mode устройство способно сразу начать обслуживание обращения к носителю, но так как некоторые узлы могли быть отключены, обслуживание будет не самым быстрым.

И, наконец, в активном режиме Active Mode устройство все запросы обслуживает за кратчайшее время и потребляет максимум энергии.

Команда проверки режима потребления CHECK POWER MODE через регистр SC возвращает информацию о состоянии:

SC=0 - устройство находится в состоянии Standby или переходит в него,

SC=255 - устройство активно или в состоянии ожидания.

Команда IDLE переводит устройство в режим ожидания Idle из активного состояния или режима Standby, а также через регистр SC программирует таймер режима Standby (см. табл. 3). Команда непосредственного перевода в режим ожидания IDLE IMMEDIATE таймер не программирует. Команда SLEEP является единственным способом перевода устройства в спящий режим. После получения команды устройство генерирует запрос прерывания. Программа-обработчик SMM должна считать регистр состояния, чтобросит запрос прерывания и позволит устройству "заснуть".

Таблица 3

Содержимое SC	Тайм-аут
0(00h)	Тайм-аут запрещен
X=1- 240 (0lh-F0h)	(xx5) секунд
X=241- 251 (Flh-FBh)	((x-240)x30) минут
252(FCh)	21 минута
253 (FDh)	Период, заданный производителем (в пределах 8-12 часов)
254 (FEh)	Резерв
255(FFh)	21 минута 15 секунд

"Разбудить" устройство можно будет только аппаратным или программным сбросом, при этом состояние, в которое оно перейдет, определяется типом сброса и волей разработчика. Поскольку не каждая программа "знает", что после этой команды (как и любой другой) нужно прочитать регистр состояния, устройство автоматически сбросит запрос прерывания и "заснет" через определенный период времени (не менее 2 с).

Команда STANDBY переводит устройство в однотипный режим потребления и через параметр, передаваемый через регистр SC, программирует таймер режима Standby. Команда STANDBY IMMEDIATE таймер не программирует.

### Микросхемы SDRAM

Современные микросхемы SDRAM являются устройствами с программируемыми параметрами, со своим набором команд и внутренней организацией чередования банков. Кроме команд записи и чтения с программируемыми параметрами пакетного цикла имеются команды автоматической регенерации и перевода в режим хранения данных с пониженным энергопотреблением. Все входные сигналы микросхем считаются действительными во время положительного перепада тактового сигнала CLK. Текущая команда определяется комбинацией сигналов на управляющих входах RAS#, CAS#, WE#, A11 и A10 при низком уровне CS#.

Команда PDE (Power-down entry) - команда энергосбережения, вводится с помощью сигнала CKE. Сигналы CKE0, CKE1 (Clock Enables) их высокий уровень используется для разрешения синхронизации банков микросхем памяти. Низкий уровень сигналов переводит микросхемы в режим пониженного потребления и саморегенерации.

### Микросхемы RDRAM

Для обеспечения малого энергопотребления в микросхемах RDRAM предусмотрено четыре состояния энергопотребления: Active, Standby, Nap и PowerDown.

В режиме Active устройство готово к немедленной реакции на запрос данных, но потребляет наибольшую энергию. В отличие от прочих типов DRAM, интерфейс Direct Rambus позволяет наход-

иться в этом режиме только той микросхеме, с которой производится обмен данными, а остальные микросхемы памяти находятся в режиме с меньшим энергопотреблением. По завершении обмена данными, любая микросхема автоматически переходит в режим Standby. Для дальнейшего уменьшения энергопотребления, часть микросхем может быть переведена с режим Nap, переход из которого в режим Active занимает меньше времени, чем из PowerDown, а энергопотребление меньше, чем в Standby.

Контроллер памяти Rambus обеспечивает поддержку протокола Direct Rambus Channel, управление шиной Rambus и преобразование ее протокола с частотой до 800 МГц в стандартный интерфейс с шинами адреса данных и управления с восьми- или шестнадцатибитнойшиной данных с рабочей частотой до 200 МГц (64 разряда) и до 100 МГц (128 разрядов).

Микросхемы RDRAM собираются в модули RIMM, внешне подобные DIMM. В каждый модуль может быть установлено до 16 микросхем RDRAM (по восемь с каждой стороны).

### Управление энергопотреблением устройств USB.

Для устройств USB, питающихся от шины, потребляемая мощность является очень ограниченным ресурсом. Любое устройство при начальном подключении не должно потреблять от шины ток, превышающий 100 мА. Рабочий ток (не более 500 мА) заявляется в конфигурации, и если хаб не сможет обеспечить устройству заявленный ток, оно не конфигурируется, и, следовательно, не может быть использовано. Устройство подключаемое к USB должно поддерживать режим приостановки (Suspended Mode), в котором его потребляемый ток не должен превышать 500 мкА. (устройство должно автоматически приостанавливаться при прекращении активности шины). В устройстве должна быть предусмотрена возможность удаленного пробуждения (Remote Wakeup), позволяющая приостановленному устройству подать сигнал хост-компьютеру, который тоже может находиться в приостановленном состоянии. Возможность удаленного пробуждения описывается в конфигурации устройства, а при конфигурировании эта функция может быть и запрещена.

### Опции управления энергопотреблением в BIOS Setup

Группа опций Power Management (Green Function) управляет системой снижения энергопотребления. Различные режимы снижения активности (и потребления) включаются через заданный интервал выдержки неактивности пользователя (клавиатура, мышь) или подсистемы (отсутствие обращений к жесткому диску). В норме

Таблица 4. Опции управления энергопотреблением (Power Management)

Опция	Возможные значения	Назначение
Power Management	Enable/Disable, Max. Saving Mode, Min. Saving Mode, User Defined Mode	Разрешение управления энергопотреблением, выбор режимов максимального, минимального сохранения или определяемого пользователем
PM Control By APM	Enable/Disable	Разрешение управления энергопотреблением от системы APM
Green PC Monitor Power State	Disabled, Off, Standby, Suspend	Режим, в который переводится монитор при длительной неактивности пользователя, или запрет управления монитором (Disabled)
Power Down Mode Monitor Power State	Disabled, Off, Standby, Suspend	Режим, в который переводится монитор в состоянии PoweDown, или запрет управления монитором (Disabled)
InstantON Support	Enable/Disable	Разрешение быстрого включения на полную мощность
Video Off Method	Blank Screen V/H Sync+Blank	Метод выключения монитора: только гашение изображения или еще и останов синхронизации (по протоколу DPMI)
Doze Mode Control	Частота процессора, режим монитора, диска	Описание режима Doze Mode

мальный режим компьютер переходит по определенным заданным событиям. Некорректная настройка и ошибки в BIOS могут приводить к неожиданному резкому снижению производительности. Простейшим выходом из такой ситуации является запрет режимов снижения потребления, однако для компьютеров с автономным питанием энергосбережение весьма существенно. Определены следующие режимы работы компьютера:

- Full On Mode: Режим полной мощности.
- Doze Mode: Снижение активности на 80% умеренное снижение частоты процессора.
- Standby Mode: Снижение активности на 92% -

понижение частоты процессора до минимума. Suspend Mode: Снижение активности на 99%. Процессор останавливается и прерывания не отрабатываются. Из этого состояния компьютер выходит довольно долго (единицы секунд).

Поведение монитора и жесткого диска в различных режимах может зависеть произвольно.

Опции управления энергопотреблением и параметры управления питанием, используемые в большинстве BIOS приведены в табл. 4.5. При переходе в режим ожидания BIOS приостанавливает жесткий диск, и снижает энергопотребление или выключает видеосистему. В этом режиме система чувствительна ко внешним воздействиям, т. е. она реагирует на нажатие клавиш, перемещение мыши, сигналы факс-модема или сетевого адаптера. Появление одного из описанных событий приведет к немедленной активизации монитора. В большинстве компьютеров операционная система обладает расширенными средствами управления питанием и берет на себя все функции, ранее выполнявшиеся BIOS. Более новая спецификация управления питанием, которая тесно связана как с аппаратным, так и с программным обеспечением, называется ACPI. Некоторые параметры системы управления питанием ACPI устанавливаются в BIOS (табл.6.).

Таблица 5. Параметры управления питанием в BIOS

Параметр	Значение	Описание
Power Management (Управление питанием)	Disabled (Отключено) Enabled (default) (Включено (по умолчанию))	Активизация средств управления питанием
Inactivity Timer (Таймер неактивности)	Off (default) (Выключен (по умолчанию)) 1 Minute (1 мин) 5 Minutes (5 мин) 10 Minutes (10 мин) 20 Minutes (20 мин) 30 Minutes (30 мин) 60 Minutes (60 мин) 120 Minutes (120 мин)	Установка интервала времени, по истечении которого компьютер переходит в режим ожидания
Hard Drive (Управление жестким диском)	Disabled (Отключено) Enabled (default) (Включено (по умолчанию))	Управление переходом жесткого диска в режим ожидания или приостановки
VESA Video Power Down (Управление видео)	Disabled (Отключено) Standby (default) (Ожидание (по умолчанию)) Suspend (Приостановка) Sleep (Отключение)	Управление энергопотреблением видеосистемы
Fan Always On (Вентилятор всегда активен)	No (default) (Нет (по умолчанию)) Уех (Да)	Управление вентилятором в различных режимах энергопотребления

Таблица 6. Параметры системы управления питанием ACPI

Параметр	Описание
ACPI Function (Функции ACPI)	Если компьютер соответствует спецификации ACPI, устанавливайте значение Enabled. В настоящее время Windows 98 и Windows 2000 поддерживают ACPI
Power Management (Управление питанием)	С его помощью выбирается режим пониженного энергопотребления. Может принимать следующие значения: Max Saving - максимальная экономия энергии; период неактивности 1 мин в каждом режиме; User Define - индивидуальные настройки для каждого режима; Min Saving - минимальная экономия энергии
PM Control by APM (Управление с помощью APM)	Если в компьютере установлена система APM, выберите значение Yes для лучшего управления энергопотреблением
Video Off Method (Метод отключения видео)	Установка способа отключения монитора
V/H SYNC+Blank	Система отключает вертикальную и горизонтальную синхронизацию и очищает видеобуфер
DPMS Support (Поддержка DPMS)	Используйте этот параметр в том случае, если монитор соответствует стандарту VESA DPMS
Blank Screen (Пустой экран)	Очищение видеобуфера
Video Off After (Видео отключается после...)	При переходе в более экономный режим будет отключаться монитор
MODEM Use IRQ (Прерывание модема)	Это прерывание активно во всех режимах пониженного энерго-потребления
Doze Mode (Режим снижения рабочей частоты процессора)	После выбранного периода неактивности рабочая частота процессора снижается (для большинства наборов микросхем можно устанавливать значение, равное 10-25% номинальной частоты). Все остальные устройства не выполняют эту процедуру
Standby Mode (Режим ожидания)	После выбранного периода неактивности отключается генератор тактовой частоты, жесткий диск переходит в режим ожидания и снижается энергопотребление кэш-памяти второго уровня. Все остальные устройства не выполняют эту процедуру
Suspend Mode (Режим отключения)	После выбранного периода неактивности набор микросхем переводит аппаратное обеспечение в режим отключения, генератор тактовой частоты и все энергоемкие устройства отключаются
HDD Power Down (Отключение жесткого диска)	После выбранного периода неактивности все IDE-устройства, удовлетворяющие спецификации ATA-2 и выше, переходят в режим пониженного энергопотребления, а по прошествии определенного времени - в режим ожидания
Throttle Duty Cycle (Уменьшение времени активности генератора)	В режиме снижения рабочей частоты процессора генератор работает непостоянно. Значение этого параметра определяет (в процентах) промежуток времени, в течение которого генератор активен
VGA Active Monitor (Монитор активности VGA)	При установке значения Enabled таймер режима ожидания заново запускается
Soft-Off by PWR-BTTN (Программное управление кнопкой питания)	Управление работой кнопки питания. Может работать как обычная кнопка выключения питания с программным управлением; нажатие продолжительностью менее 4 с переведет компьютер в режим отключения
CPUFAN Off in Suspend (Режим отключения вентилятора)	Значение Enabled устанавливает для вентилятора процессора режим отключения
Resume by Ring (Активизация при входящем звонке)	При установке значения Enabled входящий телефонный звонок активизирует систему
Resume by Alarm (Активизация по времени)	При установке значения Enabled система активизируется в определенный момент времени
Date (of Month) Alarm (Дата)	Дата активизации системы
Time (hh:mm:ss) (Время)	Время активизации системы
Wake Up On LAN (Активизация при доступе из локальной сети)	При установке значения Enabled система активизируется после доступа к компьютеру из локальной сети
IRQ8 Break [Event From] Suspend (Активизация IRQ8)	Активизация системы от часов реального времени, управляемых прерыванием IRQ8
Reload Global Timer Events (События активизации системы)	При установке значения Enabled события следующих устройств приведут к активизации системы: IRQ3-7, 9-1 S, NMI (прерывания IRQ3-7, 9-15, немаскируемые прерывания); Primary IDE 0 (первичный IDE 0); Primary IDE 1 (вторичный IDE 1); Secondary IDE 0 (вторичный IDE 0); Secondary IDE 1 (вторичный IDE 1); Floppy Disk (дисковод); Serial Port (последовательный порт); Parallel Port (параллельный порт)

# ПРОЦЕССЫ ЗАГРУЗКИ ОПЕРАЦИОННЫХ СИСТЕМ И ДИАГНОСТИКА

В этой статье продолжаем рассматривать процессы загрузки наиболее популярных операционных систем и их взаимодействие с аппаратными средствами персональных компьютеров. Понимание этих процессов при решении возникших проблем с загрузкой операционных систем - ключ к успеху при выполнении работ по диагностике и устранению неисправностей компьютера.

## Windows 9x

Windows 9x - еще один шаг на пути развития операционных систем. Это полностью 32-разрядная операционная система, в ней исправлены многие недостатки, присущие Windows 3.1, однако на системном уровне какие-либо радикальные изменения, которые ожидались перед ее появлением, не были внесены. Фактически Windows 9x представляет собой комбинацию новой версии MS DOS (DOS 7.x) и нового пользовательского интерфейса, называемого explorer (проводник).

При включении компьютера с установленной Windows 9x автоматически загружается графический пользовательский интерфейс, но стоит только изменить соответствующим образом файл Msdos.sys, и загрузка закончится появлением командной строки DOS, после чего для загрузки интерфейса Windows вам придется ввести команду Win.

## DOS и Windows 9x

Система Windows 9x во многом основана на тех же концепциях, что и DOS, но в ней эти концепции получили дальнейшее логическое развитие. Те же два системных файла IO.SYS и MSDOS.SYS, но теперь весь системный код находится в IO.SYS, а второй файл MSDOS.SYS содержит ASCII-текст с установками, управляющими поведением системы при загрузке.

Эквиваленты программ Himm.sys, Ifshlp.sys и Setver.exe автоматически загружаются программой IO.SYS при запуске системы. Как и прежде, для загрузки в память драйверов и резидентных программ можно использовать файлы Config.sys и Autoexec.bat, но загрузку 32-разрядных драйверов устройств, которые разработаны специально для Windows 9x, теперь обеспечивают записи в системном реестре (registry). Когда вся предварительная работа выполнена, запускается файл Win.com, и Windows 9x загружается и предоставляет свои возможности через графическое меню. Системный реестр является базой данных, в которой Windows 9x хранит информацию обо всех на-

стройках, конфигурационных установках и параметрах, необходимых для работы ее собственных модулей и отдельных приложений. Системный реестр как бы выполняет функции Config.sys, Autoexec.bat и ini-файлов Windows 3.1 вместе взятых. Устанавливая Windows 9x поверх Windows 3.1, необходимо учитывать, что во время инсталляции, информация о программных настройках переносится из конфигурационных файлов system.ini и win.ini в системный реестр. После этого изменение ini-файлов практически не оказывает на систему никакого влияния, поскольку все рабочие настройки содержатся в реестре.

На диске компьютера реестр хранится в виде двух отдельных файлов: System.dat и User.dat. В первом из них содержатся всевозможные аппаратные установки, а во втором - данные о работающих в системе пользователях и используемых ими конфигурациях. Каждый пользователь может иметь свой файл User.dat, т. е. собственную рабочую среду, которую он настраивает по своему вкусу и потребностям. Системный реестр можно импортировать, экспортить, а также создавать его резервные копии и, используя их, восстанавливать сохраненные данные - одним словом, у вас в руках довольно мощный механизм управления системными параметрами и их защиты от потер器 и повреждений.

Windows 9x использует ту же файловую систему, что и DOS, и те же дисковые структуры: главную загрузочную запись (MBR), загрузочную запись DOS (BOOT), таблицы размещения файлов (FAT) и каталоги, но теперь имена файлов могут содержать до 255 символов и при этом сохраняется обратная совместимость с файловыми системами, созданными под DOS.

Такая совместимость достигается благодаря тому, что Windows 9x хранит для каждого файла и каталога по два имени: полное (до 255 символов) и короткое (соответствующее старому формату восемь-три). Таким образом, файл, созданный системой Windows 9x, может быть открыт для любых

приложений DOS или Windows 3.1 (однако в этом случае при сохранении его полное имя теряется). При попытке "восстановления" диска с файлами Windows 9x, например, с помощью Norton Disk Doctor, все длинные имена файлов и каталогов будут уничтожены и операционная система будет разрушена.

### **Версии Windows 9x**

Для Windows 95 фирмой Microsoft было выпущено большое количество обновлений этой системы. Обновить обычную Windows 95 до версии Windows 95 SR1 можно было с помощью пакета обновления, доступного на Web-узле фирмы Microsoft.

Версии Windows 95 такие как OEM Service release 2 (OSR2) и Service release 2.5 (OSR 2.5) поставлялась только с новыми компьютерами. В этих версиях содержится большее количество новых устройств, а также все необходимые обновления системных файлов, которые ранее можно было выполнить с помощью отдельных программ-обновлений, доступных на Web-узле фирмы Microsoft. В этой системе впервые реализована поддержка USB-устройств, а также использована файловая система FAT 32 и, следовательно, реализован доступ к большим по объему жестким дискам.

Операционная система Windows 98 содержит еще больше драйверов новых устройств, однако от версии Windows 95 OSR2 она мало отличается. Файловая система FAT 32 в Windows 98 используется в качестве основной. С этой операционной системой поставляется специальная программа преобразования диска из FAT 16 в FAT 32.

### **Архитектура Windows 9x**

Архитектура операционных систем Windows 9x подобна Windows 3.1, правда, основные модули имеют 32-разрядный исполняемый код. Ядро системы включает те же самые файлы Kernel, User, GDI, но в Windows 9x они существуют в виде 16- и 32-разрядных модулей. Последние обеспечивают лучшую производительность 32-разрядных приложений, в то время как 16-разрядные модули обеспечивают обратную совместимость с предыдущими версиями системы.

### **Диспетчер виртуальных машин**

Операционная система Windows 9x запускает приложения в изолированном окружении, называемом виртуальной машиной (virtual machine). Диспетчер виртуальных машин (заменивший модуль win386.exe Windows 3.1) обеспечивает каждую виртуальную машину всеми ресурсами, необходимыми для запуска приложения. Изоляция каждого приложения в его окружении приводит к тому, что неверная работа или зависание этого

приложения не оказывается на состоянии операционной системы и других запущенных приложений.

### **Plug and Play**

Вероятно, самым удачным нововведением операционных систем Windows 9x стала поддержка оборудования стандарта Plug and Play, в соответствии с которым система может автоматически определить установленное оборудование, загрузить необходимые драйверы, а затем правильно сконфигурировать устройство. В настоящее время большинство производителей аппаратного обеспечения выпускают устройства, удовлетворяющие стандарту Plug and Play.

Для реализации технологии Plug and Play в Windows 9x добавлен модуль, который называется диспетчер конфигураций. Он отвечает за распределение ресурсов между оборудованием, предотвращая таким образом конфликты, и обеспечивает наилучшую комбинацию параметров для нормальной работы всех устройств.

### **FAT 32**

Основным преимуществом FAT 32 является поддержка жестких дисков больших размеров, чем раньше.

Для FAT размер диска 2 Гбайт являлся максимальным и еще одна проблема FAT - размер кластера фиксирован и достаточно велик (на дисках больших размеров и с большим количеством файлов это приводит к тому, что чрезвычайно расточительно используется дисковое пространство за счет неиспользуемых байтов последнего кластера каждого файла).

Система FAT 32 поддерживает диски объемом до 2 Тбайт (или 2 048 Гбайт), а размер ее кластеров значительно меньший, чем у обычной FAT (новая файловая система использует дисковое пространство гораздо эффективнее - кластеры на диске объемом 2 Гбайт с файловой системой FAT имеют размер 32 Кбайт, а FAT 32 на том же диске работает с кластерами размером 4 Кбайт).

В файловой системе FAT 32 устранены другие ограничения, имеющиеся в системах с FAT:

1. FAT 32 содержит две таблицы размещения файлов и автоматически переключается на вторую, если первая оказывается поврежденной.

2. Корневой каталог FAT 32 как и все остальные каталоги теперь не ограничен, он состоит из цепочки кластеров и может быть расположен в любом месте диска.

3. Программа Fdisk для создания на диске разделов FAT 32 включена в Windows 95 OSR2x и Windows 98. При создании на диске раздела емкостью более 512 Мбайт, программа запрашивает, необходимость поддержки дисков большого размера и при ответе "да", для всех разделов емкостью более 512 Мбайт будет использоваться файло-

вая система FAT 32.

FAT 32 разработана таким образом, что в ней сочетаются новые возможности и совместимость с предыдущими версиями. По-прежнему поддерживаются программы режима реального адреса DOS, можно загружаться с любого диска DOS и иметь при этом доступ к дискам FAT 32 (приложения, которые должны работать с дисками FAT, минуя операционную систему, т. е. напрямую обращаясь к аппаратуре, например, такие как утилиты восстановления дисков, не только не будут правильно работать с FAT 32, но и могут повредить информацию на диске).

### **Загрузка Windows 9x**

Процесс загрузки Windows 9x можно условно разделить на пять следующих этапов:

1. Стандартная часть процедуры загрузки начинается с включения электропитания и до загрузки MBR и BOOT с жесткого диска.
2. Загрузка с жесткого диска главной загрузочной записи (сектора MBR) и загрузочного сектора раздела (BOOT).
3. Загрузка и запуск файла IO.SYS.
4. Настройка реального режима.
5. Загрузка и запуск файла Win.com.

#### **Этап 1**

Выполняется POST-тест, и если BIOS, установленная на системной плате, и чипсет поддерживают технологию Plug and Play то выполняется процедура автоконфигурирования компьютера. Plug and Play BIOS проверяет адреса портов ввода-вывода, линии прерываний, каналы прямого доступа к памяти и другие параметры, необходимые для конфигурирования устройств Plug and Play. Все устройства Plug and Play блокируются. Создается список существующих ресурсов компьютера. Устройства Plug and Play конфигурируются и активизируются. Если в компьютере установлена BIOS, не поддерживающая технологию Plug and Play, то устройства такого типа инициализируются на основе параметров по умолчанию. Устройства Plug and Play могут быть динамически переконфигурированы при запуске Windows 9x с помощью диспетчера конфигураций, который запрашивает у Plug and Play BIOS необходимую информацию об устройстве, а затем само устройство Plug and Play для его конфигурирования. При успешном окончании POST-теста управление передается программе начального загрузчика и если в накопителе A: загрузочная дискета не найдена, то проверяется наличие в системе жесткого диска

#### **Этап 2. Чтение главной загрузочной записи и загрузочного сектора раздела**

Если жесткий диск найден, стандартным образом (как и при загрузке DOS) считывается главная

загрузочная запись (MBR) и затем загрузочный сектор раздела (BOOT). После загрузки BOOT-сектора активного раздела диска управление передается на программу IPL2, которая просматривает блок параметров BIOS и определяет место расположения корневого каталога на системном диске, а затем, используя информацию каталога, приступает к копированию файла IO.SYS с диска в память.

#### **Этап 3. Загрузка и запуск файла IO.SYS**

1. Загружается минимальная конфигурация операционной системы с файловой системой FAT.
2. Считывается файл Msdos.sys.
3. Отображается сообщение Starting windows в течение нескольких секунд. Время отображения этого сообщения определяется строкой BootDelay=<xx> в файле Msdos.sys (по умолчанию 2 секунды).
4. При использовании аппаратных конфигураций появляется следующее сообщение: Windows cannot determine what configuration your computer is in. Из приведенного списка конфигураций следует выбрать необходимую аппаратную конфигурацию. Если при загрузке происходит сбой на экране появляется стартовое меню со списком команд, полезных при выявлении и устранении проблем. Это меню можно вывести и вручную.

#### **4.1. Устранение проблем встроенными средствами Windows 98.**

Windows 98 позволяет "вести" файлы протоколов и содержит утилиты, упрощающие поиск источников проблем при установке и запуске системы с помощью следующих встроенных средств:

- Safe Recovery (Безопасное возобновление) в программе Setup;
- верификация установленных компонентов; о команды стартового меню;
- ключи Win.com.

**4.2. Режим Safe Recovery** программы Setup  
Setup применяет режим Safe Recovery (Безопасное возобновление) для определения причин сбоя в процессе установки. В этом режиме она считывает информацию из файла Detcrash.log, чтобы, например, пропустить детекцию устройства, вызвавшего сбой при последней попытке установки. Чтобы перейти в режим Safe Recovery после сбоя Setup:

1. Снова запустите Setup;
2. Когда появится диалоговое окно Safe Recovery (Безопасное возобновление) щелкните переключатель Use Safe Recovery (recommended) [Безопасное возобновление (рекомендуется)].

Вы можете определить причину сбоя Setup, просмотрев файлы Setaplog.txt Detlog.txt и Bootlog.txt (протоколы установки, детекции устройств, загрузки системы) в корневом каталоге за-

грузочного диска.

Если при загрузке Windows 98 происходит сбой, на экране появляется стартовое меню со списком команд, полезных при выявлении и устранении проблем. Это меню можно вывести и вручную.

**4.3.** Чтобы вывести стартовое меню Windows 98 вручную:

Перезагрузите компьютер. В процессе загрузки удерживайте клавишу Ctrl в нажатом состоянии. На экране появится стартовое меню. Клавиша F8 по-прежнему действует, но двухсекундной паузы перед загрузкой больше нет. Если клавиша Ctrl назначена другая функция, Вы можете указать, чтобы стартовое меню открывалось по умолчанию; для этого воспользуйтесь программой настройки системы - Msconfig.exe - и выберите в ней кнопку Advanced (Дополнительно).

Состав команд стартового меню зависит от значений параметров в Msdos.sys и от конфигурации компьютера.

#### **Команды стартового меню:**

**Normal.**- Windows запускается в обычном режиме

**Logged (Bootlog.txt)** - Windows запускается в обычном режиме, но с протоколом загрузки

**Safe Mode** - Windows запускается без конфигурационных файлов и только с основными системными драйверами. В этот режим можно перейти нажатием клавиши F5 в начальный момент загрузки или вводом win /d: m в командной строке.

**Step-by-Step Confirmation** - Windows запускается с запросом на подтверждение каждой строки конфигурационных файлов. В этот режим можно перейти нажатием клавиши F8 в стартовом меню.

**Command Prompt Only** - Загружается только операционная система реального режима с конфигурационными файлами и появляется команда строка. В этот режим можно перейти нажатием клавиш Shift+F5 в начальный момент загрузки.

**Safe Mode Command Prompt Only** - Загружается только операционная система реального режима без конфигурационных файлов и появляется команда строка. В этот режим можно перейти нажатием клавиш Shift+F5 в начальный момент загрузки.

**Previous version of MS-DOS** - Загружается предыдущая версия MS-DOS, установленная на компьютере до Windows 98.

В этот режим можно перейти нажатием клавиши F4. Но он доступен, только если в файле Msdos.sys имеется строка BootMulti=1

В режиме командной строки Windows 98 можно запускать командой win с разными ключами, что позволяет управлять ее загрузкой в диагностических целях.

Записи в файле Msdos.sys контролируют состав команд в стартовом меню, управляют автом

атической загрузкой некоторых драйверов и определяют пути к системным файлам. Если Windows 98 запускается не так, как Вы ожидали, проверьте содержимое Msdos.sys.

**4.4. Режим Safe Mode.** Если Windows 98 запускается некорректно, выберите в стартовом меню безопасный режим - Safe Mode. Он автоматически предлагается в случае проблем с загрузкой системы (например, если в каталоге Windows присутствует файл Wnbbotng.sts), при повреждении реестра или при запросе приложения на выполнение в этом режиме.

В безопасном режиме система пропускает конфигурационные файлы, включая реестр, Config.sys, Autoexec.bat, разделы [Boot] и [386Enh] файла System.ini, и предоставляет возможность внести в них изменения. Сделав нужные изменения, Вы можете перезапустить Windows 98 в

ФАЗА ЗАГРУЗКИ	Safe Mode	Safe Mode Command Prompt Only
Обработка файлов Config.sys и Autoexec.bat		
Загрузка Himmem.sys и Ifshlp.sys	+	
Обработка реестра		
Загрузка Command.com		+
Загрузка DoubleSpace или DriveSpace (если они необходимы)	+	+
Запуск Win.com	+	
Загрузка всех Windows-драйверов		

обычном режиме. Безопасный режим рекомендуется в тех случаях, когда:

- Windows 98 не реагирует на ввод в течение длительного времени;
- Windows 98 действует некорректно или непредсказуемо;
- не удается работать с локальным принтером и после выполнения операций, рекомендуемых изготовителем при поиске неисправностей;
- видеоплата работает некорректно;
- быстродействие компьютера заметно уменьшилось;
- требуется выяснить условия, из-за которых периодически возникает определенная ошибка.

В безопасном режиме Windows 98 загружает только драйверы мыши, клавиатуры и стандартного видеоадаптера VGA. Это позволяет локализовать ошибки, связанные с драйверами устройств. В стартовом меню может быть до четырех команд перехода в безопасный режим в зависимости от того, сжат ли жесткий диск компьютера. Каждая команда перехода в безопасный режим отключает свои фазы процесса загрузки:

5. Загружается и отображается файл Logo. sys (стартовая заставка).

6. Если на диске существуют файлы Drvspace.ini или Dbospace.ini, то они тоже загружаются в оперативную память.

7. Файл IO.SYS проверяет файлы системного реестра (System.dat и User.dat).

8. Файл IO.SYS открывает файл System.dat. Если файла System.dat не существует, то используется файл System.da0. При успешном запуске Windows 9x файл System.da0 копируется в System.dat.

9. Если в файле Msdos.sys присутствует строка DoubleBuffer=l или двойная буферизация активизируется с помощью параметров в ветви реестра HKLM\System\CurrentControlSet\Control\WinBoot\DoubleBuffer, то загружается файл Dblbuff.sys. Программа установки Windows 9x автоматически активизирует двойную буферизацию, если определит, что это необходимо.

10. Если существует несколько аппаратных конфигураций, то выбранная конфигурация загружается из системного реестра.

11. Файл IO.SYS передает управление загрузкой файлу Config.sys.

#### **Этап 4. Настройка реального режима**

Для правильной работы некоторых старых устройств и программ необходимо загружать драйверы и файлы в реальном режиме. Чтобы обеспечить обратную совместимость, Windows 9x обрабатывает файлы Config.sys и Autoexec.bat (если они существуют).

1. Если файл Config.sys существует, то обрабатываются содержащиеся в нем операторы и команды загрузки драйверов. Если же этого файла на жестком диске нет, то загружаются следующие необходимые для работы драйверы: Ifship.sys, Hmem.sys, Setver.sys.

2. Файл IO.SYS определяет расположение этих файлов на жестком диске из строки WinBootDir= файла Msdos.sys.

3. Windows резервирует все глобальные блоки верхней памяти для использования операционной системой или для поддержки расширенной памяти.

#### **Этап 5. Загрузка и запуск файла win.com**

1. Загружается и запускается на выполнение файл win.com.

2. Файл win.com обращается к файлу Vmm32.vxd. Если в компьютере установлено достаточно большое количество оперативной памяти, то этот файл загружается в память. В противном случае организуется доступ к этому файлу на жестком диске, что увеличивает время загрузки.

3. Загрузчик драйверов виртуальных устройств реального режима сравнивает копии виртуальных драйверов устройств (VxD) в папке Windows\System\Vmm32 и файле Vmm32.vxd. Ес-

ли виртуальный драйвер устройства существует и в папке и в файле, то копия виртуального драйвера "помечается" в файле Vmm32.vxd как незагружаемая.

4. Виртуальные драйверы устройств, не загруженные с помощью файла Vmm3 2.vxd, загружаются из раздела [386 Enh] файла System.ini папки Windows.

Для нормальной работы операционной системы Windows необходимы некоторые виртуальные драйверы устройств. Эти драйверы загружаются автоматически и им не нужны соответствующие записи в системном реестре. Для Windows 9x необходимы следующие виртуальные драйверы устройств:

BIOSXLAT, EBIOS, IOS, V86MMGR, VCOMM,  
VDMAD, VMCPD, VTD API, DOSMGR, INT13  
SHELL, VCACHE, VDD, CONFIGMG, VKD, VTD,  
DYNAPAGE, VXDLDR, IFSMGR  
PAGESWAP, VCD, VCOND, VFAT, VPICD, VWIN32.

5. Загрузчик драйверов виртуальных устройств реального режима проверяет правильность загрузки всех необходимых виртуальных драйверов устройств. При появлении ошибки при загрузке необходимого драйвера загрузчик пытается выполнить еще раз эту операцию.

6. После загрузки виртуальные драйверы устройств реального режима инициализируются.

7. Файл Vmm32 переключает процессор в защищенный режим.

8. Начинается процесс инициализации виртуальных драйверов устройств согласно их параметру InitDevice, а не порядку загрузки в память.

9. После загрузки всех виртуальных драйверов устройств начинается загрузка файлов Krnl32.dll, Gdi.exe, User.exe и Explorer.exe (оболочка по умолчанию операционной системы Windows 9x).

10. Если компьютер подключен к сети, то загружается сетевое окружение. Пользователю предлагается ввести имя и пароль для входа в сеть. Операционная система Windows 9x позволяет некоторым пользователям сохранять параметры рабочего стола. При входе в Windows эти параметры загружаются из системного реестра. Если пользователь не вводит, имени, то загружается конфигурация с установленными по умолчанию параметрами рабочего стола.

11. На последней фазе загрузки операционной системы запускаются программы из группы Автозагрузка и ветви системного реестра RunOnce. После загрузки программы ее параметр из ветви системного реестра RunOnce удаляется.

#### **Windows NT и Windows 2000**

В отличие от таких систем, как DOS, Windows 3.1 и Windows 9x, 32-разрядная Windows NT, а также Windows 2000 разрабатывались как совершенно новые операционные системы.

Необходимость обеспечивать постоянную совместимость с предыдущими версиями невероятно тормозит развитие новых компьютерных технологий. Попробуйте-ка продать продукт, при покупке которого пользователь потеряет все свои предыдущие наработки!

Именно поэтому Windows 9x гораздо ближе к DOS, чем к Windows NT и Windows 2000. Корпорации ни за что не станут переходить на новую операционную систему, если при этом им придется потерять миллионы долларов, вложенных в 16-разрядное программное обеспечение и обучение персонала. A Windows NT является именно таким продуктом, поэтому, появившись на рынке еще в 1993 году, она продвигается хоть и уверенно, но медленно. Интерфейс Windows 9x, включенный в новую версию Windows NT 4.0, и мощная маркетинговая программа по продвижению 32-разрядных приложений способствуют росту популярности этой операционной системы. Если раньше продвижение Windows NT тормозилось отсутствием достаточного количества 32-разрядных приложений, то теперь, с появлением Windows 9x, ситуация немного исправляется.

Windows NT и Windows 2000 - это нечто совсем иное, чем DOS. Хотя в этих операционных системах можно открыть окно сеанса DOS, они вовсе не являются оболочкой в традиционном понимании этого слова. Здесь речь может идти, скорее, об эмуляции DOS (для того чтобы все желающие могли поработать с привычным интерфейсом командной строки). В сеансе DOS Windows NT многие DOS-программы работать не будут. И символьного режима экрана, который в Windows 9x предшествует загрузке графической оболочки, вы здесь не увидите.

Для хранения параметров и загрузки драйверов Windows NT и Windows 2000, как и Windows 9x, используют системный реестр. Файлов Config.sys, Autoexec.bat и. ini здесь нет вообще. Более того, модернизировать Windows 9x до Windows NT невозможно. При установке Windows NT все приложения придется устанавливать и настраивать заново.

Windows NT и Windows 2000 может использовать файловую систему FAT, и поэтому вы можете загружать компьютер с DOS-диска и иметь полный доступ ко всем файлам. Однако некоторые из самых прогрессивных возможностей Windows NT и Windows 2000 обеспечиваются ее собственной файловой системой NTFS (NT File System). NTPS позволяет создавать на диске разделы объемом до 2 Тбайт (как и FAT 32), но, кроме этого, в нее встроены функции сжатия файлов, безопасности и аудита, необходимые при работе в сетевой среде. А в

Windows 2000 предполагается реализовать поддержку файловой системы FAT 32.

Установка операционной системы Windows NT начинается на диске FAT, но по желанию пользователя в конце установки данные на диске могут быть конвертированы в формат NTFS. Можно сделать это и позже, воспользовавшись утилитой Convert.exe, поставляемой вместе с операционной системой. Преобразованный к системе NTFS раздел диска становится недоступным для других операционных систем. Чтобы вернуться в DOS, Windows 3.1 или Windows 9x, нужно удалить раздел NTFS, а вместо него создать раздел FAT. Windows 2000 можно устанавливать на диск с файловой системой FAT 32 и NTFS.

## **Версии Windows NT**

Первая версия операционной системы Windows NT имела номер 3.1 и была анонсирована в 1993 году. Графический интерфейс Windows NT был подобен Windows 3.1. Следующая версия системы (3.5 и 3.51) вышла выпущена в виде сервера (Server) и рабочей станции

Windows NT и Windows 2000 (Workstation). В этой версии операционной системы Windows NT впервые была реализована возможность объединения компьютеров в группы, называемые доменами (domain), а также добавлена поддержка протокола TCP/IP и новых сервисов DHCP и WINS. В операционной системе версии 4.0 был изменен графический интерфейс Пользователя - он приобрел вид, как у Windows 9x. Операционная система Windows 2000 продолжает развитие Windows NT: теперь она обладает дополнительными свойствами, например поддержка устройств Plug and Play (как в Windows 9x), расширенные возможности рабочего стола и пользовательского интерфейса.

## **Загрузка Windows NT и Windows 2000**

Загрузка операционной системы Windows NT или Windows 2000 аналогична загрузке других систем до момента чтения загрузочной записи активного раздела. Вместо файлов 1o.sys и Msdos.sys в Windows NT/2000 запускается загрузчик системы NTLDL, который начинает определять оборудование и позволяет выбрать систему для загрузки. Загружаемые системы определяются в файле Boot.ini.

После выбора из списка загружаемых систем Windows NT/2000 загружается файл Ntdetect.com и определяется оборудование компьютера. Затем в память компьютера загружается ядро Windows NT (Ntoskrnl.exe) и уровень аппаратных абстракций (Hal.dll). Ядро системы несет ответственность за инициализацию большей части операционной системы, включая драйверы

устройств, подсистему Windows NT, службы, систему управления памятью. На этом автоматическая загрузка системы прекращается до тех пор, пока вы не нажмете комбинацию клавиш <Ctrl+Alt+Del> и не зарегистрируетесь в системе.

### **Компоненты Windows NT и Windows 2000**

Ядро (kernel) системы Windows NT/2000 отвечает за управление задачами и потоками. Поскольку Windows NT - многозадачная операционная система, ядро управляет потоками различных процессов, запущенных в системе, а также их доступом к центральному процессору. Windows NT была разработана как модульная операционная система и может быть перенесена на другие платформы, т. е. использовать другие процессоры. Это обеспечивается уровнем аппаратных абстракций (Hard\ware Abstract Layer - HAL), который создает виртуальный интерфейс с оборудованием системы. Ядро операционной системы и драйверы устройств используют указанный интерфейс для связи с аппаратным обеспечением. Поскольку данный интерфейс независим от оборудования, вы можете без осложнений перенести ядро, драйверы и иные компоненты системы на другую платформу, например Digital Alpha.

Windows NT и Windows 2000 содержат два операционных режима: режим ядра (kernel) и пользовательский (user) режим. Режим ядра обеспечивает доступ к системным ресурсам и инструкциям процессора. Ядро операционной системы и уровень аппаратных абстракций запускаются в режиме ядра - так называемой исполняющей системе Windows NT. Исполняющая система Windows NT состоит из перечисленных ниже компонентов.

**Диспетчер объектов** (Object Manager). Все ресурсы операционной системы Windows NT, включая файлы и каталоги, потоки и процессы, страницы памяти и др., представляют собой нечто абстрактное, называемое объектами. Диспетчер объектов обеспечивает иерархию системных объектов, отслеживает их создание и использование.

**Диспетчер ввода-вывода** (I/O Manager). Выполняет функцию связи различных драйверов устройств с аппаратным обеспечением.

**Монитор ссылок безопасности** (Security Reference Monitor). Вместе с подсистемой безопасности в пользовательском режиме обеспечивает контроль за доступом к объектам Windows NT. Доступ к объектам осуществляется на основе прав доступа к данному объекту.

**Диспетчер процессов** (Process Manager). Отвечает за управление процессами в системе,

**Диспетчер виртуальной памяти** (Virtual Memory Manager). Управляет распределением доступной приложениям памяти, а также виртуальной памятью на жестком диске.

**Локальный вызов процедур** (Local Procedure Call). Устанавливает связь между процессами клиента и сервера в одной системе, а удаленный вызов процедур (remote procedure call) обеспечивает связи типа клиент/сервер между несколькими системами.

Пользовательский режим менее привилегированный - он запускает процессы в области изолированной от остальной операционной системы. Такое ограничение повышает устойчивость системы к сбоям, т. е. крах приложения не отразится на работоспособности операционной системы. Пользовательский режим, как следует из его названия, предназначен для работы с пользователем и пользовательскими приложениями.

### **Linux**

Linux - это свободно распространяемая версия UNIX, написанная Линусом Торвальдсом (Linus Torvalds). Самую последнюю версию Linux можно найти в Internet. Linux обладает всеми свойствами семейства операционных систем UNIX: многозадачность, виртуальная память, управление памятью, интеграция протокола TCP/IP и др.

Linux может работать на компьютерах с процессором 386 и выше. Существуют версии Linux и для других платформ.

Один из наиболее интересных аспектов этой операционной системы - ее открытость. Правами на ядро Linux обладает его разработчик Линус Торвальдс, однако Linux поставляется со специальной лицензией GNU - General Public License, которая позволяет свободно копировать, изменять и распространять ядро системы с исходным кодом. Это дает возможность довольно быстро дополнять операционную систему необходимыми средствами. Операционную систему Linux и ее приложения можно бесплатно загрузить из Internet или же заказать на компакт-диске у фирм Caldera или Red Hat.

В Linux нельзя запускать Windows-приложения, однако некоторые популярные Windows-приложения, например текстовый редактор WordPerfect или игра Quake, уже выпущены в виде версий для этой операционной системы. В Linux включен эмулятор DOS, что позволяет запускать популярные DOS-программы в среде Linux. Более подробную информацию об операционной системе Linux можно найти в литературе на эту тему, а также в Internet.

# СИСТЕМНАЯ ШИНА EV-6 ДЛЯ ПРОЦЕССОРА AMD ATHLON

В качестве системной шины K7 будет использована шина ввода/вывода процессора Alpha 21264 (внутреннее название EV-6) компании Digital Equipment. EV-6 уже сейчас работает на частоте 333 MHz, что обеспечивает ей пропускную способность 2.6 Гбайт/с. По этому показателю EV-6 более чем в три раза превосходит 100-мегагерцовые шины Socket 7 и P6. Кроме того, хотя спецификация EV-6 не определяет специальной шины и служит для обмена с кэшем L2, разработчики могут расширять ее при необходимости - так, например, "верхние" модели процессора Digital 21264 имеют 128-разрядную шину, что в два раза "шире", чем у Pentium II.

Как удалось заставить EV-6 работать на такой частоте? Дело в том, что EV-6, в общем-то, не является шиной в привычном понимании этого слова. На системнойшине Socket 7 "висит" собственно процессор (или процессоры в многопроцессорных системах), кэш L2, системная память, шина PCI и шина AGP. Архитектура P6 отличается только тем, что с системной шиной "сняли" кэш L2, выделив для него специальную 64-разрядную шину. EV-6 же представляет собой просто 64-битный канал обмена между процессором и чипсетом. Каждый процессор в многопроцессорной системе должен иметь свою шину EV-6. Обмен с системной памятью, PCI и AGP осуществляется чипсетом, причем каждая шина может работать на своей частоте. Преимущества EV-6 очевидны поскольку главным "узким местом" современных процессоров является обмен с системной памятью, а повышенная пропускная способность позволит уменьшить время простоя процессора при заполнении линии кэша. Кроме того, "излишек" пропускной способности можно, например, использовать в High-end системах, применяя 128-разрядную шину обмена с системной памятью. Недостатки этой архитектуры также лежат на поверхности: разработка чипсетов становится более сложной и дорогостоящей, особенно для много-процессорных систем (по некоторым данным периодической печати AMD ведет переговоры с VIA о разработке чипсетов EV-6).

Системная шина EV6, примененная AMD, значительно отличается от привычной интеловской GTL+. Их внешнее сходство обманчиво. Новый разъем компании AMD (рабочее название - Slot A) не будет электрически совместим со Slot 1, то есть AMD не собирается нарушать патенты Intel. Хотя процессорный разъем Slot A на системных платах для процессора AMD Athlon выглядит также как и Slot 1, перевернутый на 180 градусов, шинные

протоколы и назначения контактов у Intel Pentium III и AMD Athlon совершенно различны. Различно число задействованных сигналов - Athlon использует примерно половину из 242 контактов, в то время как Pentium III всего четверть. Внешняя похожесть вызвана тем, что AMD просто хотела облегчить жизнь производителям системных плат, которым не придется покупать особенные разъемы для установки Slot A на системные платы. EV6 и работает на частоте 100 МГц, но передача данных по ней, в отличие от GTL+ ведется на обоих фронтах тактового импульса, потому фактическая частота передачи данных составляет 200 МГц. Ширина шины данных EV6 - 72 бита, 8 из которых используются под ECC (контрольную сумму), что обеспечивает скорость передачи данных 64бита x 200 МГц = 1,6 Гбайт/с (пропускная способность GTL+, работающей на 100 МГц в два раза меньше - 800 Мбайт/с). Повышение частоты GTL+ до 133 МГц дает увеличение пропускной способности до 1,06 Гбайт/с. Казалось бы, как в случае с GTL+, так и с EV6 получаются внушительные значения пропускной способности. Однако, только современная PC100 память может принимать от нее до 800 Мбайт/с, RDRAM до 3,2 Гбайт/с, а AGP, работающий в режиме 2x - до 528 Мбайт/с, в режиме 4x - до 1 Гбайт/с плюс нагрузка с PCI и всякой другой более медленной шиной. Получается, что GTL+ уже сейчас может не справляться с передаваемыми объемами данных, а шина EV6 оказывается более перспективной. Кроме того, планируется, что частота EV6 также впоследствии достигнет значения 133 (266), а затем и 200 (400) МГц, но реализовать это на материнской плате с EV6 (с большим количества контактных дорожек, особенно на больших частотах) пока представляется достаточно сложным. Если у AMD все

**Продолжение на стр. 50.**

# МАТРИЧНЫЙ ПРИНТЕР STAR

## LC-15 (NX-1500)

*Матричный 9-ти игольчатый принтер Star LC-15, известный также под маркой NX-1500, является одним из самых распространенных принтеров, находящихся в эксплуатации в самых различных организациях. Этот старый принтер часто является "рабочей лошадкой", так как имеет достаточно высокую надежность узлов и механизмов, хорошо продуманную схему электронной части и достаточно удобен в эксплуатации и обслуживании.*

**Д**анная модель обладает следующими техническими характеристиками и особенностями:

- 9-ти игольчатая печатающая головка;
- скорость черновой печати 150 симв. /с;
- скорость в режиме качественной печати 37.5 симв. /с.;
- настраиваемое межстрочное расстояние 1/6, 1/8, n/72, n/216 дюйма(n - задается программно);
- размер знакоместа в черновом режиме 9x11;
- размер знакоместа в режиме качественной печати 18x23;
- разрешающая способность от 60 до 240 DPI (точек/дюйм);
- максимальная скорость подачи бумаги 2.8 дюйм/сек.;
- поддерживает эмуляцию команд Epson и IBM ProPrinter;
- параллельный интерфейс Centronics;
- последовательный интерфейс RS-232C;
- срок службы ленты 6 млн. символов (черновой режим);
- питающее напряжение 120VAC, 220VAC, 240VAC 50/60 Гц;
- дополнительно может оснащаться устройством автоматической подачи листов и устройством подачи перфорированной ленты (тракторным механизмом);
- обладает возможностью печати двух копий + оригинал (через копировальную бумагу);
- максимальный размер буфера без загрузки - 15 КБ;
- максимальный размер буфера с загрузкой - 1 строка;
- вес принтера - 8.5 кг.

Принтеры под торговой моделью NX-1500 имеют блок питания, рассчитанный на 220 В переменного тока с частотой 50/60 Гц. Блок-схема принтера приводится на рис. 1.

Давайте кратко ознакомимся с элементами принтера и их функциональным назначением.

В качестве управляющей микросхемы используется 8-разрядная микро-ЭВМ фирмы Mitsubishi M50734 SP. Эта микросхема осуществляет выполнение управляющей программы, "прощитой" в ПЗУ принтера и, в соответствии с этой программой, микро-ЭВМ осуществляет считывание состояния DIP-переключателей, формирует сигналы переключения фаз для шаговых двигателей картеки и подачи бумаги, осуществляет считывание состояний датчиков принтера, формирует сигналы подачи напряжения движения (+25.5В) на двигатель подачи бумаги, формирует строб управления печатающей головкой (#HDEN), осуществляет программный доступ к микросхемам ОЗУ, ПЗУ, портам ввода/вывода, формирует сигнал управления для установки сигнала #RESET по сигналу #INIT от ПК. Микро-ЭВМ содержит процессор, встроенное ОЗУ, тактовый генератор, контроллер прерываний, таймеры, счетчики, аналого-цифровой преобразователь. Кроме того, имеет встроенные цифровые порты ввода/вывода и входной аналоговый порт аналого-цифрового преобразователя. Микро-ЭВМ имеет мультиплексированную шину адрес/данные, которая используется для формирования младших 8-ми разрядов адреса и для передачи 8-разрядных данных. Для определения циклов записи и чтения на выходе микро-ЭВМ формируются строб чтения (#RD) и строб записи (#WR).

### Регистр-защелка

Так как микро-ЭВМ имеет мультиплексированную шину адрес/данные, то для фиксации младших разрядов адреса имеется внешний регистр-защелка адреса, выполненная на микросхеме 74LS373 (или 74LS374). Защелкивание (фиксация) адреса на выходе микросхемы происходит по сигналу ALE, активному высоким уровнем, который формируется на выходе микро-ЭВМ.

### Контроллер

Микросхема контроллера MB623153U является заказной микросхемой, разработанной для применения в принтере STAR LC-15 (NX-1500).

### Микро-ЭВМ

Эта микросхема представляет собой интегральное исполнение набора регистров для управления различными элементами принтера. В частности контроллер выполняет следующие функции:

- осуществляет "защелкивание" данных с интерфейса Centronics во внутреннем регистре по сигналу STB;
- автоматически формирует сигнал BUSY на интерфейсе по спадающему фронту сигнала STB;
- по командам от микро-ЭВМ формирует другие сигналы шины состояния интерфейса Centronics (ACK, ERR, SLCT, PE);
- принимает и фиксирует во внутренних регистрах другие сигналы шины управления интерфейса Centronics (AUTO FEED XT, SELECT-IN);
- управляет зуммером (BUZ) по командам от микро-ЭВМ;
- по командам от микро-ЭВМ формирует на выходах сигналы управления соленоидами печатающей головки (HD1....HD9). Сигналы HD1....HD9 фиксируются на выходе по стробирующему сигналу #HDEN от микро-ЭВМ;
- осуществляет дешифрацию адреса и формирование сигналов выбора микросхемы - #CS для микросхем ОЗУ, ПЗУ, регистра-защелки панели оператора. Дешифрация осуществляется в соответствии со старшими разрядами адреса, сигналом DME и стробами #RD и #WR;
- осуществляет контроль за правильностью формирования сигналов переключения фаз для шагового двигателя каретки микросхемой микро-ЭВМ и формирует сигналы подачи напряжения питания +25.5В на двигатель каретки во время движения (сигналы CMNA и CMNB).

Выполнение контроллером его функций осуществляется записью соответствующих данных в его регистры.

## ОЗУ

Микросхема оперативной памяти 65256BLP, емкостью 32 Кбайт, используется для хранения передаваемых на принтер данных (т. е. как буфер данных), для хранения текущих настроек принтера, для организации стеков и буферов, необходимых для выполнения управляемой программы. Кроме того, здесь могут храниться загружаемые шрифты (но только до выключения принтера).

## ПЗУ

В принтере используются две микросхемы постоянной памяти 27512 (емкостью 64 Кбайт) и 27256 (емкостью 32 Кбайт). Одна из этих микросхем предназначена для хранения управляющих программ, а другая для хранения таблиц знакогенератора (шрифтов).

## Регистр-защелка для панели оператора

На выходе этой микросхемы фиксируются сигна-

лы для управления светодиодами панели оператора. Для включения соответствующих светодиодов процессор на шине данных (D0...D7) формирует байт, который защелкивается в регистре 74LS374 (или 74LS373) по стробирующему сигналам CS и DC, формируемым дешифратором микросхемы контроллера.

## Формирователь сигнала RESET

Микросхема M51953BL предназначена для формирования сигнала RESET высокого уровня при стабильном напряжении +5В. Сигнал RESET высоким уровнем разрешает работу микро-ЭВМ и контроллера. Если же напряжение в канале +5В меньше допустимого уровня или на интерфейсе установлен сигнал IN-PRIME низким уровнем, RESET становится так же низким уровнем и запрещает работу принтера "бросом" микросхемы микро-ЭВМ.

## DIP-переключатели

Предназначены для настройки принтера. С помощью них задается длина страницы, таблица знаков и кодовая таблица, режим работы принтера, набор знаков, способ применения оперативной памяти принтера и т. д.

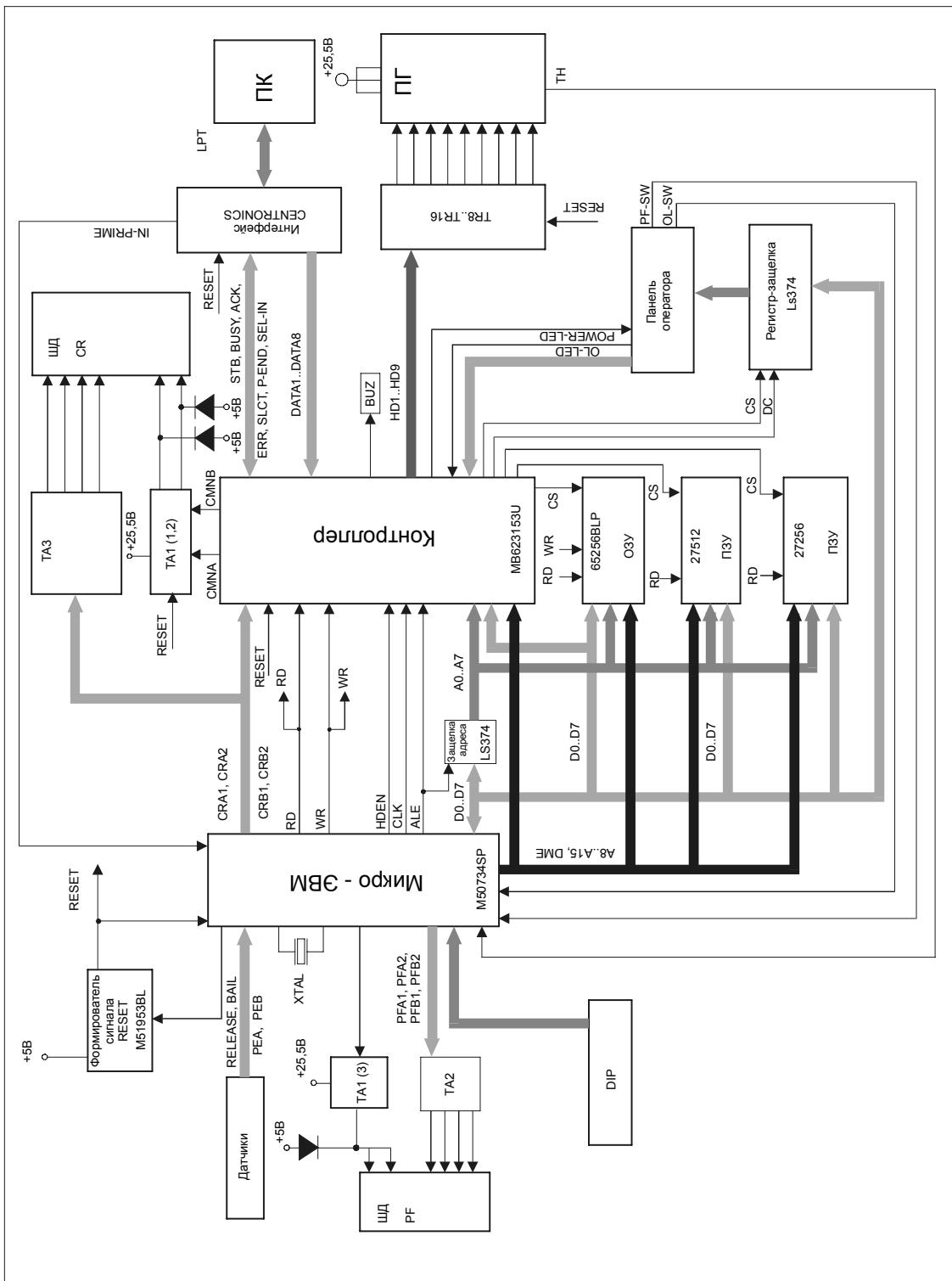
## ШД РF

Шаговый двигатель подачи бумаги является четырехфазным. Сигналы переключения фаз формируются микро-ЭВМ (PFA1, PFA2, PFB1, PFB2). Транзисторные усилители выполнены в виде интегральной микросхемы TA2, содержащей четыре транзистора обратной проводимости. В режиме удержания фазы двигателя запитываются напряжением +5В, а в режиме движения - напряжением +25.5В, подаваемым через транзистор прямой проводимости, входящий в состав транзисторной сборки TA1. Подача напряжения +25.5В на фазы двигателя осуществляется по сигналу от микро-ЭВМ.

## ШД CR

Шаговый двигатель каретки так же является четырехфазным. Сигналы переключения фаз формируются микро-ЭВМ (CRA1, CRA2, CRB1, CRB2). Транзисторные усилители выполнены в виде интегральной микросхемы TA3, содержащей четыре транзистора обратной проводимости. В режиме удержания фазы двигателя запитываются напряжением +5В (подается через диоды), а в режиме движения - напряжением +25.5В, подаваемым через два транзистора прямой проводимости, входящих в состав транзисторной сборки TA1. Подача напряжения +25.5В на фазы двигателя осуществляется по сигналам от контроллера CMNA и CMNB. Контроллер проверяет правильность формирования микросхемой микро-ЭВМ сигналов фаз (CRA1, CRA2, CRB1, CRB2), и если

## Структурная схема матричного принтера STAR LC-15 (NX-1500)



эти сигналы формируются правильно, то и активизируются CMNA и CMNB, что приводит к совершению шага двигателем. В момент шага не должны быть активны одновременно два сигнала фазы: CRA1 и CRA2 или CRB1 и CRB2, а также не должна быть активна только одна фаза, и поэтому в этих случаях CMNA и CMNB не будут активны и напряжение +25.5В на двигатель не подается. Кроме того, подача напряжения +25.5В на двигатель запрещается при низком уровне сигнала RESET.

### ПГ - печатающая головка

Принтер имеет 9-ти игольчатую головку, управляемую сигналами от контроллера HD1...HD9 через транзисторные усилители мощности (транзисторные сборки TR8...TR16). Головка имеет датчик температуры на основе терморезистора, предотвращающий перегрев головки. Сигнал от датчика температуры TH подается на аналоговый вход микро-ЭВМ. Соленоиды головки запитываются напряжением +25.5В и работа головки запрещается при низком уровне сигнала RESET.

# ОДНОКРИСТАЛЬНАЯ МИКРО- ЭВМ TMP90C041 N/F

В большинстве современных принтеров используются микросхемы однокристальных микро-ЭВМ, часто называемых микроконтроллерами. Эти микросхемы играют в принтерах роль микропроцессоров, выполняющих управляющие программы из ПЗУ. Очень часто применяют микросхемы производства фирмы TOSHIBA серии TLCS-90. Эти микросхемы можно встретить в принтерах разных производителей и разных моделей. Так, например, Epson использует микроконтроллеры этой серии в таких моделях своих принтеров, как FX-1170/870, FX-1050 и других. В этом номере журнала рассматривается микросхема TMP90C041F применяемая, например, в принтере Epson FX-1170.

**М**икросхема TMP90C041 представляет собой высокоскоростной 8-разрядный микроконтроллер (микро-ЭВМ) с расширенными функциями, предназначенный для применения в самом разнообразном оборудовании. Интегральная микросхема содержит 8-разрядный процессор, аналого-цифровой преобразователь, многофункциональный таймер, счетчик событий и последовательный интерфейс общего назначения. Микросхема имеет внешнее адресное пространство 64 Кбайт для размещения программ и адресное пространство до 1 Мбайт для размещения данных.

Эта микросхема особенно часто используется в принтерах, так как имеет два встроенных четырехразрядных порта удобных для управления шаговыми двигателями. При использовании данной микросхемы значительно упрощается схемотехника принтера и повышается надежность устройства.

Микросхема выпускается с двумя типами корпусов:

- 64-контактный DIP корпус (SDIP64-P750) для микросхемы TMP90C041N;
- 64-контактный плоский корпус типа QFP (QFP64-P1420A) для микросхемы TMP90C041.

## Общее описание и характеристики:

- микро-ЭВМ имеет полнофункциональный набор команд: 163 базовые команды, включая мультиплексирование, разделение, 16-разрядные арифметические команды, команды манипуляции отдельными битами;
- имеет малое время выполнения команд: 320 нс при тактовой частоте 12.5 Мгц;
- поддерживаемое адресное пространство: внешняя память для программ - 64Кбайт, внешняя память для данных- 1Мбайт;

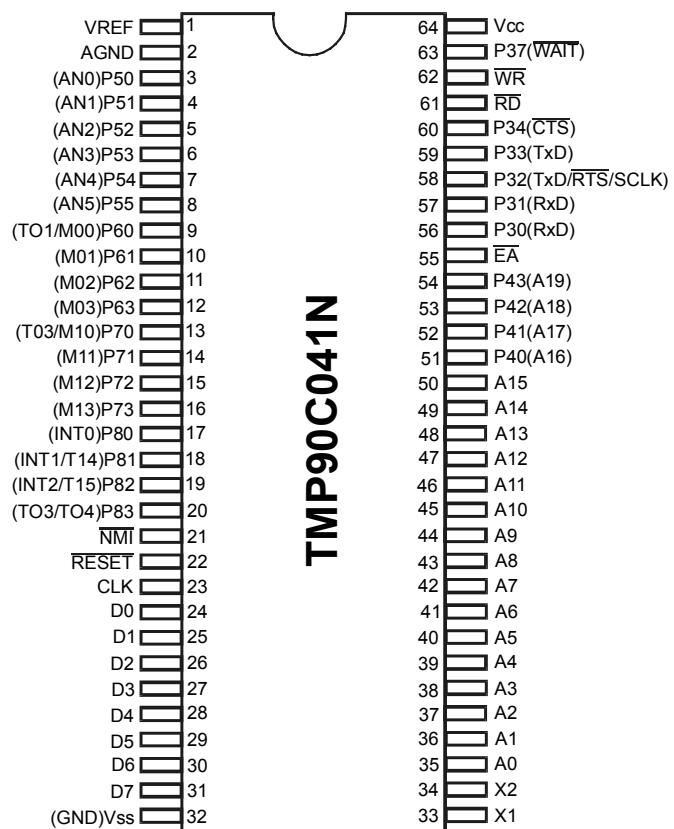
- имеет 8-разрядный аналого-цифровой преобразователь с 6 входными каналами;

- поддерживает 1-канальный последовательный интерфейс, работающий в асинхронном режиме или в режиме обмена с portами ввода/вывода;

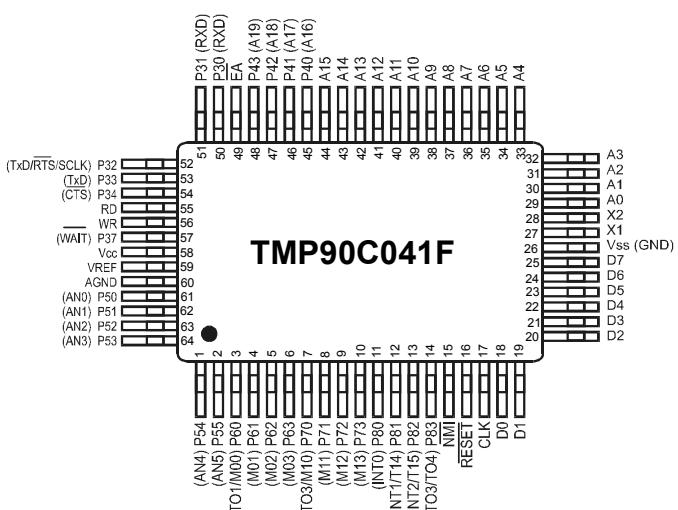
- имеет многофункциональный 16-разрядный таймер/ 1-канальный счетчик событий;

- имеет 8-разрядные таймеры (4 канала);

## Расположение контактов для TMP90C41N



## Расположение контактов для TMP90C41F



- имеет два порта управления шаговыми двигателями;
- имеет встроенные порты ввода/вывода (28 разрядов);
- имеет встроенный контроллер прерываний, который поддерживает 10 внешних прерываний и 4 внутренних прерывания;
- поддерживается функция микро-прямого доступа к памяти (mDMA) с 11 каналами;
- имеет сторожевой таймер;
- поддерживает функцию ожидания (4 режима HALT).

## Описание контактов TMP90C41F

Наимено- вание контакта	Номер контакта		Вход/Выход	Возможные функции
	...041N	...041F		
D0 – D7	24 - 31	18 – 25	3 состояния	8-разрядная двунаправленная шина данных. Используется для доступа к внешней памяти.
A0 – A7	35 – 42	29 – 36	Выход	Адресная шина. Младшие 8 разрядов адреса, используемого для доступа к внешней памяти.
A8 – A15	43 – 50	37 – 44	Выход	Адресная шина. Старшие 8 разрядов адреса, используемого для доступа к внешней памяти.
P30 /Rx/D	56	50	Вход	P30 – одноразрядный входной порт широкого применения. Rx/D – принимаемые данные последовательного интерфейса.
P31 /Rx/D	57	51	Вход	P31 – одноразрядный входной порт широкого применения. Rx/D – принимаемые данные последовательного интерфейса.
P32 /Tx/D /#RTS /#SCLK	58	52	Выход	P32 – одноразрядный выходной порт широкого применения. Tx/D – передаваемые данные последовательного интерфейса #RTS – запрос на передачу данных по последовательному интерфейсу. SCLK – выход тактовой частоты для последовательного интерфейса.
P33 /Tx/D	59	53	Выход	P33 – одноразрядный выходной порт широкого применения. Tx/D – передаваемые данные последовательного интерфейса
P34 /#CTS	60	54	Вход	P34 – одноразрядный входной порт широкого применения. #CTS – готовность к передаче данных последовательного интерфейса.
#RD	61	55	Выход	Строб чтения. Формируется при чтении из внешней памяти.
#WR	62	56	Выход	Строб записи. Формируется при записи во внешнюю память.
P37 /#WAIT	63	57	Вход	P37 – одноразрядный входной порт широкого применения. #WAIT – входной сигнал ожидания. Используется при подключении медленнодействующей памяти или низкоскоростного интерфейса.
P40 – P43 /A16 – A19	51 – 54	45 – 48	Выход	Порт 4. 4-х разрядный выходной порт, который используется как обычный порт или как дополнительные разряды адресной шины. A16–A19 – дополнительные старшие разряды шины адреса для доступа к внешней памяти (4 разряда адреса банка памяти).
P50 – P55 /AN0 – AN5	3 – 8	61 – 64, 1, 2	Вход	Порт 5. 6-разрядный входной порт. AN0–AN5 – аналоговые входы аналого-цифрового преобразователя.
VREF	1	59	---	Вход опорного напряжения для аналого-цифрового преобразователя.
AGND	2	60	---	“Общий” для аналого-цифрового преобразователя.

## Описание контактов (продолжение)

Наимено-вание контакта	Номер контакта		Вход/Выход	Возможные функции
	...041N	...041F		
P60 – P63 /M00 – M03 /TO1	9 – 12	3 – 6	Вход/выход	Порт 6. 4-х разрядный входной/выходной цифровой порт.
			Выход	M00–M03 – порт 0 управления шаговым двигателем.
			Выход	Выход таймера 1 (каналы 0 и 1).
P70 – P73 / M10 – M13 /TO3	13 – 16	7 – 10	Вход/выход	Порт 7. 4-х разрядный входной/выходной цифровой порт.
			Выход	M10–M13 – порт 1 управления шаговым двигателем.
			Выход	Выход таймера 3 (каналы 2и3).
P80 /INT0	17	11	Вход	P80 – одноразрядный входной порт. INT0 – линия 0 запроса на прерывание. Запрос на прерывание происходит либо по высокому уровню сигнала, либо по нарастающему фронту сигнала (активность сигнала программируется).
P81 /INT1 /TI4	18	12		P81 – одноразрядный входной порт. INT1 – линия 1 запроса на прерывание. Запрос на прерывание происходит либо по спадающему фронту сигнала, либо по нарастающему фронту сигнала (активность сигнала программируется).
				TI4 – вход счетчика или сигнал защелки триггера для таймера 4.
P82 /INT2 /TI5	19	13	Вход	P82 – одноразрядный входной порт. INT2 - линия 2 запроса на прерывание. Запрос на прерывание происходит по нарастающему фронту.
P83 /TO3/TO4	20	14		P83 – одноразрядный входной порт. Выход таймера 2, таймера 3 или таймера 4.
#NMI	21	15		Запрос на немаскируемое прерывание. Запрос происходит по спадающему фронту сигнала.
CLK	23	17	Выход	Выход синхронизации. На этом контакте генерируются импульсы с частотой, равной j тактовой частоты, заданной резонатором. В процессе сброса на контакт подается внутреннее напряжение смещения .
#EA	55	49	Вход	Внешний доступ. Этот контакт у микросхемы, не использующей внутреннее ПЗУ, должен быть подключен к "общему" (GND).
#RESET	22	16	Вход	Вход "сброса". Низкий уровень сигнала приводит к инициализации микросхемы. Смещающий резистор является встроенным.
X1	33	27	Вход	Контакт для подключения кварцевого или керамического резонатора.
X2	34	28	Выход	Контакт для подключения кварцевого или керамического резонатора.
Vcc	64	58	---	Напряжение питания (+5В).
Vss(GND)	32	26	---	"Общий", "Земля" (0 В).

**Примечание:** 1) # - означает, что сигнал активен низким уровнем.

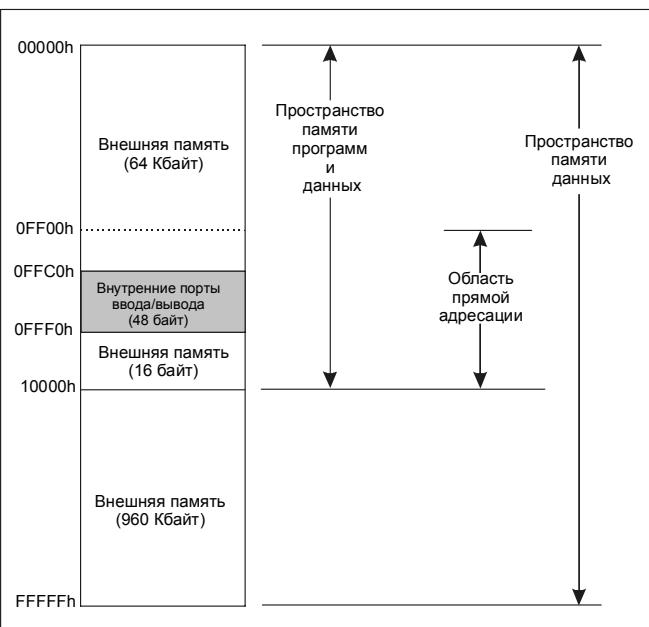
2) Некоторые контакты могут иметь несколько назначений, в зависимости от управляющей программы процессора. Например, P30/RxD - означает, что данный контакт микроЭВМ может использоваться как входной цифровой порт (P30) или как линия приема данных последовательного интерфейса (RxD).

#### Распределение адресного пространства.

TMP90C041 поддерживает память для программ размером до 64 Кбайт и память для данных, размером до 1 Мбайта. Память для

программ может быть размещена в адресном пространстве от 00000H до OFFFFFH, а память данных размещается в адресном пространстве от 00000H до FFFFFH.

Кроме того, микросхема имеет внутренние порты ввода/вывода под адресацию которых отводится 48 байт адресного пространства, размещенного в диапазоне адресов от FFC0H до FFEFH. Эти адреса могут быть доступны процессору при выполнении коротких команд в режиме прямой адресации. Карта памяти с указанием диапазона адресов приводится на рис.1.

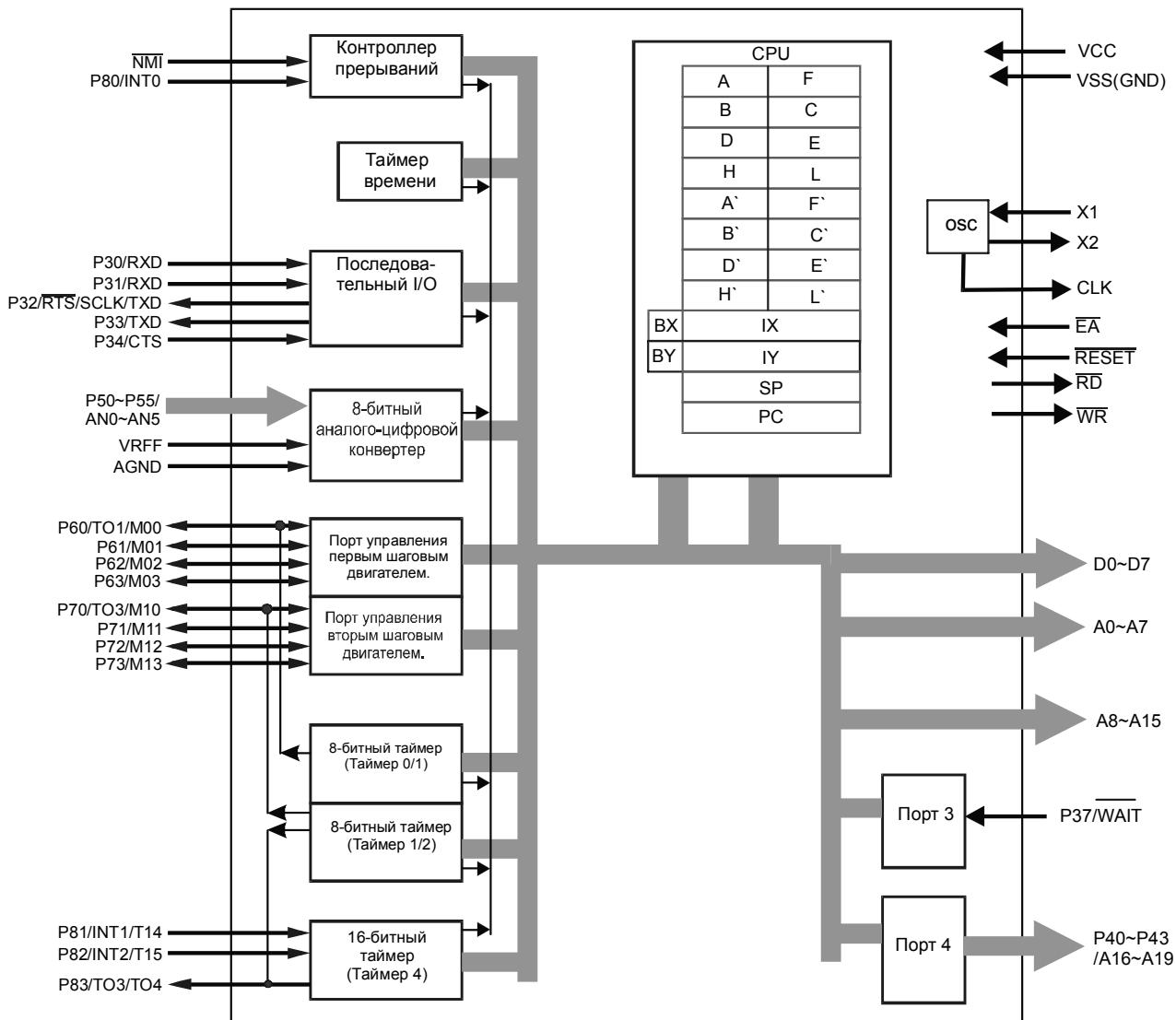


### Основные электрические характеристики микросхем

Обозначение	Параметр	Значение	Ед. измер.
Vcc	Напряжение питания	от -0.5 до +7	В
Vin	Входные напряжения	от -0.5 до Vcc+0.5	В
Pd	Рассеиваемая мощность (при T=70 °C)	для ...041F = 500	мВт
		для ...041N = 600	
Tsolder	Температура пайки (10 сек.)	260	°C
Tstg	Температура хранения	от -65 до +150	°C
Topr	Рабочая температура	от -20 до +70	°C

Рис. 1. Распределение адресного пространства

### Структурная схема TMPC041 N/F



# МИКРОСХЕМА ВИДЕОУСИЛИТЕЛЯ M52742SP

Продолжаем знакомить наших читателей с элементной базой современных видеомониторов. В данной статье рассматривается очень популярная (особенно у разработчиков видеосистем фирм ViewSonic и Panasonic) микросхема M52742SP, которая используется в блоках видеоусилителей мониторов. В статье приведены ее основные технические характеристики, описание контактов, рассматривается пример ее практического использования в видеомониторах, рекомендуемый разработчиками данной микросхемы.

**M**икросхема M52742SP является трехканальным предусилителем видеосигналов с функцией подмешивания OSD для применения в цветных мониторах с высоким разрешением. Микросхема поддерживает гашение сигналов цвета во время формирования OSD, осуществляет подмешивание сигналов OSD, осуществляет гашение во время обратного хода, широкополосное усиление, управление яркостью. Функции регулировки OSD, регулировки контрастности и дополнительной контрастности (по каждому каналу отдельно) могут осуществляться управляющими сигналами, передаваемыми по шине I<sup>2</sup>C.

#### Основные параметры микросхемы

- 1) Ширина полосы на каналах R, G, B - 20МГц;
- 2) Ширина полосы на каналах OSD - 80МГц;
- 3) Напряжения на входах R, G, B - 0.7В (типовое);
- 4) Напряжения на входах OSD - 3В минимальное (импульсы положительной полярности);
- 5) Напряжение на входе BLK (для OSD) - 3В минимальное (импульсы положительной полярности);
- 6) Напряжение на входе RETRACE BLK - 3В минимальное (импульсы положительной полярности);
- 7) Напряжения на выходах R, G, B - 5.5В (максимальное);
- 8) Напряжения на выходах OSD - 5В (максимальное).

#### Допустимые напряжения питания

- от 11.5В до 12.5В (контакты 3, 8, 12, 36);
- от 4.5В до 5.4В (контакт 17).

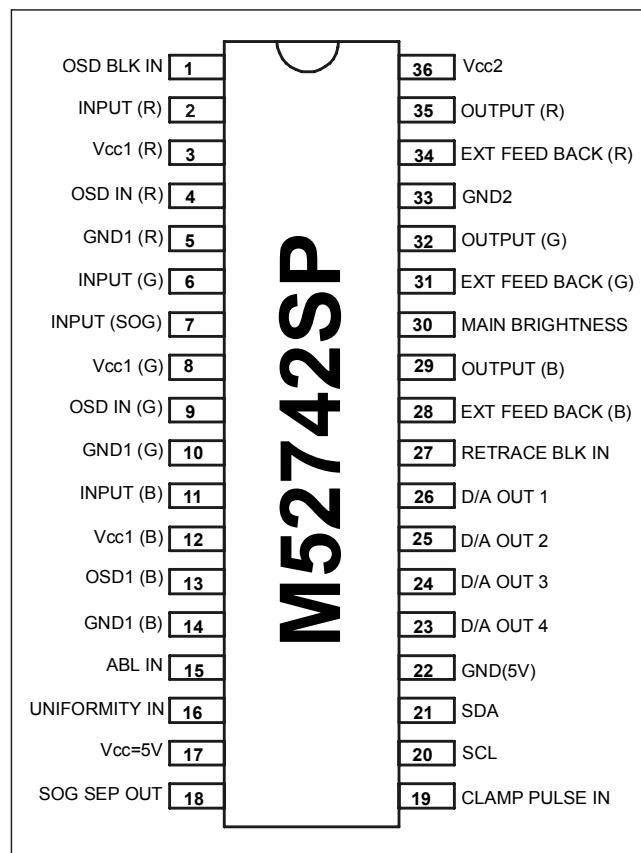
Рекомендуемые напряжения питания:

- 12В (контакты 3, 8, 12, 36);
- 5В (контакт 17).

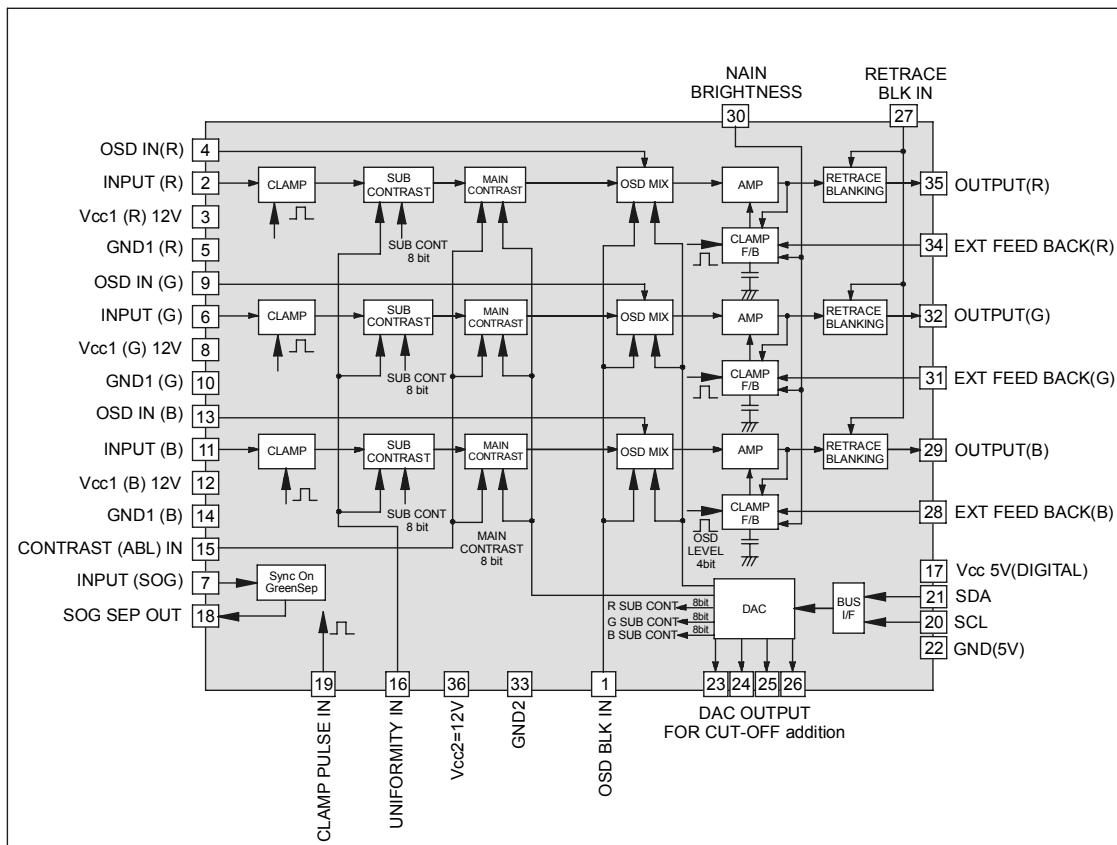
#### Максимально допустимые параметры

Параметр	Обозначение	Значение	Ед. измерения
Напряжение питания	V <sub>CC</sub>	13	В
Рассевающая мощность	P <sub>D</sub>	2403	мВт
Рабочая температура	T <sub>OPR</sub>	от -20 до +75	°C
Температура хранения	T <sub>STG</sub>	от -40 до +150	°C

#### Расположение контактов



## Блок-схема

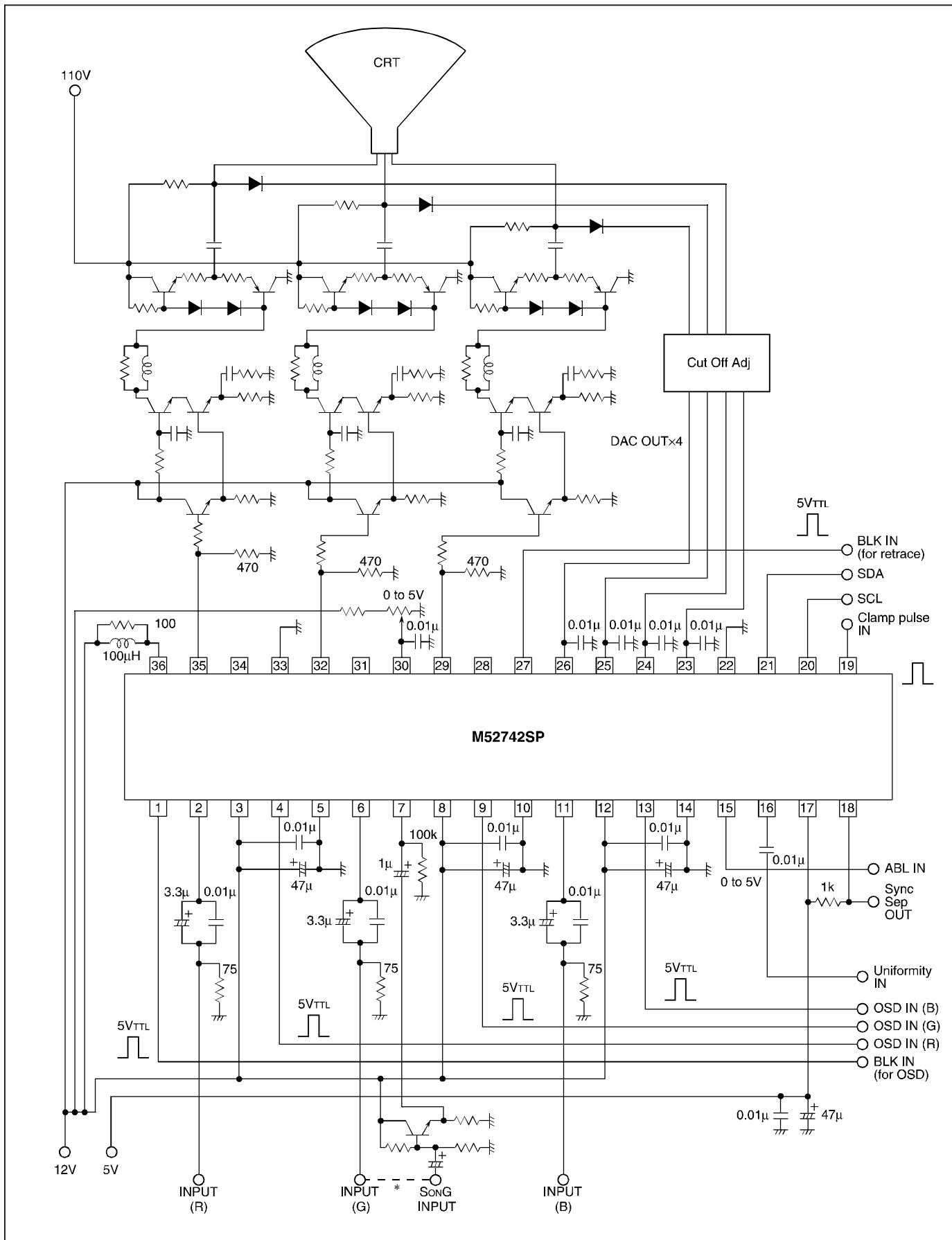


## Описание контактов

№	Обозначение	Постоянное напряжение	Описание
1	OSD BLK IN	---	Входной сигнал блокировки формирования OSD. Когда становится высоким уровнем, запрещается формирование служебной информации на экране и на выходе микросхемы формируются усиленные входные сигналы цвета (R, G, B). Амплитуда импульса от 3.7В до 5В. Сигнал может иметь начальное смещение до 1.7В (максимум). Этот вход должен быть подключен к «земле», если не используется.
2	INPUT (R)	2.5	Входной сигнал красного цвета. Фиксируется на уровне примерно 2.5В во время импульса фиксации (контакт 19). Вход имеет низкий импеданс.
3	Vcc1 (R)	12	Напряжение питания усилительного канала красного цвета.
4	OSD IN (R)	---	Входной сигнал красного цвета служебной информации. Амплитуда импульса от 3.7В до 5В. Сигнал может иметь начальное смещение до 1.7В (максимум). Этот вход должен быть подключен к «земле», если не используется.
5	GND1 (R)	-	«Общий» усилительного канала красного цвета.
6	INPUT (G)	2.5	Входной сигнал зеленого цвета. Фиксируется на уровне примерно 2.5В во время импульса фиксации (контакт 19). Вход имеет низкий импеданс.
7	INPUT (S on G)	2.5 (открыт)	Входной сигнал синхронизации по линии зеленого. Является входом схемы разделения сигнала синхронизации. Сигнал синхронизации имеет отрицательную полярность. Для выделения синхросигнала входной сигнал на контакте 7 сравнивается с опорным напряжением, заданным внутренними цепями микросхемы. Если контакт не используется, то выход должен быть установлен в открытое состояние.
8	Vcc1 (G)	12	Напряжение питания усилительного канала зеленого цвета.

9	OSD IN (G)	---	Входной сигнал зеленого цвета служебной информации. Амплитуда импульса от 3.7В до 5В. Сигнал может иметь начальное смещение до 1.7В (максимум). Этот вход должен быть подключен к «земле», если не используется.
10	GND1 (G)	-	“Общий” усилительного канала зеленого цвета.
11	INPUT (B)	2.5	Входной сигнал синего цвета. Фиксируется на уровне примерно 2.5В во время импульса фиксации (контакт 19). Вход имеет низкий импеданс.
12	Vcc1 (B)	12	Напряжение питания усилительного канала синего цвета.
13	OSD IN (B)	---	Входной сигнал синего цвета служебной информации. Амплитуда импульса от 3.7В до 5В. Сигнал может иметь начальное смещение до 1.7В (максимум). Этот вход должен быть подключен к «земле», если не используется.
14	GND1 (B)	-	“Общий” усилительного канала синего цвета.
15	ABL IN	2.5 (открыт)	Вход автоматического ограничения тока лучей. К этому контакту также может подключаться цепь регулировки контрастности. Изменение напряжения на этом контакте приводит к изменению коэффициента усиления на всех трех каналах видеоусилителей микросхемы. Рекомендуемый диапазон напряжения на этом контакте лежит в пределах от 0В до 5В. Если функция автоматического ограничения тока лучей не используется, на этом контакте необходимо установить напряжение смещения 5В.
16	UNIFORMITY IN	5.75	Импульс на этом входе добавляется к выходным импульсам на каналах цвета R, G, B. Этот импульс является импульсом обратного хода и позволяет сформировать максимальное значение уровня «черного» во время обратного хода.
17	Vcc (5V)	5	Напряжение питания +5В. Питание для цифровой части микросхемы (цифро-аналогового преобразователя).
18	S on G Sep OUT	---	Выходной сигнал синхронизации, выделенный из сигнала синхронизации по линии зеленого. Тип выхода – выход с открытым коллектором.
19	Clamp Pulse IN	---	Входной сигнал фиксации. Сигнал является импульсным, импульсы активны высоким уровнем. Во время активного сигнала происходит фиксация входных сигналов цвета (R, G, B). Амплитуда импульсов от 2.5В до 5В. На входе может быть установлено начальное смещение до 0.5В (максимум). Вход имеет низкий импеданс.
20	SCL	---	Линия синхронизации шины I <sup>2</sup> C.
21	SDA	---	Линия данных последовательной шины I <sup>2</sup> C.
22	GND (5V)	-	“Общий” для цифровой части микросхемы, подключенной к питающему напряжению +5В.
23	D/A OUT	---	Выходные аналоговые сигналы цифро-анalogового преобразователя. Выходное напряжение находится в диапазоне от 0В до 5В. Максимальный выходной ток 0.4 мА.
24	D/A OUT	---	
25	D/A OUT	---	
26	D/A OUT	---	
27	Retrace BLK IN	---	Входной импульс гашения во время обратного хода развертки. Амплитуда импульсов от 2.5В до 5В. На входе может быть установлено начальное смещение до 0.5В (максимум). Должен подключаться к “земле”, если не используется.
28	EXT Feed Back (B)	переменн --	Вход подключения внешней цепи обратной связи канала усиления синего .
29	OUTPUT (B)	переменн --	Выходной сигнал синего цвета.
30	Main Brightness	---	Вход регулировки яркости.
31	EXT Feed Back (G)	переменн	Вход подключения внешней цепи обратной связи канала усиления зеленого .
32	OUTPUT (G)	переменн	Выходной сигнал зеленого цвета.
33	GND2	-	“Общий”.
34	EXT Feed Back (R)	переменн	Вход подключения внешней цепи обратной связи канала усиления красного .
35	OUTPUT (R)	переменн --	Выходной сигнал красного цвета.
36	Vcc2	12	Напряжение питания +12В для выходных усилителей микросхемы.

# Типовое включение микросхемы M52742SP



# ИЗ ОПЫТА РЕМОНТА МОНИТОРОВ

Монитор, блок питания которого построен на базе микросхемы UC3842, при запуске начинает включаться и автоматически выключаться. Индикатор питания также включается и выключается. Слышится щелканье реле размагничивания кинескопа. Методика диагностики блока питания монитора при подобной неисправности описывается в этой статье.

## Общие сведения.

Микросхема UC3842 предназначена для управления мощным ключевым транзистором блока питания. При включении блока питания на выходе сетевого выпрямителя появляется напряжение постоянного тока, порядка 300В. Этим напряжением запускается управляющая микросхема UC3842, которая начинает формировать импульсы для переключения транзистора. При запуске транзистора в первичной обмотке трансформатора наводится импульсная ЭДС, которая трансформируется во вторичную обмотку, выпрямляется и слаживается. В результате на выходе блока питания появляется выпрямленное напряжение постоянного тока.

Для запуска микросхемы UC3842 на ее 7 контакте создается напряжение 16В, получаемое из напряжения 300В с помощью делителя R1 и R2 (рис.1). Общее сопротивление резисторов, входящих в пусковую цепь должно быть не менее 100 кОм, что обеспечивает значение пускового ток микросхемы около 1 мА. В момент запуска микросхема

начинает потреблять значительно больший ток (порядка 17 мА) (рис.2). Для создания этого рабочего тока используется дополнительная питająщая цепь микросхемы. Вспомогательное

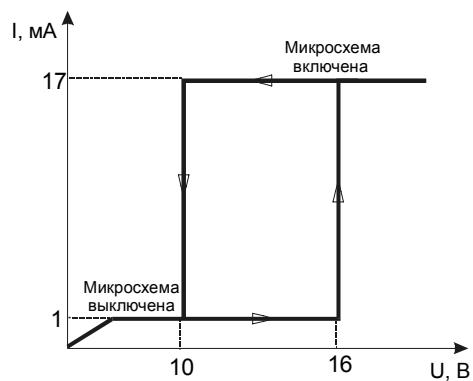


Рис.2.

напряжение питания формируется с помощью вспомогательной обмотки трансформатора Wпит. С этой обмотки, как и с любой вторичной, снимается импульсная ЭДС, которая выпрямляется диодом D5, слаживается конденсатором C2 и подается на 7 контакт микросхемы. Это вспомогательное напряжение питания и обеспечивает работу микросхемы после запуска.

## Методика поиска неисправности

1) Подобное поведение монитора может быть связано с коротким замыканием в нагрузке, обыч-

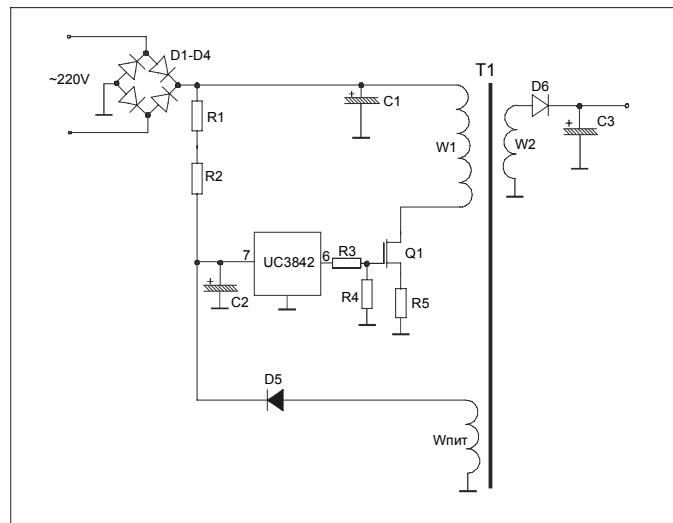


Рис.1.

но в цепи питания выходного каскада строчной развертки (B+). Поэтому необходимо проверить отсутствие коротких замыканий в нагрузке "прозвонкой" с помощью тестера или методом поочередного отключения нагрузок (однако этот метод является довольно долгим). Если установлено отсутствие коротких замыканий, необходимо с помощью осциллографа проконтролировать выходные напряжения при включении монитора. В данном случае все выходные напряжения "скакают". Это соответствует периодическому включению и отключению преобразователя.

2) С помощью осциллографа контролируем сигналы на выходе управляющей микросхемы преобразователя UC3842 (контакт 6). На выходе микросхемы при включении наблюдаются периодические пачки импульсов (рис.3). Поэтому силовой транзистор, которым управляет эта микросхема, запускается и выключается в соответствии с данными сигналами. Такая форма выходных сигналов микросхемы соответствует периодическому включению и выключению микросхемы.

3) Контролируем напряжение на питающем контакте микросхемы (контакт 7) с помощью тестера или осциллографа. Напряжение на этом контакте также "скакает", т.е. изменяется от 16 Вольт до примерно 8 Вольт и наоборот. Такая форма питающего потенциала означает недостаточность тока после запуска микросхемы. Как уже говорилось в начале статьи, ток в рабочем режиме обес-

печивается дополнительной питающей цепью.

4) Тестером проверяем исправность диода и отсутствие обрыва в дополнительной питающей обмотке трансформатора при выключенном блоке

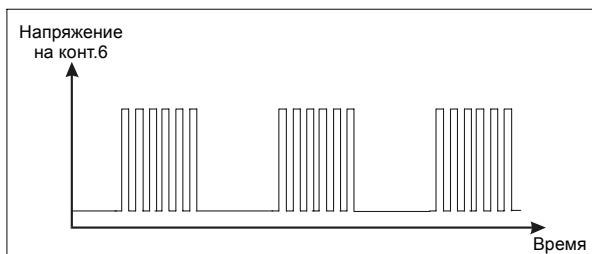


Рис.3.

питания. Данная проверка обычно показывает на неисправность диода, точнее на его обрыв.

5) Заменяем диод на аналогичный прибор и проводим проверочный запуск монитора - неисправность устранена.

Таким образом, автоматическое включение и выключение монитора при его запуске обычно связано с одной из двух причин:

- короткое замыкание в цепи нагрузок;
- обрыв цепи питания в рабочем режиме управляющей микросхемы UC3842.

## Зарубежные транзисторы и их аналоги

При ремонте многих устройств, в том числе и мониторов, часто встает вопрос о возможности заменить зарубежные радиодетали на отечественные аналогичные приборы. В статье рассматривается вопрос о возможностях замены наиболее часто выходящих из строя приборов - транзисторов выходного каскада блока строчной развертки и блока питания.

Отечественные полупроводниковые (и не только полупроводниковые) приборы зачастую гораздо дешевле зарубежных, имеющих аналогичные параметры и характеристики. К тому же отечественная элементная база обычно более доступна для ремонтных служб предприятий, ведь "наши" микросхемы, транзисторы, конденсаторы и резисторы можно взять с уже списанных устройств электроники и автоматики. Однако у специалиста, производящего ремонт всегда возникает вопрос:

"А будет ли этот наш отечественный транзистор работать долго и надежно и полностью ли он совпадает по параметрам с зарубежным?"

Как показывает опыт многих сервисных служб, зачастую отечественные полупроводниковые приборы, к сожалению, не могут полностью заменить зарубежные полупроводники, даже если имеют те же самые характеристики и являются полными аналогами зарубежных (по крайне мере так написано в их паспортах). Поэтому, желательно зарубежные микросхемы и транзисторы заменять на зарубежные, причем по возможности избегать аналогичных замен. Многие специалисты сталкивались с проблемой, когда, например, блок строчной развертки мог запуститься и работать надежно только после того, как устанавливали "родной" выходной транзистор и не помогали замены даже на зарубежные аналогичные транзисторы.

В то же самое время стоит отметить, что существуют и положительные примеры взаимозаменяемости отечественных и зарубежных радиоэлементов. Так, например, в таблице 1 приводится соответствие отечественных и зарубежных транзисторов, применяемых в выходных каскадах блока строчной развертки. А в таблице 2 соответствие

транзисторов, применяемых в блоках питания в качестве мощных ключевых транзисторов преобразователя напряжения.

Этот перечень транзисторов является далеко не полным и мы надеемся в последствии его расширить.

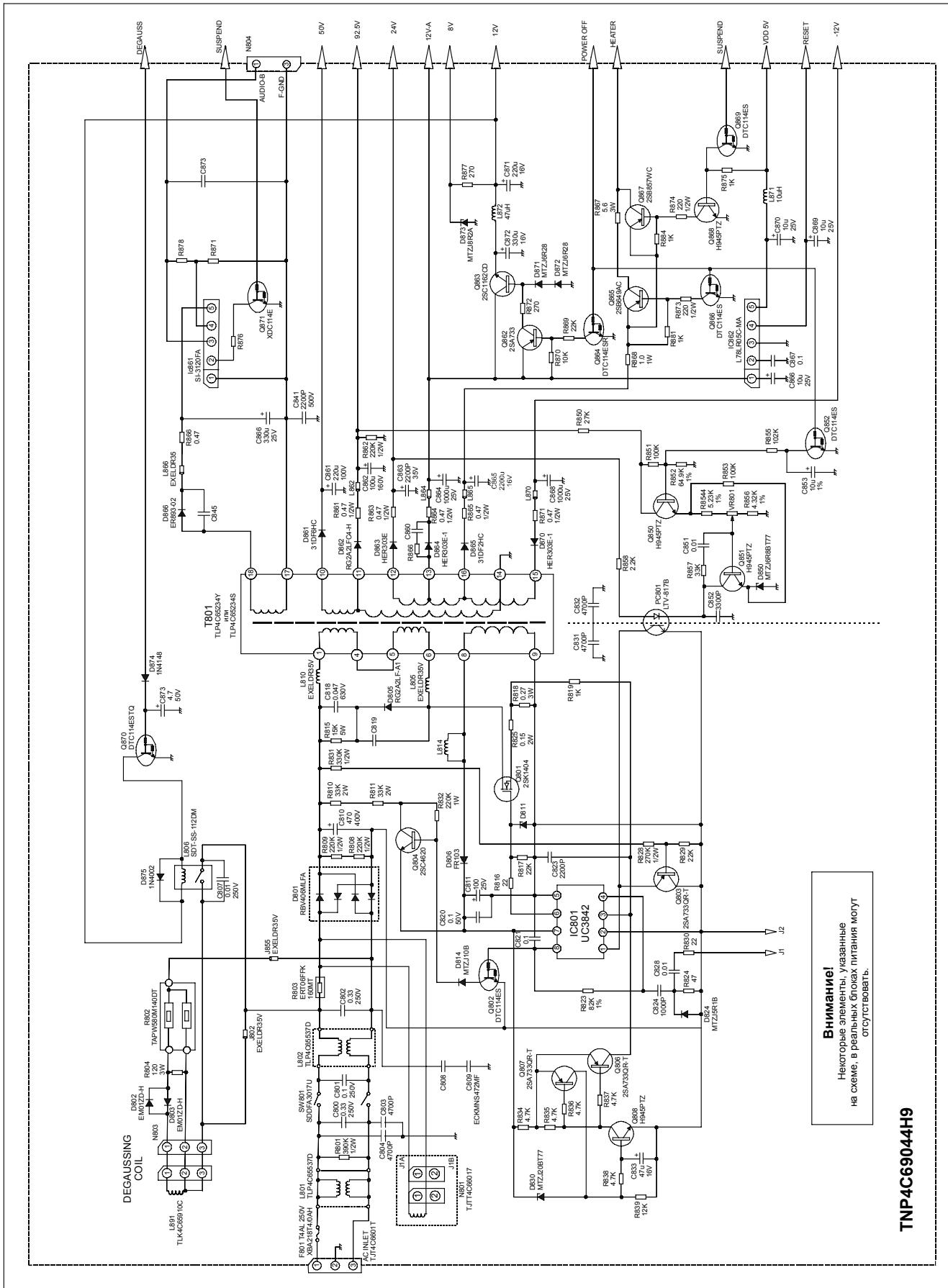
Таблица. 1

Зарубежный транзистор	Отечественный транзистор	Зарубежный транзистор	Отечественный транзистор
2SC1413	KT846 А-Г, KT828	BU220DF	KT839
2SC3176	KT8140A	BU406	KT8140 A, KT858 A
2SC3412	KT886	BU406H	KT8140 A, KT858 A
2SD380	KT846 А-Г	BU407	KT857 A
2SD841	KT859A	BU408	KT858 A
BU207	KT846 А-Г	BU409	KT857 A
BU208A	KT846 А-Г	BU508	KT8127
BU209	KT846 А-Г	BUH715	KT839
BU209A	KT846 А-Г	BUX84	KT859 A
BU2520F	KT839	SGSF465	KT839
BU2520AF	KT839	TIP75C	KT859 A
BU2520D	KT839		

Таблица. 2

Зарубежный транзистор	Отечественный транзистор
BD545	KT9163
BDX53C	KT829
BUH41	KT847
BUV46	KT8108
BUW76	KT847
BUZ90	КП709 А-Д
TIP120	KT829

БЛОК ПИТАНИЯ МОНИТОРА Panasonic TX-T1563



**Внимание**  
Некоторые элементы, в реальных блоках отсутствовать

Некоторые элементы, указанные на схеме, в реальных блоках питания могут отсутствовать.

# МНОГОСТОРОННИЙ ДИСК DVD (DIGITAL VERSATILE DISK)

*Современное развитие компьютерной техники и средств мультимедиа требует разработки новых носителей информации, имеющих большую информационную емкость и быстродействие. Одним из таких носителей и преемником эстафеты от компакт-диска CD-ROM, VHS видеокассеты и лазерного видеодиска является цифровой многосторонний диск DVD (Digital Versatile Disk). DVD относится к новой технологии цифровых устройств хранения информации, следующему поколению пятидюймовой цифровой оптической дисковой технологии.*

## Общие характеристики DVD-дисков

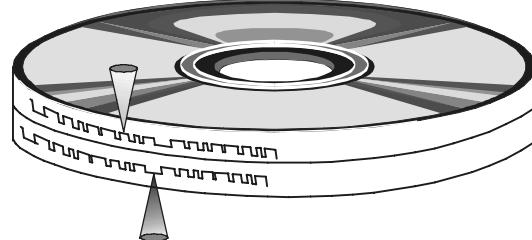
Группы разработчиков в 1995 года создали новый единый стандарт CD-ROM большой емкости. Новый стандарт был назван DVD и совмещал в себе элементы своих предшественников. В его лице был получен унифицированный стандарт как для компьютерных технологий, так и для индустрии развлечений. Вначале DVD расшифровывали как цифровой видеодиск (Digital Video Disk) но позднее переименовали в цифровой универсальный диск Digital Versatile Disk). DVD технология обеспечивает воспроизведение видеосигнала, по качеству не уступающего принимаемому телевизионному вещательному радиосигналу, многоканального звукового сигнала с несколькими вариантами звукового сопровождения, субтитров на нескольких языках, мультиэкранного изображения, а также интерактивное управление с помощью меню. Значительно увеличена емкость диска и его быстродействие. В накопителе DVD используется лазер с меньшей длиной волны, что позволяет считывать более короткие штрихи. Для удвоения размера в накопителе DVD можно использовать две стороны диска и, кроме того, можно записывать данные на два отдельных слоя каждой из сторон. С развитием технологий голубого лазера уже в недалеком будущем возможно увеличение плотности в несколько раз.

В соответствии с старым стандартом DVD-диск односторонний, однослойный и содержит 4,7 Гбайт информации. Применяя сжатие MPEG-2, на диске можно разместить 135 минут видео - полнометражный полноэкранный фильм с полным количеством кадров, с тремя каналами качественного звука и четырьмя каналами субтитров значение емкости диска не случайно: стандарт создавался под эгидой киноиндустрии, давно искавшей недорогую и надежную замену видеокассетам.

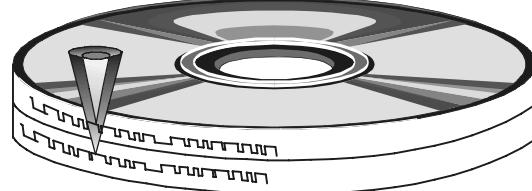
Современные модели накопителей DVD поддерживают двухслойные DVD-диски емкостью 8,5 Гбайт, двухсторонние диски емкостью 9,4 Гбайт на одной стороне, а также двухслойные диски ем-



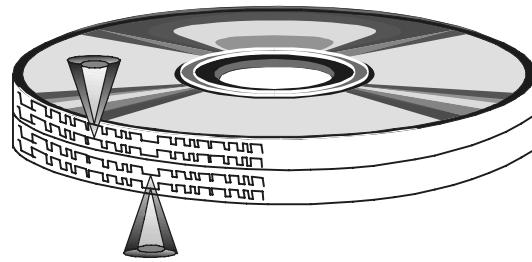
Односторонний однослойный диск



Двусторонний однослойный диск



Односторонний двухслойный диск



Двусторонний двухслойный диск

Рис. 1. Варианты конструкции дисков DVD

емкостью до 17 Гбайт (см. рис. 1).

DVD-диски имеют те же размеры, что и CD (диаметр 120/80мм и толщину 1,2 мм), но они в два раза тоньше - 0,6 мм, поэтому их склеивали по два

с укрепляющим слоем (см. рис. 1), чтобы общая толщина диска оставалась 1,2 мм. В последствии на укрепляющем слое стали также записывать информацию и появились таким образом двухслойные диски. Изменяя фокусировку лазерного луча, можно сфокусировать его на плоскость второго (наружного слоя) и считывать информацию со второго слоя диска. Для увеличения емкости DVD-дисков считали изготавливать двусторонние двухслойные диски (см. рис. 1). DVD - диски для цифровой видеозаписи с высокой плотностью представляют собой развитие принципов CD.

Увеличение емкости DVD-диска достигнуто изменением ряда параметров:

- обеспечена более эффективная модуляция;
- повышена эффективность кода коррекции ошибок;
- снижены издержки избыточности кодов коррекции ошибок;
- уменьшены секторы (до 2 048/2 060 байт);
- уменьшена ширина трека (до 0,74 мкм);
- уменьшен размер хранящей ячейки (до 0,4 мкм);
- увеличена область данных до 87,6 см<sup>2</sup>.

Кроме того, могут использоваться две стороны диска, а на каждой стороне информация может храниться в двух слоях, таким образом, один диск уже может иметь четыре рабочих плоскости. Накопители DVD позволяют считывать информацию и с обычных CD. DVD выпускаются в разных сочетаниях количества сторон:

SS - Single Side, односторонние;

DS - Dual Side, двусторонние.

И в различном сочетании слоев:

SL - Single Layer, однослойные;

DL - Dual Layer, двухслойные).

Существуют диски с емкостью:

4,7 Гбайт (SS/SL),

8,5 Гбайт (SS/DL),

9,4 Гбайт (DS/SL),

17 Гбайт (DS/DL).

DVD одинарной плотности (DVD5) имеет емкость 4.7 Гбайт, а двусторонний DVD с емкостью приблизительно вдвое большей одинарного может содержать столько музыкальной информации, сколько семь компакт-дисков (до 9 часов проигрывания). Емкость DVD при его применении в компьютере соответствует емкости семи дисков CD-ROM. В DVD двойной плотности имеется два уровня хранения информации, расположенных по толщине на расстоянии, примерно равном половине диаметра человеческого волоса. С помощью лазерного луча вначале можно считывать информацию с первого уровня, затем, через полупрозрачное покрытие, - со второго уровня. Два уровня увеличивают емкость до 8.5 Гбайт (DVD9) для односторонних и до 17 Гбайт (DVD18) - для двухсторонних. В настоящее время выпускаются диски диаметром 120 и 80 мм. Информационная емкость дисков в зависимости от диаметра со-

ставляют:

DVD (12 см) - одноуровневые - 4,7 Гбайт / 9,4 Гбайт;

DVD (12 см) - двухуровневые - 8,54 Гбайт / 17,08 Гбайт;

DVD (8 см) - одноуровневые - 1,46 Гбайт / 2,92 Гбайт;

DVD (8 см) - двухуровневые - 2,66 Гбайт / 5,32 Гбайт.

Недавно появилось сообщение о создании так называемых трехмерных оптических дисков. Под трехмерностью понимается наличие множества слоев, хранящих информацию. Принцип считывания этих устройств существенно отличается от традиционных. Здесь лазерный луч в радиальном направлении с торцевой (цилиндрической) стороны диска просвечивает один из информационных слоев носителя и вызывает люминесцентное свечение участков, модулированное записанной информацией. Свечение проходит через прозрачные слои носителя (в том числе и другие, несущие информацию) и улавливается фотоприемной считающей головкой со стороны плоской поверхности диска. Выбор считываемого слоя осуществляется перемещением лазера вдоль оси вращения. Технологичность производства дисков и накопителей сулит невиданно выгодное сочетание емкости и цены при скорости считывания и времени доступа, не уступающих жестким дискам. Прорабатывается и технология индивидуальной записи на эти носители.

### **Метод записи информации на DVD-диски**

Физически данные на DVD представлены таким же образом, как и на компакт-диске в виде микроскопических углублений, формируемых в процессе производства диска. В процессе считывания лазерный луч либо отражается от поверхности, либо рассеивается, попадая в области с углублениями. Отраженный луч через поляризационную расщепляющую призму попадает на фотодиод, где преобразуется в электрический сигнал. При считывании с компакт-диска и диска CD-ROM используется инфракрасный лазер. Для считывания с DVD используется лазер, спектр излучения которого лежит в области длин волн, меньших длины волны красного излучения. Этот "более тонкий" луч может считывать углубления меньшего размера, а это означает, что большее количество данных может быть записано на диске. Кроме этого, в отличие от оптических дисков, имеющих один уровень для хранения информации, DVD в перспективе может иметь до четырех таких уровней. Емкость диска также увеличивается за счет того, что каждый из них может быть двусторонним. В этом случае в процессе производства два диска толщиной 0,6 мм склеиваются обратными сторонами между собой. При средней плотности потока данных 4,5 Мбит/с односторонний DVD обеспечивает возможность воспроизведения изо-

бражения и звука самого высокого качества продолжительностью до 133 мин, а DVD с двойным уровнем - до 4 часов с одной стороны диска.

Изображение, записанное на DVD, может иметь несколько форматов. Формат определяется соотношением ширины воспроизведенного на экране изображения к его высоте. Стандартные телевизоры имеют соотношение сторон изображения 4:3, широкоформатные (Widescreen) телевизоры - 16:9. DVD позволяет записывать и воспроизводить изображение тремя различными способами: режим Widescreen, соответствующий полному широкоформатному изображению, стандартный режим 4:3, а также специальный Letterbox-режим, при котором на стандартном экране воспроизводится широкоформатное изображение (с темными полосами сверху и снизу).

Форматы диска DVD: SD Book, Red Book, Yellow Book, CD-ROM XA, CD-I, CD-I Ready, CD Plus достаточно подробно описаны в статьях журналов "СЕРВИСНЫЙ ЦЕНТР" № 3 и 4 за 2000 год.

## Устройства DVD

Для проигрывания DVD используются специализированные DVD-проигрыватели или персональные компьютеры с дисководом DVD (DVD ROM).

Все DVD-проигрыватели обеспечивают простой доступ ко всему пространству данных диска, при этом данные могут иметь несколько алгоритмов сжатия, языков, подзаголовков, а также мультиэкранное представление. DVD-видеопроигрыватель позволяет просматривать кинофильмы, видеоклипы и учебные программы. При этом изображение и звук имеют высокое качество. Необходимо понимать разницу между дисками DVD - Video и DVD-ROM. Первый содержит только видео и воспроизводится в проигрывателе DVD, а второй - различные типы данных и считывается с помощью накопителя DVD в компьютере.

DVD ROM компьютера позволяет осуществлять доступ к программам, размещенным на диске, и, кроме того, имеет такие же возможности, что и DVD-видеопроигрыватель. Звуковой DVD-проигрыватель имеет более высокое качество звука, чем используемый в настоящее время проигрыватель компакт-дисков. Для мультимедиа-компьютеров быстродействие DVD позволяют исключить такой недостаток при воспроизведении видеоЗображения, как скачкообразные смены кадров, которые замещаются плавными (незаметными) переходами в реальном масштабе времени. При этом видеосигнал на диске представлен в формате MPEG-2, а звуковой сигнал - в цифровом многоканальном формате. Программное обеспечение, созданное для DVD ROM, увеличивает пропускную способность и быстродействие. Многие мультимедиа-приложения при этом больше не испытывают проблем, связанных с ограниченной пропускной способностью CD-ROM.

DVD имеет ряд преимуществ - на нем записаны составляющие видеосигнала, сжатые алгоритмом MPEG-2, а на видеодиске - полный видеосигнал. Изображение, воспроизведенное DVD, характеризуется большими значениями разрешения сигналов яркости и цветности. Так, видеодиск позволяет получить разрешение в 400-425 горизонтальных линий, а DVD 480-500. Односторонний пятидюймовый DVD с двумя уровнями может хранить видеоизображение с высоким качеством звука для воспроизведения в течение 4 часов. 12-дюймовый видеодиск может хранить видеоизображение для воспроизведения только до 60 мин. Кроме этого, в отличие от видеодиска, DVD можно проигрывать на компьютере.

По сравнению с другими звуковыми носителями (компакт-диск или VHS-видеокассета) звуковая информация, записанная на DVD, имеет цифровое Dolby-кодирование (AC-3), что значительно улучшает качество звука. При этом слушателю предоставляется до шести дискретных звуковых каналов для создания эффекта окружающего звука. Один кинофильм на DVD может иметь до восьми различных языковых вариантов с 32 различными наборами субтитров. Технология цифрового Dolby-кодирования, разработанная лабораторией Dolby, позволяет хранить больше звуковой информации CD-качества (без пробелов), чем на традиционном CD. Цифровое Dolby-кодирование позволяет сформировать полный окружающий звуковой фон, точно такой же, как в кинотеатре, с левым, средним и правым каналами, а также отдельным низкочастотным каналом.

По сравнению с видео CD, CD-I, CD-XA и расширенным видео-CD DVD - наиболее сложный, высококачественный формат видео- и звукового сигналов. DVD имеет более высокое качество по сравнению с видео-CD формата MPEG-1 и лучшую интерактивность, чем на CD-I, большую память данных и быстродействие, чем у CD-ROM, и большую гибкость, чем у CD-XA или расширенного видео-CD.

Для записи видеосигнала на DVD используется алгоритм сжатия информации типа MPEG-2, который в отличие от MPEG-1, применяемого в видео-CD, CD-I и CD-ROM, имеет улучшенные характеристики. Интенсивность потока данных с 1/5 Мбайт/с (для MPEG-1) увеличена до 2...10 Мбайт/с, а разрешение - от 240 горизонтальных линий (в системе PAL) до 550. Степень сжатия достигает значения 200:1. В алгоритме MPEG используются три разновидности кадров. Вся видеоинформация разбивается на группы последовательностей, каждая из которых состоит из 10-15 кадров, причем каждая последовательность начинается с кадра I (Infra), имеющего минимальную степень сжатия. Затем следуют кадры P (Predicted) и B (Bi-directional Interpolated), местоположение которых в последовательности определяется используемым алгоритмом. Кадры P содержат раз-

ность между изображениями текущего кадра и предыдущего I или P. Кадры В содержат только ссылки к предыдущим или последующим кадрам I или P. Таким образом, достигается максимальное сжатие изображения при сохранении его высокого качества.

Для работы с этими носителями кроме одиночных накопителей выпускаются и автоматы, сочетающие в себе хранилище на несколько десятков (а то и сотен) дисков с одним или несколькими накопителями. Под программным управлением специальный механизм может извлечь из набора требуемый диск и установить его на свободный накопитель, и, конечно, выполнить обратную операцию. Эти устройства могут быть как настольного, так и напольного исполнения. Используемый интерфейс - SCSI. Эффективное использование таких автоматов возможно лишь при наличии сложного специального программного обеспечения, которое, естественно, должно быть рассчитано на применяемую операционную систему.

Устройства DVD отличаются скоростью считывания данных. Стандартная скорость - 1,4 Гбайт/с, что приблизительно эквивалентно накопителю 9x CD-ROM. Время доступа составляет около 130-200 мс. На сегодняшний день наиболее доступны накопители DVD 5x. Накопители DVD выпускаются с интерфейсом SCSI и IDE/ATA, и обычно оснащаются кабелем для подключения устройства к звуковой карте.

Накопители DVD полностью совместимы с предыдущими стандартами, могут считывать данные с обычных CD-ROM и проигрывать аудиодиски. При этом скорость считывания будет эквивалентна скорости обычного накопителя CD-ROM.

Многие производители начали устанавливать накопитель DVD-ROM в выпускаемые модели компьютеров. Обычно кроме накопителя, в компьютере устанавливается плата-декодер MPEG-2 для воспроизведения видео на DVD-дисках. (отсутствие такой платы скажется на быстродействии системы, и вы не сможете посмотреть видеофильм на полном экране)

Практически все накопители DVD поддерживают интерфейс Bus Master IDE. Кроме накопителя DVD, необходимо установить плату декодера MPEG в свободный разъем PCI, а также настроить

**Таблица 1. Сравнительные параметры платы декодера MPEG-1 и акселератора MPEG, встроенного в видеоадаптер**

Параметры	Декодер MPEG	Проигрыватель MPEG
Использование разъема PCI	Один для декодера и один для видеоадаптера (или разъем шины AGP)	Только один разъем
Качество	Высокое	Различное
Скорость	Высокая	Различная
Совместимость с играми MPEG	Есть	Нет

ее работу, т. е. выделить необходимые ресурсы. Некоторые видеоадAPTERЫ поставляются с встроенным проигрывателем MPEG. Обратите внимание, что это разные устройства. В табл. 1. приведены сравнительные параметры платы декодера MPEG и проигрывателя MPEG, встроенного в видеоадаптер.

### Стандарты DVD

DVD - довольно новая технология и пока не совсем обеспечена стандартами. Стандарт видео на DVD-дисках поддерживается создателями фильмов практически во всем мире. Некоторые компании, включая Paramount, Disney и Fox, создали систему DIVX, но летом 1999 года этот стандарт прекратил свое существование из-за несовместимости проигрыватели DVD с DIVX.

В табл. 2. приводится сравнение существующих стандартов технологий DVD.

**Табл. 2**

Стандарт	Емкость	Совместимость	Примечания
DVD-RAM	2,6 Гбайт на одной стороне	Несовместимы с накопителями DVD-ROM	Необходима операционная система Windows 95 OSR 2.x или Windows 98
DVD-R	3,95 Гбайт (оригинальный диск) 4/7 Гбайт (версия 1999г.)	Практически все проигрыватели могут воспроизводить эти диски	Новые модели будут поддерживать DVD-RW
DVD-RW (оригинальное название DVD-R/W)	4/7 Гбайт	Практически все проигрыватели смогут воспроизводить эти диски	Первые устройства должны появиться в конце 1999 года
DVD+RW	2,8 Гбайт на одной стороне	Некоторые модели накопителей DVD-ROM фирм Sony и Philips могут работать с такими дисками	Фирмы HP/Philips и Sony выпустили такие устройства в середине 1999 г.

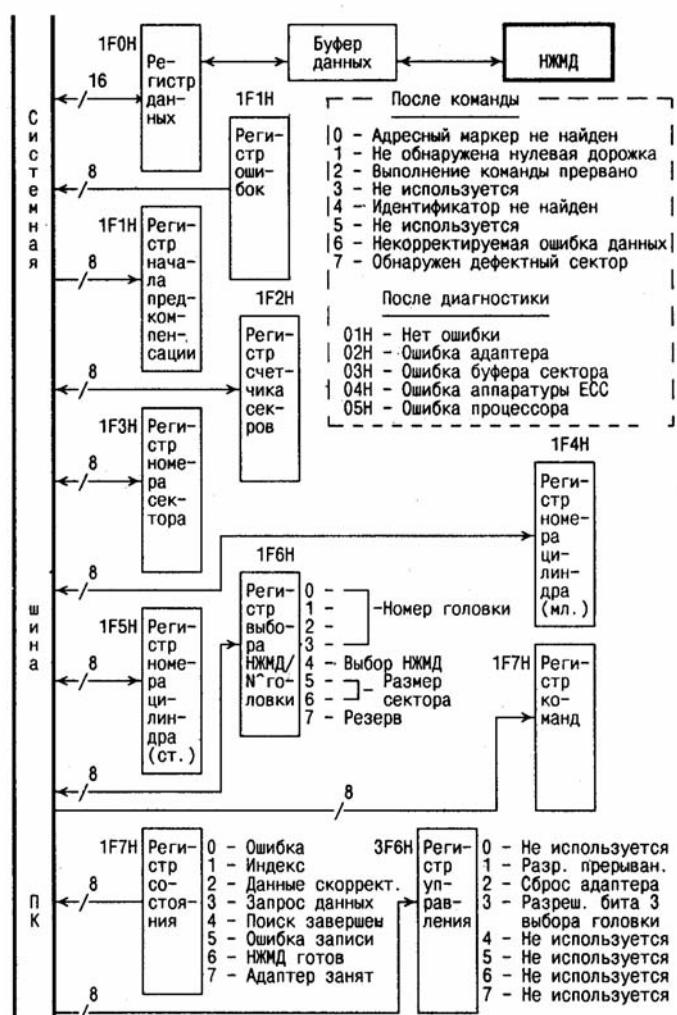
На основе спецификации августа 1997 года появились диски DVD-R и DVD-RAM, а в октябре 1997 года фирма Pioneer объявила о создании устройства для записи диска DVD-R. Диск DVD-RAM перезаписываемый. Кроме того, он несовместим с дисками DVD-ROM. Диски DVD-R и DVD-RAM не поддерживают несколько слоев. DVD-RAM можно записывать на обе стороны. Фирмы Philips, Sony и Hewlett-Packard объявили о создании нового формата дисков, названного DVD+RW, который несовместим с существующими форматами. Тем не менее разработанный накопитель может воспроизводить диски DVD-ROM и обычные диски. Фирма PIONEER разработала собственный стандарт перезаписываемых DVD-дисков - DVD-R/W.

# ПРОГРАММИРУЕМ ЖЕСТКИЕ ДИСКИ E-IDE

В некоторых случаях при поиске неисправности необходимо точно знать, что и в каком порядке происходит в устройстве или контроллере. Использование готовых программ BIOS не позволяет управлять устройством с такой детализацией действий. В этих случаях приходится управлять устройством с помощью собственной программы, написанной на физическом уровне. Листинг такой программы с подробными комментариями приведен ниже.

**П**рограмма позволяет считывать один сектор с диска (в режиме ECHS). Логическая структура адаптера жесткого диска представлена на рис.1. Для практического использования при поиске неисправности программу можно модифицировать изменяя ее параметры, ее можно "запилить" и т. д.

Адреса и назначение регистров контроллера



Логическая структура адаптера НЖМД РС/АТ  
Рис. 1.

жесткого диска приведены в табл.1 и табл.3. Минимальный набор команд, который поддерживают все контроллеры приведен в таблице 2. Коды формируемые в регистре ошибок и регистре состояния после выполнения контроллером команд приведены в таблице 4.

Табл. 1. Регистры контроллера жесткого диска

Адрес	Назначение (R — чтение, W — запись)
1F0	RW: Регистр данных
1F1	W: Включение предкомпенсации записи
1F1	R: Регистр ошибок: <ul style="list-style-type: none"> <li>0 - Адресный маркер не найден</li> <li>1 - Не обнаружена нулевая дорожка</li> <li>2 - Выполнение команды прервано</li> <li>3 - Не используется</li> <li>4 - Идентификатор не найден</li> <li>5 - Не используется</li> <li>6 - Некорректируемая ошибка данных</li> <li>7 - Обнаружен дефектный сектор</li> </ul>
1F2	После диагностики: <ul style="list-style-type: none"> <li>01H - Нет ошибки</li> <li>02H - Ошибка адаптера</li> <li>03H - Ошибка буфера сектора</li> <li>04H - Ошибка аппаратуры ECC</li> <li>05H - Ошибка процессора</li> </ul>
1F4H	После команды: <ul style="list-style-type: none"> <li>0 - Не используется</li> <li>1 - Bad Block — признак дефектного блока.</li> <li>2 - ECC Error — неисправимая ошибка данных.</li> <li>3 - Sec. ID not found — сектор не найден.</li> <li>4 - Command Aborted — команда отвергнута.</li> <li>5 - Track 0 Err. — ошибка поиска 0-трека.</li> <li>6 - Data Address Mark not found — адресный маркер данных не найден</li> </ul>
1F2	RW: Счетчик секторов для операций обмена
1F3	RW: Номер начального сектора
1F4	RW: Младший байт номера цилиндра
1F5	RW: Старший байт номера цилиндра
1F6	RW: Номер устройства и головки
1F7	W: Регистр команд
1F7	R: Регистр состояния: <ul style="list-style-type: none"> <li>7: 1-занято, выполняется команда, 0-содержимое альтернативного регистра состояния</li> </ul>
	Действительно(для ATA-2).
	Бит 6: 1-готов к чтению/записи/поиску.
	Бит 5: 1-ошибка записи.
	Бит 4: 1-поиск завершен.
	Бит 3: 1-запрос данных.
	Бит 2: 1-исправлена ошибка данных.
	Бит 1: 1-датчик индексного отверстия.
	Бит 0: 1-ошибка завершения предыдущей команды

Табл.2.

Команда	Код команды							
	7	6	5	4	3	2	1	0
Рекалибровка	0	0	0	1	R3	R2	R1	RO
Поиск	0	1	1	1	R3	R2	R1	RO
Чтение секторов	0	0	1	0	0	0	L	T
Запись секторов	0	0	1	1	0	0	L	T
Формат дорожки	0	1	0	1	0	0	0	0
Верификация секторов	0	1	0	0	0	0	0	T
Инициализация параметров НЖМД	1	0	0	1	0	0	0	1
Внутренняя диагностика	1	0	0	1	0	0	0	0

Табл. 3. Системные ресурсы каналов ATA

Канал	CSO	CS1	IRQ
1	IFOh-IF7h	3F6h-3F7h	14
2	170h-177h	376h-377h	15 или 10
3	1E8h-1Efh	3EEh-3Efh	12 или 11
4	168h-16Fh	36Eh-36Fh	10 или 9

**Примечания:**

1. L = 0 Нормальный режим
2. L = 1 Длинный режим
3. T = 0 - Разрешение повтора
4. T = 1 - запрет повтора
5. R3-RO Скорость позиционирования
 

0000	- 35 мкс/шаг	1000	- 4,0 мс/шаг
0001	- 0,5 мс/шаг	1001	- 4,5 мс/шаг
0010	- 1,0 мс/шаг	1010	- 5,0 мс/шаг
0011	- 1,5 мс/шаг	1011	- 5,5 мс/шаг
0100	- 2,0 мс/шаг	1100	- 6,0 мс/шаг
0101	- 2,5 мс/шаг	1101	- 6,5 мс/шаг
0110	- 3,0 мс/шаг	1110	- 3,2 мкс/шаг

Табл. 4.

Команда	Тип ошибки(Разрд регистра)											
	Регитр ошибок						Рег. состояния					
	BB 7	UD 6	ID 4	AC 2	TZ 1	AM 0	NR 6	WF 5	SC 4	CD 2	ER 0	
Инициализация параметров НЖМД	-	-	-	-	-	-	+	+	+	-	-	-
Поиск	-	-	+	+	-	-	+	+	+	-	+	
Рекалибровка	-	-	-	+	+	-	+	+	+	-	+	
Чтение секторов	+	+	+	+	-	+	+	+	+	+	+	
Длинное чтение секторов	+	-	+	+	-	+	+	+	+	-	+	
Запись секторов	+	-	+	+	-	-	+	+	-	-	+	
Длинная запись секторов	+	-	+	+	-	-	+	+	+	-	+	
Верификация секторов	+	+	+	+	-	+	+	+	+	+	+	
Формат дорожки	-	-	+	+	-	-	+	+	+	-	+	
Внутренняя диагностика	-	-	-	-	-	-	-	-	-	-	+	
Недействительный код команды	-	-	-	+	-	-	-	-	-	-	-	

**Примечания:**

1. BB - BadBlock detected - обнаружен дефектный сектор
2. UD - Uncorrectable Data error - некорректируемая ошибка данных.
3. AC - Aborted Command error - команда отвергнута.
4. TZ - Track 0 not found - дорожка 0 не найдена.
5. AM - data Adress Mark not found - адресный маркер не найден.
6. NR - disk drive Not Ready - НЖМД не готов.
7. WF - Write Fault - ошибка записи.
8. SC - Seek Complete not detected - поиск не окончен.
10. CD - Corrected Data error - корректируемая ошибка данных.
11. ER - EРror - бит "Ошибка" в регистре состояния.

Табл.5. Размещение линейного адреса LBA [27-0] в регистрах контроллера жесткого диска

Sector Number (SN)	Регистр номера сектора: содержит разряды линейного адреса LBA [7:0]
Cylinder Low (CL)	Регистр младшего байта номера цилиндра: содержит разряды линейного адреса LBA[15:8]
Cylinder High (CH)	Регистр старшего байта номера цилиндра: содержит разряды линейного адреса LBA [23:16]
Device/Head (D/H)	Регистр номера устройства и головки: содержит разряды линейного адреса LBA [27:24]

Программа чтения сектора с НЖМД (0 цилиндр, 0 головка, 1 сектор)  
Буфер данных DS:103h

1B2E:0100 E90D02	jmp	0310	;Обход буфера данных с 103 по 302
1B2E:0303 50	push	ax	;Подпрограмма определения занятости
1B2E:0304 52	push	dx	
1B2E:0305 BAF701	mov	dx,01F7	;Регистр состояния
1B2E:0308 EC	in	al,dx	
1B2E:0309 A880	test	al,80	;Проверка бита занятости
1B2E:030B 75FB	jne	0308	;Дожидаться готовности
1B2E:030D 5A	pop	dx	
1B2E:030E 58	pop	ax	
1B2E:030F C3	ret		
1B2E:0310 8CC8	mov	ax,cs	;Настройка сегментных регистров
1B2E:0312 8ED8	mov	ds,ax	
1B2E:0314 8EC0	mov	es,ax	
1B2E:0316 B001	mov	al,01	;Число секторов для прочтения
1B2E:0318 BAF201	mov	dx,01F2	;Регистр счетчика секторов
1B2E:031B E8E5FF	call	0303	;Проверка готовности
1B2E:031E EE	out	ox,al	
1B2E:031F 42	inc	dx	;Переход на следующий регистр 1F3
1B2E:0320 EE	out	dx,al	;Регистр номера сектора (сектор 1)
1B2E:0321 32C0	xor	al,al	;Обнуление al
1B2E:0323 42	inc	dx	;Переход на следующий регистр 1F4
1B2E:0324 EE	out	dx,al	;Регистр номера цилиндра (мл. байт)
1B2E:0325 42	inc	dx	;Переход на следующий регистр 1F5
1B2E:0326 EE	out	dx,al	;Регистр номера цилиндра (ст. байт)
1B2E:0327 B040	mov	al,40	;0 10 0 0000 - номер головки ;         ;         номер накопителя ;         512 байт на сектор ;         зарезервировано ;         ;         Переход на следующий регистр 1F6 ;         Регистр выбора НЖМД / N головки ;         Переход на следующий регистр 1F7 ;         ; 001000 0 0 - разрешение повторов ;                 нормальный режим ;                 команда чтения
1B2E:0329 42	inc	dx	
1B2E:032A EE	out	dx,al	
1B2E:032B 42	inc	dx	
1B2E:032C B020	mov	al,20	
1B2E:032E E8D2FF	call	0303	;Проверка занятости
1B2E:0331 EE	out	dx,al	;Регистр команд
1B2E:0332 BF0301	mov	di,0103	;Начало буфера
1B2E:0335 B90001	mov	cx,0100	;Число прочитываемых слов (512 байт)
1B2E:0338 BAF001	mov	dx,01F0	;Регистр данных
1B2E:033B E8C5FF	call	0303	;Ожидание готовности
1B2E:033E F36D	rep insw		;Пересылка данных с контроллера
1B2E:0340 CD20	int	20	;Выход в DOS

Эту программу можно использовать и для дисков с режимом LBA, но при этом необходимо учитывать, что секторы диска нумеруются сквозной нумерацией от 0 через единицу и образуют пространство логических блоков. Сектору с логическим номером 0 соответствует (физический) первый сектор нулевой головки нулевого цилиндра и т. д.

Кроме того в режиме LBA параметры

стандартного обращения (номер головки, номер цилиндра, номер сектора) воспринимаются контроллером диска как 28-разрядный линейный адрес, который вычисляется в естественном порядке счета секторов. 28-разрядный линейный адрес LBA [27: 0] размещается в программно-доступных регистрах контроллера жесткого диска см. Табл.5. Режимы LBA и ECHS по некоторым параметрам сопоставлены в Табл. 6 ниже:

Табл. 6

Параметр (свойство)	LBA	ECHS
Ограничения физического объема диска	ATA - 0,5 Тбайт	7,875 Гбайт
Переносимость диска между компьютерами (совместимость)	Полная, обеспечиваемая простым и потому единственным возможным порядком следования физических секторов	Не гарантирована — порядок следования физических секторов зависит от реализации BIOS
Оптимизация последовательных обращений	Выполняется контроллером накопителя без помех	Неудачный выбор параметров трансляции может снизить производительность

# ЛОКАЛИЗАЦИЯ НЕИСПРАВНОСТИ СИСТЕМНОЙ ПЛАТЫ 5АСМ

При ремонте системной платы в большинстве случаев не возможно использование тестовых и диагностических программ, профотладчиков и других инструментальных средств, облегчающих и повышающих эффективность процесса поиска неисправности. Поэтому неисправности в системной плате вызывают затруднения в реальной оценке их состояния и, как правило, попробовав заменой съемных элементов (процессора, постоянной памяти, модулей оперативной памяти) устранить неисправность, принимается решение о замене системной платы на новую. Кроме того, обычно в результате операций по замене съемных компонентов системной платы, вносятся новые неисправности, вызванные некорректными действиями ремонтного персонала. Ниже рассматривается реальный практический пример ремонта системной платы.

## 1. Проявление неисправности

На ремонт поступила системная плата (СП) с установленным процессором, но без модулей оперативной памяти. Информация от пользователя была минимальна: процессор не запускается, системная плата не подает ни каких признаков "жизни".

## 2. Получение диагностической информации до включения электропитания.

При проведении внешнего осмотра СП явных дефектов не обнаружили, съемные элементы были проверены на правильность коммутации, запыленность элементов СП была незначительна.

Для получения дополнительной информации о начальном состоянии СП до подачи на нее напряжения от блока питания выполнили следующие действия и измерения:

- проконтролировали напряжение на аккумуляторной батарейке,
- измерили сопротивление на контактах разъема питания напряжения 5 вольт,
- проверили связь контактов питания, корпуса и входа разрешающего перепрограммирования устройства постоянной памяти (в данном случае 28F1000PPC-12C4).

В результате чего получили следующую диагностическую информацию:

- напряжение на аккумуляторной батарейке - 2,9 вольт;
- сопротивление на контактах разъема питания напряжения 5 вольт - 450/760 Ом в прямом и обратном измерении;
- вход перепрограммирования устройства постоянной памяти 28F1000PPC-12C4 (вывод микросхемы с номером 1) соединен с контактом "12 вольт" разъема блока электропитания .

## 3. Анализ полученной диагностической информации и планирование действий.

Полученная до подачи напряжения на СП информация указывает на возможность несанкционированной записи в ПЗУ BIOS и, как следст-

вие, нарушения программного обеспечения хранящегося в устройстве постоянной памяти (так как подача 12 вольт на вывод 1 микросхемы 28F1000PPC-12C4 является разрешением для ее перепрограммирования).

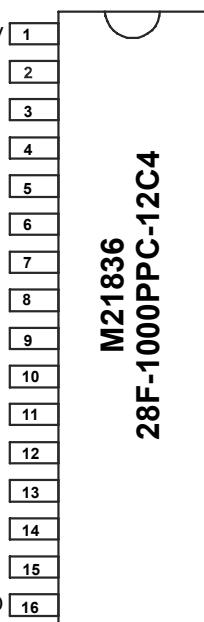
## 4. Получение диагностической информации после подачи на СП электропитания

Для дальнейшего уточнения состояния СП установим ее на стенд, подключим динамик, кнопку "RESET" и блок питания. По включению питания динамик стал издавать периодические звуки в виде трех коротких сигналов, что свидетельствовало о том, что процессор выполняет программу Post-теста. Так как на СП отсутствовали модули оперативной памяти, об

этом и было сообщено звуковым кодом. Для получения дополнительной диагностической информации выключим питание и установим модули оперативной памяти.

После включения электропитания получаем новую диагностическую информацию - на динамик выдается звуковой код (один длинный и три коротких сигнала), что свидетельствует об определении тестом отсутствия на СП видеоконтроллера, которого действительно нет в составе устройств.

Для получения дополнительной диагностической информации установим (при выключенном питании) на СП видеоконтроллер AGP, клавиату-



ру, накопители на гибком и жестком магнитных дисках. По включению электропитания получили новый звуковой код из динамика - один длинный и три коротких сигнала, загорелся светодиод накопителя на гибких магнитных дисках, но на экране монитора нет никаких сообщений.

## 5. Анализ полученной дополнительной диагностической информации и планирование действий.

В результате анализа полученной диагностической информации можно предположить, что процессор выполняя программу, обратился к видеоконтроллеру, сообщив нам при этом звуковым сигналом об ошибке видеоконтроллера и перешел к опросу накопителя на гибком магнитном диске. Так как установленный на СП видеоконтроллер изначально исправен, это значит что присутствие видеоконтроллера на шине AGP программа не обнаружила. Проверить это предположение можно установкой видеоконтроллера с соответствующим интерфейсом на шину ISA. Заменив (при выключенном электропитании) видеоконтроллер AGP на видеоконтроллер ISA получили новую диагностическую информацию. На экране монитора появилось сообщение:

```
Award Boot Block BIOS v1.0.  
Copyright (c) 1998, Award Software, Inc.  
BIOS ROM checksum error  
Detecting floppy drive A media ...  
INSERT SYSTEM DISK AND PRESS ENTER
```

Данное сообщение программы из Award Boot Block BIOS v1.0. говорит о том, что стандартная последовательность выполнения программ Award Software невозможна из-за ошибки контрольной суммы BIOS ROM и выполняемая процессором программа предложила использовать накопитель на гибком магнитном диске для загрузки операционной системы с целью использовать программы перезаписи частично испорченного BIOS ROM. Последовав рекомендациям программы и, установив в накопитель дискету с операционной системой MS DOS, после нажатия на клавишу ENTER, получили новую диагностическую информацию:

- использование программы - оболочки VOLKOV COMMANDER невозможно, так как большинство функций, задаваемых нами через меню не срабатывали, и пришлось для вызова программ использовать строку команд MS DOS.

В документации на данную СП указано, что для устранения данного дефекта необходимо воспользоваться Award Flash Utility - программой FLASH MEMORY WRITER и данными для прошивки BIOS ROM для данной системной платы 5AGM фирмы CHaintech COMPUTER CO., LTD (Taiwan).

Необходимую информацию можно найти на Web Site: // www.chaintech.com.tw .

Подготовив необходимые файлы на системной дискете Flash621.exe и 5agm0803.bin, выполним запуск программы Flash621.exe.

На экране появилось сообщение:

```
FLASH MEMORY WRITER V6.21  
(C) Award Software 1998 All Rights Reserved  
For i440BX - ITE867 - 2A69KV3IC - 0 DATE:  
05/07/1999  
Flash Type - File Name to Program :
```

Введя в последней строке сообщения имя файла данных BIOS ROM 5agm0803.bin получили сообщение:

```
CHSUM 430FH  
Flash Type - 28F010 / 12V  
Warning! Erase Chip Fail!
```

Программное перепрограммирование (возможно из-за дефекта BIOS ROM) в данном случае выполнить не удалось. После перепрограммирования BIOS ROM с помощью программатора и проверки BIOS ROM на данной СП, получили удовлетворительный результат. Анализируя данную неисправность можно сделать вывод, что возможность несанкционированной записи в ПЗУ была заложена в электрической схеме СП, так как разработчик не предусмотрел средств блокировки записи в BIOS ROM, что видимо и привело к порче содержимого микросхемы и неработоспособности компьютера.

---

## Новости от производителей вычислительной техники

### Seagate TapeStore с USB интерфейсом

Корпорация Seagate объявила о начале поставок Tapestor Travan USB - первых портативных ленточных накопителей с интерфейсом USB. Будут поставляться два варианта, позволяющие хранить 8 Гбайт и 20 Гбайт данных (как всегда, цифры приводятся с учетом использования методов компрессии). Теперь пользователи настольных и портативных компьютеров смогут легко делать резервные копии подключаясь к порту

USB не выключая электропитания и не заботясь об установке соответствующего драйвера, благо, что USB интерфейс давно уже является стандартным атрибутом всех современных компьютеров. Главный аргумент в пользу использования именно ленточных накопителей для резервного копирования - это приемлемая стоимость хранения, что должно компенсировать их неторопливость в работе (8 Гб данных будет записываться около двух часов).

# КОПИРОВАЛЬНЫЙ АППАРАТ

## RICOH M-5

Копировальный аппарат RICOH M-5 является одним из "долгожителей" в мире копировальных аппаратов. Появившись одним из первых на отечественном рынке, он до сих пор продолжает эксплуатироваться. Всем кто хочет поближе познакомиться с этим аппаратом предназначается данная статья.

**К**опировальный аппарат RICOH M-5 является настольным аппаратом формата А4, который обеспечивает скорость копирования до 8 копий в минуту с масштабным коэффициентом 1:1. Этот аппарат имеет органический фотодиодный фотоаппарат, очистка которого осуществляется рельевым ножом. Применяется метод сухой проявки изображения монохромным тонер-порошком. В аппарате применяется неподвижная люминесцентная лампа экспонирования и подвижная копировальная панель. В качестве лампы предварительного экспонирования используется линейка светодиодов. В качестве фиксирующего блока используется нагреватель с тефлоновым барабаном и резиновым прижимным валиком. Аппарат имеет встроенную систему самодиагностики, сообщающую о неисправностях копира с помощью кодов E1 - E7. Заряд фотодиодного (фотобарабана) осуществляется проволочным коротким с сеткой. Перенос осуществляется так же проволочным коротким, имеющим отрицательный потенциал. Аппарат обеспечивает копирование на бумаге с плотностью от 60 до 80 г/м<sup>2</sup> (при подаче бумаги из кассеты) и плотностью от 52 до 157 г/м<sup>2</sup> (при ручной подаче). Максимальная масса копируемых документов до 3 кг.

Основными техническими характеристиками копира являются:

- время получения первой копии - 10 сек.;
- время прогрева - примерно 15 сек.;
- счетчик копий - от 1 до 20;
- макс. потребляемая мощность - 1.4 кВт;
- мощность нагревательной лампы запекателя - 1050 Вт;
- мощность люминесцентной экспонирующей лампы - 14 Вт;
- ресурс тонера - 1700 копий;
- вес - примерно 29 кг.

Система самодиагностики копировального аппарата может выдавать шесть сообщений об ошибках. Это так называемые коды ошибок E1, E2, E3, E5, E6, E7. Код ошибки E4 в данной модели копировального аппарата фирмой RICOH не используется. Давайте кратко рассмотрим возможные причины возникновения соответствующих ошибок и возможные неисправные узлы аппарата при их появлении.

**Код ошибки E1.** Соответствует неправильному функционированию экспонирующей системы. Существует две основных причины возникновения этой ошибки:

- слишком слабая интенсивность света экспонирующей лампы;
- слишком высокая интенсивность света экспонирующей лампы.

Интенсивность света, формируемого экспонирующей лампой определяется датчиком экспонирования (фотодетектором). Сигнал, формируемый этим датчиком, считывается микропроцессором копировального аппарата и анализируется методом сравнения с заданным значением. Возможными причинами такой ошибки являются:

- обрыв или короткое замыкание датчика экспонирования (фотодетектора);
- неисправность стабилизатора экспонирующей лампы;
- неисправность самой лампы экспонирования;
- неисправность основной платы копировального аппарата.

**Код ошибки E2.** Соответствует неправильному движению копировальной панели аппарата. Положение копировальной панели определяется датчиком начальной позиции (Home). Микропроцессор копира считывает состояние этого датчика в заданные моменты времени и сравнивает текущее состояние этого датчика с заданным в программе. Если показания датчика не соответствуют значению, указанному в программе, то это означает неправильное движение и неправильное положение копировальной панели. Код ошибки формируется в следующих случаях:

- если датчик Home не срабатывает в течение 7 сек. после того, как была нажата кнопка запуска копирования;
- если датчик Home вновь не срабатывает в течение 7 сек. после того, как был отпущен;
- если датчик Home не отпускается в течение 1.6 сек. после того как начинает двигаться копировальная панель.

Возможными причинами ошибки являются:

- неисправность датчика начальной позиции копировальной панели (Home);
- неисправность муфты сцепления, обеспечи-

вающей подачу копировальной панели в прямом или обратном направлении;

- неисправность соленоида (электромагнита) копировальной панели;

- неисправность основной платы копировального аппарата.

**Код ошибки Е3.** Соответствует модулю проявки изображения. Процессор проверяет наличие в копировальном аппарате модуля проявки изображения и наличие в нем проявляющего тонер-порошка. Все эти проверки осуществляются соответствующими датчиками аппарата. Код ошибки возникает если микропроцессор копира в течение 0.3 сек. после нажатия на кнопку запуска копирования не получает сигнал от датчика конца тонер-порошка.

Возможными причинами ошибки являются:

- в копир не установлен модуль проявки изображения;

- неисправность датчика окончания тонер-порошка;

- неисправность основной платы копировального аппарата.

**Код ошибки Е5.** Соответствует неправильному функционированию блока фиксации изображения (печка, Fuser). Для определения температуры закрепительного вала используется датчик температуры на основе терморезистора. Этот датчик определяет температуру закрепляющего вала с целью достижения оптимальной температуры фиксации изображения и предотвращения аварийной работы, т. е. чрезмерного перегрева. Микропроцессор копира считывает состояние этого датчика в заданные моменты времени и сравнивает текущее состояние этого датчика с заданной температурой. Если показания датчика не соответствуют значению температуры, указанной в программе, то это означает неправильную работу запекателя. Температура запекателя не должна быть выше определенного значения и должна достигать заданного значения через определенный период времени. В противном случае блок фиксации неисправен. Код ошибки возникает в следующих случаях:

- если датчик температуры определяет, что в течение 10 сек. после включения копировального аппарата температура закрепляющего вала не изменилась даже на 2 °C;

- если датчик температуры определяет, что в течение 75 сек. после включения копировального аппарата температура закрепляющего вала не достигает значения 167 °C;

- если датчик температуры определяет, что температура закрепляющего вала стала выше 220°C.

Возможными причинами появления ошибки являются:

- неисправность терморезистора датчика температуры;

- неисправность платы переменного тока;

- неисправность симистора;

- обрыв термопредохранителя;

- перегорела нагревательная лампа запекающего вала;

- неисправность основной платы копировального аппарата.

**Код ошибки Е6.** Соответствует неправильной работе механизма привода. Правильность работы и скорость приводного механизма в данном копировальном аппарате определяется с помощью тактирующего (транспортирующего) ремня и формирователя импульсов, на выходе которого последовательность прямоугольных импульсов соответствует скорости привода. Код ошибки отображается аппаратом, если микропроцессор копира не получает импульсы от формирователя импульсов в течение 2 сек. после начала работы главного электродвигателя.

Возможными причинами появления ошибки являются:

- неисправность главного электродвигателя;

- неисправность платы переменного тока;

- обрыв транспортирующего ремня;

- уход транспортирующего ремня со своего места;

- неисправность основной платы копировального аппарата;

- неисправность формирователя импульсов.

**Код ошибки Е7.** Соответствует мастер-юниту (Master Uhit). Мастер юнит - это блок содержащий фотодатчик и отработанный порошок. Наличие и исправность этого модуля определяются с помощью соответствующего датчика. Датчик является оптопарой (светодиод и фотодатчик), работающей на отражение светового потока. Для отражения светового потока на фотодатчике имеется специальная отражающая площадка, которая вращается вместе с фотодатчиком. Таким образом, на выходе датчика формируется сигнал (импульсный), который считывается микропроцессором копировального аппарата. Код ошибки возникает в следующих случаях:

- если микропроцессор не получает сигнал от датчика в течение 7.5 сек после нажатия на кнопку запуска копирования;

- если микропроцессор не получает сигнал от датчика в течение 7 сек. после первого вращения.

Возможными причинами появления ошибки являются:

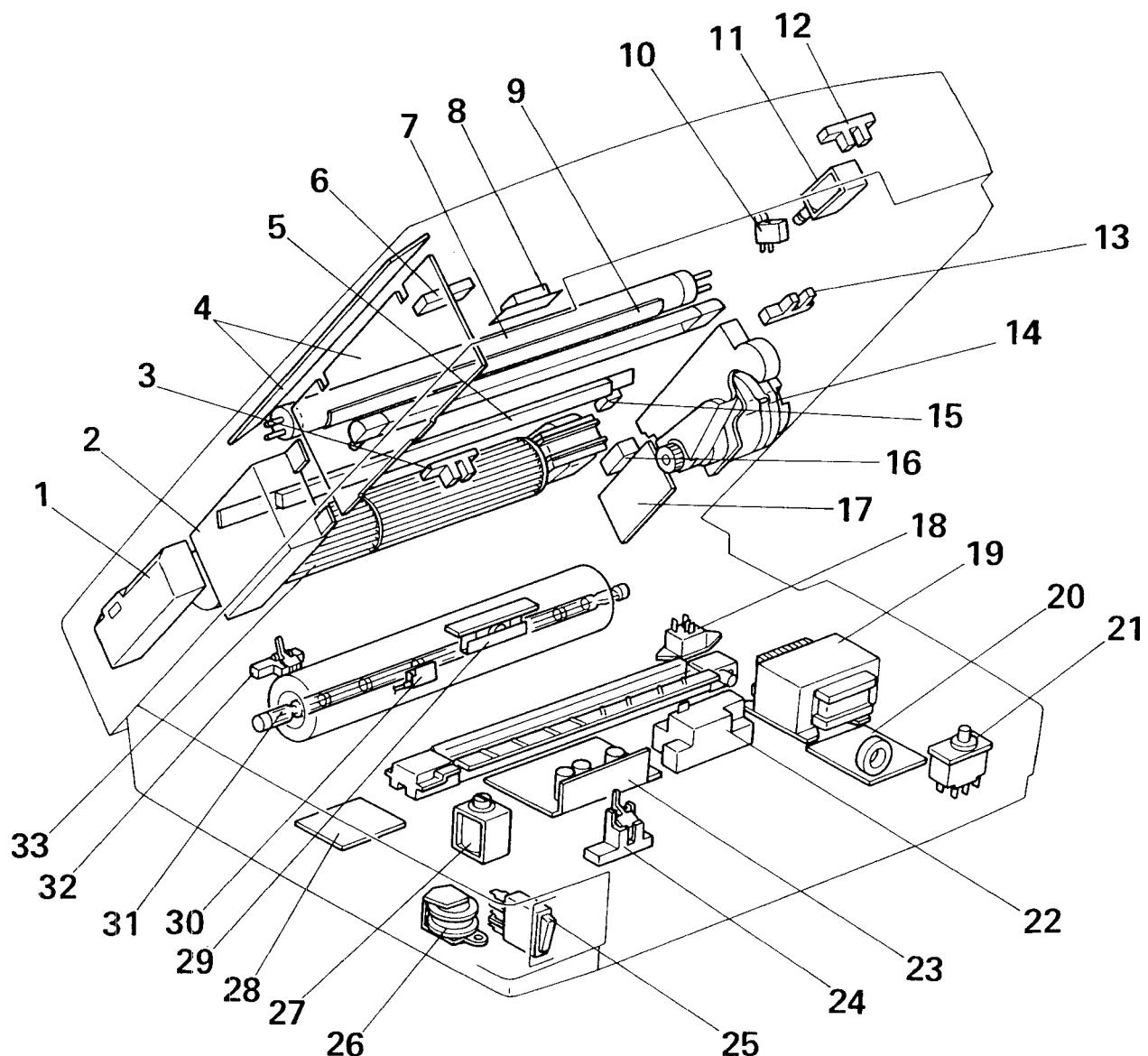
- в копир не установлен мастер-юнит;

- неисправность основной платы копировального аппарата;

- неисправность самого блока мастер-юнит;

- неисправность датчика определения блока мастер-юнит.

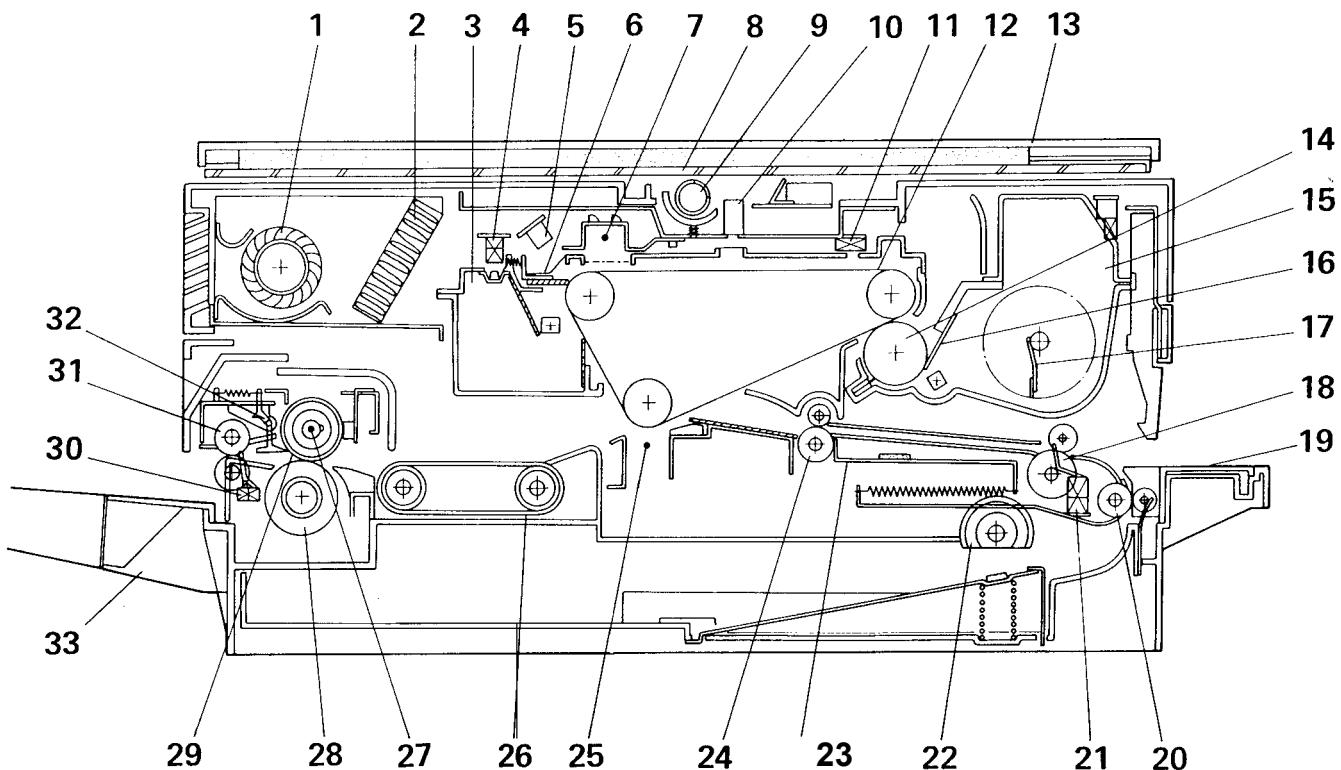
**Размещение электрических  
компонентов RICHO M-5**



- 1 - источник питания коротрона заряда
- 2 - стабилизатор лампы экспонирования
- 3 - датчик переполнения тонера
- 4 - плата панели управления / основная плата
- 5 - лампа предварительного экспонирования
- 6 - датчик блока мастер-юнит
- 7 - экспонирующая лампа
- 8 - датчик экспозиции
- 9 - нагреватель лампы экспонирования
- 10 - датчик начальной позиции
- 11 - соленоид копировального стола
- 12 - датчик окончания тонера
- 13 - формирователь импульсов
- 14 - главный электродвигатель
- 15 - варистор коротрона заряда
- 16 - конденсатор двигателя
- 17 - плата переменного тока

- 18 - симистор
- 19 - трансформатор
- 20 - помехоподавляющий фильтр
- 21 - предохраняющий размыкатель
- 22 - источник питания коротрона переноса/на-  
преждения проявки
- 23 - плата источника постоянного тока
- 24 - датчик подачи бумаги
- 25 - выключатель питания
- 26 - соленоид подачи бумаги
- 27 - регистрирующий соленоид
- 28 - соединительная плата
- 29 - термопредохранитель (245 °C)
- 30 - датчик температуры
- 31 - нагревательная лампа
- 32 - выходной датчик
- 33- охлаждающий вентилятор

**Размещение механических  
компонентов RICOH M-5**



1 - охлаждающий вентилятор  
 2 - озоновый фильтр  
 3 - мастер-юнит  
 4 - датчик переполнения тонера  
 5 - лампа предварительного экспонирования  
 6 - очищающее лезвие (ракель)  
 7 - блок коротрона заряда  
 8 - стекло копировального стола  
 9 - экспонирующая лампа  
 10 - оптические линзы  
 11 - датчик блока мастер-юнит  
 12 - фоторецептор  
 13 - крышка  
 14 - проявляющий вал  
 15 - тонер-картридж  
 16 - лезвие дозировки тонера  
 17 - пластина перемешивания тонера  
 18 - подающий ролик

19 - кассета  
 20 - поднимающий ролик  
 21 - датчик подачи бумаги  
 22 - фальцовочный (загрузочный) валик  
 23 - пластина регистрации  
 24 - регистрирующие ролики  
 25 - блок коротрона переноса  
 26 - транспортирующий ремень  
 27 - нагревательная лампа  
 28 - прижимной валик  
 29 - запекающий вал  
 30 - выходной датчик  
 31 - выходные ролики  
 32 - отделительные собачки (выступы)  
 33 - лоток выдачи копий

## Новости от производителей вычислительной техники

### Новый цветной, лазерный принтер от Hewlett-Packard

Концерн Hewlett-Packard объявил свою новую линейку цветных лазерных принтеров - *Color LaserJet 4550*. Это прямой ответ на последние Internet-принтеры от конкурентов. Встроенный веб-сервер, причем это - только начало, в будущем ожидается просто какое-то невероятное количество возможностей дистанционной работы,

диагностики, конфигурации, и т. д. В принтерах предусматривается точное постоянное отслеживание количества оставшегося тонера, хранение заданий на печать в памяти, и прочие возможности High-End моделей. Что касается аппаратного уровня принтеров, то это 233 МГц процессор, 128 Мбайт памяти (до 192 Мбайт), встроенный винчестер на 5 Гбайт, встроенный принт-сервер.

# ТЕХНОЛОГИЯ "ДЕЛЬТА-ПРЕОБРАЗОВАНИЯ"

Технология "Дельта-преобразования" - это новейшая разработка компании Silicon Power Electronics A/S в области совершенствования ИБП-технологий. Эта технология устраняет недостатки, присущие системам традиционного преобразования, и близка к идеальному способу преобразования электроэнергии в ИБП, работающих в режиме On-Line.

**В** настоящее время существуют три основные схемы построения ИБП: off-line, line-interactive и on-line, которые находят применение в зависимости от предъявленных к ИБП требований и условий их эксплуатации. В централизованных системах бесперебойного электропитания, когда прерывание подачи электроэнергии для работы большинства единиц оборудования, составляющих одну информационную или технологическую систему недопустимо, характерно применение мощных ИБП типа on-line со схемой двойного преобразования. Схема двойного преобразования является наиболее популярной и широко используемой многими производителями мощных ИБП и позволяет обеспечить пользователям электроэнергией высокого качества без отключе-

преобразованию подвергается не вся энергия потребляемая от сети, а только ее часть (примерно 20%, отсюда и название принципа дельта-преобразование). Такой части энергии, как правило достаточно для компенсации отклонений входного напряжения от номинального значения, и соответственно поддержания стабильного выходного напряжения, а это ведет к уменьшению потерь и естественно повышению КПД.

## Описание схемы и принципов работы

Система с "Дельта-преобразованием" состоит из двух инверторов собранных по специальной 4-х квадрантной схеме и имеющей специальную схему управления и регулирования (см. рис. 1). Первое устройство состоит из Дельта-инвертора, а

второе из основного инвертора. Оба инвертора соединены с общей батареей и в зависимости от состояния напряжения в магистрали принимают на себя функции инвертора, или выпрямителя.

Так, например, если в магистрали происходит падение напряжения, то одно устройство работает как инвертор, а другое устройство - как выпрямитель. При увеличении напряжения первое устройство берет на себя функции инвертора, а второе устройство - выпрямителя. Данная система работает в режиме автоматического регулирования как выходного напряжения, так и входного коэффициента мощности. Особенностью данной схемы является тот факт, что процессу

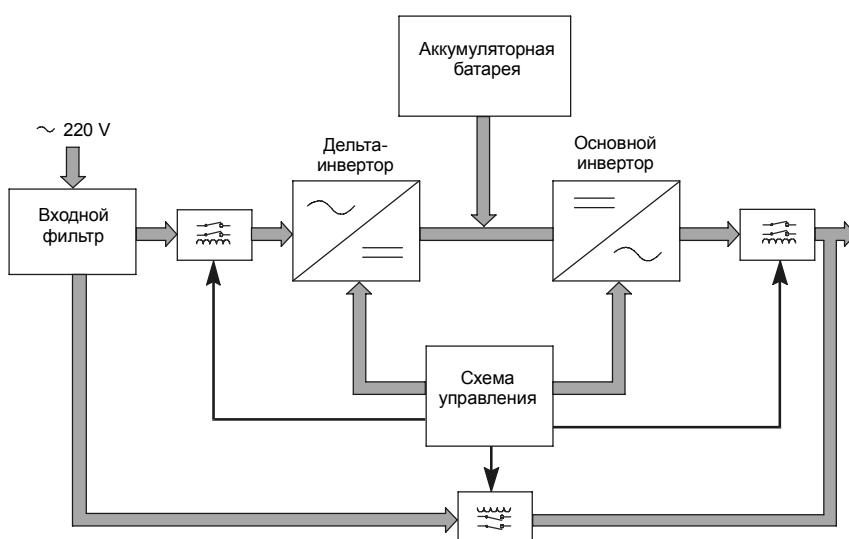


Рис. 1. Блок схема ИБП с технологией "Дельта преобразованием"

ний, высоковольтных помех, провалов, т. п.

С 1996 г. на рынке систем бесперебойного питания появилась новая технология компании Silicon Power Electronics A/S технология "Дельта-преобразование" электроэнергии. Преимущества этого принципа заключаются в том, что двойному

преобразованию подвергается только та часть электрической энергии, которую необходимо преобразовывать для получения на нагрузке качественных параметров.

В идеальных условиях, когда параметры электросети соответствуют требованиям качества пи-

тания нагрузки (напряжение и ток соответствуют номиналу, отсутствуют всевозможные провалы, выбросы, помехи и шум) электроэнергия полностью передается в нагрузку, а не преобразуется дважды, как в ИБП с двойным преобразованием, в этом случае потеря на преобразование нет.

В реальной ситуации, когда параметры сети не идеальны, происходит традиционное двойное преобразование электроэнергии. В системе с "Дельта-преобразованием" при отклонении входного напряжения преобразуется не вся энергия присутствующая на входе, а только та часть, которая необходима для поддержания выходного напряжения в норме. Так, например, при отклонениях входного напряжения на 15%, двойному преобразованию подвергается только 15% электроэнергии. Если сравнить ИБП со схемой двойного и ИБП с "Дельта преобразованием", то суммарные потери во втором устройстве для поддержания нормального выходного напряжения будут меньше приблизительно в 7 раз.

При пропадании входного электропитания, основной инвертор получает энергию от аккумуляторной батареи, и схема работает по тому же принципу, что при классическом двойном преобразовании.

Таким образом, система с "Дельта-преобразованием" работает в режиме On-line, как традиционная схема преобразования и имеет все присущее ей достоинства, но при этом обладает большей эффективностью.

### **Источники эффективности систем с "Дельта-преобразованием"**

Что же дает новейшая технология пользователю ИБП с "Дельта-преобразованием"?

Во-первых, за счет высокого КПД ИБП имеет высокую производительность. При эксплуатации такого ИБП происходит значительная экономия электроэнергии и средств.

Во-вторых, из-за низких потерь энергии ИБП с "Дельта-преобразованием" имеет гораздо меньшее тепловыделение и существенно более низкие затраты на систему кондиционирования помещений, где установлены ИБП.

В-третьих, ИБП с "Дельта-преобразованием" имеет практически идеальную электромагнитную совместимость с электросетью и значительно лучше ослабляет гармоники тока как со стороны входа, так и со стороны выхода.

### **Увеличение входного коэффициента мощности**

Особенностью новой технологии "Дельта-преобразование" является возможность передачи электроэнергии требуемой мощности от питающей сети к потребителю наиболее экономным спо-

собом. Как известно, в цепях переменного тока только при активной нагрузке напряжение и ток совпадают по фазе (см. рис. 2). Во всех остальных случаях существует фазовый сдвиг между током и напряжением. Из-за этого сдвига снижается эффективность доставки электроэнергии, что приводит ее к дополнительным энергопотерям. Степень фазового сдвига измеряется коэффициентом мощности. Чем выше значение коэффициента мощности, тем меньше сдвиг по фазе между током и напряжением, а, следовательно, выше эффективность ИБП.

В ИБП с "Дельта-преобразованием" коэффициент мощности равен практически единице в широком диапазоне изменения нагрузки. Уникальное схемное решение, реализованное в новом ИБП, не требует применения дополнительных дорогих устройств, так как схема "Дельта-преобразование" не вносит дополнительную реактивную составляющую в электросеть, обеспечивает синфазность протекания тока и напряжения и равенство  $kVA = kW$  (см. рис. 3).

### **Уменьшение величины гармонических искажений в питающей сети**

Следует отметить еще один важный момент, связанный с эксплуатацией ИБП. Это возрастающие требования по электромагнитной совместимости. Практически все электронное оборудование, в том числе и ИБП, является поставщиком гармонических помех, которые выбрасываются в электросеть и способны повредить электронное оборудование.

Новая технология "Дельта-преобразование" обеспечивает ИБП отличную электромагнитную совместимость с электросетью и не нарушает работу другого электронного оборудования, подключенного к этой сети. Гармонические искажения, вносимые в сеть, сведены практически к нулю, в силу того, что сама схема "Дельта-преобразование", выполняя свою основную функцию, второстепенно является двунаправленным фильтром. Благодаря передовым техническим решениям ИБП с "Дельта-преобразованием" не является источником генерации гармонических помех. Более

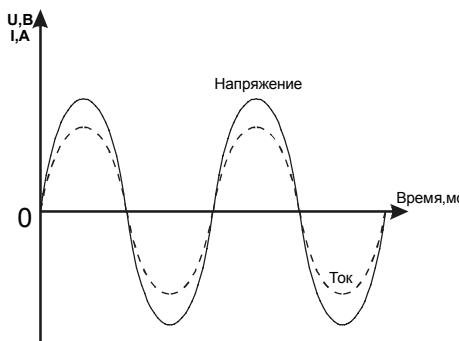


Рис.2.

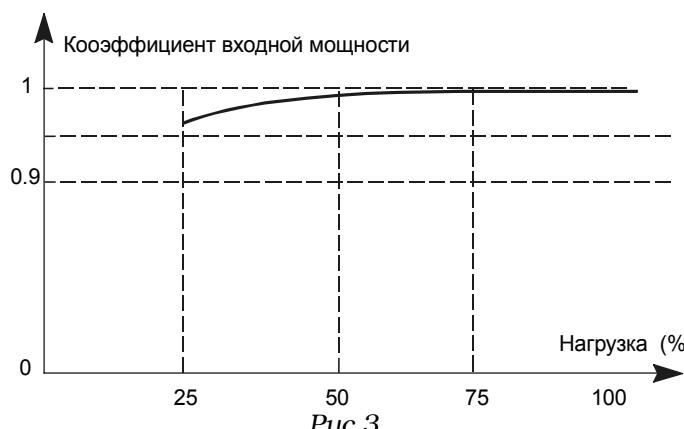


Рис.3.

того, новая технология обеспечивает защиту электросети от нелинейных искажений, вносимых компьютерной нагрузкой на выходе ИБП.

### Преимущества технологии "Дельта-преобразование"

Технология "Дельта-преобразованием" устраивает или сводит к минимуму такие недостатки традиционных систем как:

- гармонические искажения тока;
- большие потери электроэнергии;
- нелинейные искажения, порождаемые компьютерной нагрузкой;
- несбалансированность фаз, напряжения и угла фаз;
- повышение расчетной мощности дизель-генератора;
- затраты на кондиционирование.

Источники бесперебойного питания, использующие технологию "Дельта-преобразование", специалисты уже окестили "зелеными", так как они

не вносят собственных нелинейных искажений в питающую электросеть, а также защищают ее от нелинейных искажений, порождаемых компьютерной нагрузкой. При этом значение КПД, равное приблизительно 97%, дает значительную экономию в средствах за счет низких энергетических потерь и тепловыделения (см. рис. 4).

Все эти особенности позволили не ставить на

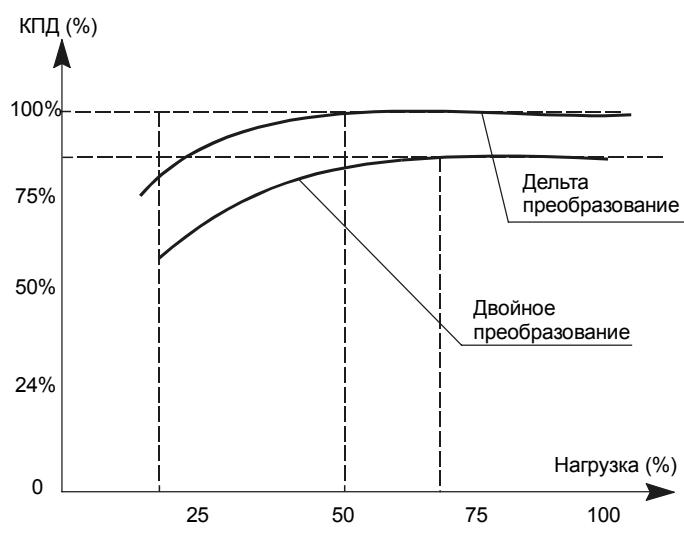


Рис.4.

входе дополнительных фильтров и минимизировать реактивную мощность ИБП, а при стыковке такого ИБП с дизель генераторной установкой (ДГУ) принимать коэффициент запаса по мощности ДГУ не более 1,3.

### Продолжение. Начало на стр. 20

получится, пропускная способность системной шины может достичь 2.1 и 3.2 Гбайта/с соответственно, что позволит беспрепятственно применять в Athlon-системах, например, высокопроизводительную 266-мегагерцовую DDR SDRAM. Еще одна интересная особенность EV6 заключается в поддержке многопроцессорных систем, на рынке которых AMD планирует выйти в наступающем году. В отличие от GTL+, EV6 обеспечивает соединение точка-точка между процессорами и чипсетом, что позволяет выделить всю пропускную способность шины для каждого процессора. Теоретически таким образом может подключаться до 14 процессоров. Ограничения же на количество процессоров в интеловских системах обусловлено, в частности, и тем фактом, что общая пропускная способность GTL+ делится поровну между CPU. Поэтому, EV6 кажется перспективной и при использова-

нии в многопроцессорных системах. Как и процессоры от Intel с ядром, унаследованным от Pentium Pro, процессоры Athlon имеют внутреннюю RISC-архитектуру. Это означает, что все CISC-команды, обрабатываемые процессором, сначала раскладываются на простые RISC-операции, а потом только начинают обрабатываться в вычислительных устройствах CPU. Сравнительно простые RISC-инструкции могут выполняться процессором по несколько штук одновременно и намного облегчают предсказание переходов, тем самым позволяя наращивать производительность за счет большего параллелизма. Говоря более просто, тот производитель, который сделает более "параллельный" процессор, имеет шанс добиться превосходства в производительности гораздо меньшими усилиями.

### Продолжение на стр. 51

# БЕЗОПАСНОСТЬ КОМПЬЮТЕРНЫХ СИСТЕМ

Данная статья продолжает тему, начатую в предыдущих номерах журнала. Какие меры необходимо принять, чтобы обеспечить и гарантировать надежную защиту системы, отвечающую всем требованиям заказчика таким образом, чтобы стоимость этих мер была приемлема для него.

## Политика безопасности

Как отмечалось выше, одной из целей анализа риска является принятие политики безопасности. Вернее будет сказать, не принятие, а выбор путей реализации той или иной политики. В настоящее время разработаны две основополагающие политики: избирательная и полномочная, и средство их усиления: контроль информационного потока. Основная их задача — определить, какие действия с информацией считать разрешенными, а какие — нет.

Политика безопасности определяет правила, регулирующие организацию обработки информации. Для того чтобы точно описать интерфейс механизма защиты с другими узлами ОС, необходимо построить формальную модель политики безопасности — математически точное ее описание. При этом модель должна описывать состояния системы, переходы системы из одного состояния в другое, а также то, какие состояния и переходы считать безопасными в смысле данной политики. Без этого говорить о каких-либо свойствах системы и тем более гарантировать их, по меньшей мере, некорректно. Однако проблема соответствия политики и модели, и в конечном счете механизмы защиты — тема отдельного разговора, поэтому здесь мы ограничимся лишь их определениями. Отметим, что для разработки моделей применяется широкий спектр математических методов, включая методы моделирования, приложения теории информации, теории графов, теории автоматов и многое другое.

## Избирательная политика безопасности

Основу избирательной политики составляют понятия *объекта* и *субъекта*. Не вдаваясь в тонкости математических формулировок, скажем, что *объект* — это тот, кто хранит или пересыпает информацию, *субъект* — тот, кто определяет условия хранения, обработки и пересылки информации. Примерами объектов могут служить файлы, директории, тома, устройства и т. д., субъектов — процессы пользователей и сами пользователи. Кроме того, нам понадобится еще понятие *доступа*. Под *доступом* будем понимать выполнение субъектом некоторой операции над объектом из

множества. Разрешенных операций для объектов данного типа. Из приведенных формулировок видно, что самые, казалось бы, простые понятия нуждаются в формализации, в противном случае невозможно получить содержательные результаты.

Избирательный (*Discretionary*) контроль доступа — основа одноименной политики — средства ограничения доступа к объектам на основе идентификации субъектов и/или групп, к которым они принадлежат. Контроль является избирательным в том смысле, что получить доступ к объекту может лишь тот субъект (или группа субъектов), кому этот доступ разрешен каким-либо внешним (относительно системы) условием. Кроме того, субъект с определенным типом доступа может передать свои полномочия какому-либо другому субъекту (если это не противоречит другим правилам).

Избирательный контроль доступа (ИКД) направлен на ограничение доступа объекта к защищаемым объектам системы. Множество таких объектов и типов доступа к ним субъекта может изменяться в соответствии с некоторыми критериями, существующими в данной системе. Контроль за изменением этих критериев также является задачей ИКД. Например, доступ к некоторому объекту может быть разрешен только в определенные дни (дата-зависимое условие), часы (время-зависимое условие), в зависимости от других характеристик субъекта (контекстно-зависимое условие) или от характера предыдущей работы. За выполнением этих условий также следит ИКД. Такие условия доступа к объектам обычно используются в базах данных.

Основным инструментом, с помощью которого ИКД выполняет свои задачи, является матрица контроля доступа (МКД) — матрица, определяющая типы доступа, разрешенные для каждого из субъектов при обращении к любому из объектов.

Для описания свойств избирательного контроля доступа разработана матричная модель системы (на основе МКД). Это самый примитивный подход к моделированию систем, который, однако, служит основой для более сложных моделей, более полно описывающих различные стороны работы ОС.

Вследствие больших размеров и разреженности МКД хранение полной матрицы представляет нецелесообразным, поэтому во многих системах используют более экономные представления МКД. Каждый из способов представления МКД имеет свои достоинства и недостатки, обуславливающие область его применения. Поэтому в каждом конкретном случае необходимо знать, какое именно представление МКД использует система, какие особенности оно имеет и какие им определяются свойства.

### **Полномочная политика**

*Полномочная (mandatory) политика* базируется на понятии многоуровневой защиты: — это класс систем, содержащих информацию различных уровней ценности и управляющих пользователями с различными уровнями полномочий. Каждому объекту в системе приписана *метка критичности*, определяющая ценность содержащейся в нем информации: каждому субъекту приписан уровень прозрачности — метка, определяющая максимальное значение метки критичности объектов, к которым данный субъект имеет доступ. Назначение полномочной политики — регулировать доступ к объектам с различными метками критичности. Если совокупность меток имеет одинаковые значения, будем говорить, что все они принадлежат одному уровню безопасности.

Можно предложить несколько вариантов полномочной политики, однако наиболее часто используется политика, основывающаяся на модели Белла-Лападула. Модель Белла-Лападула — формальная модель политики безопасности, базирующаяся на теоретико-автоматной объект-субъектной концепции системы. Модель включает в себя понятия безопасного (с точки зрения политики) состояния и перехода. Для разрешения доступа осуществляется сравнение метки критичности объекта и уровня прозрачности субъекта. Результат определяется двумя правилами — простым условием защиты и ее свойством. В упрощенном виде, они определяют, что информация может передаваться только “наверх”, то есть субъект может читать объект, если его уровень безопасности не ниже метки критичности объекта, и записывать в него — если не выше. Все метки имеют иерархическую структуру, что позволяет реализовать иерархически ненисходящий (по ценности) поток информации (от рядовых исполнителей к руководству, например).

Упрощенная модель Белла-Лападула используется также для моделирования избирательной политики.

### **Контроль информационного потока**

Проблема защиты информации имеет еще один аспект. Для того чтобы получить информа-

цию о каком-либо объекте системы, вовсе не обязательно искать пути несанкционированного доступа к нему. Можно получать информацию, наблюдая за работой системы и, в частности, за обработкой интересующего вас объекта. Иными словами, искать каналы утечки информации. По этим каналам можно получать информацию не только о содержимом объекта, но и информацию о его состоянии, атрибутах и др. — в зависимости от особенностей системы и установленной защиты объектов.

Под скрытым каналом будем понимать путь передачи информации таким способом, который нарушает системную политику безопасности. При этом возникает новое понятие — *информационный поток (information flow)*.

Естественно, появляется необходимость определить какие информационные потоки в системе являются “легальными”, то есть не ведут к утечке информации, а какие — ведут. Отсюда необходима разработка *политики безопасности информационных потоков* — правил, регулирующих информационные потоки в системе. При этом прежде всего нужно построить модель системы, которая может описывать такие потоки. Такая модель разработана и называется *потоковой моделью*. Она описывает условия и свойства взаимного влияния (интерференции) субъектов, а также количество информации, полученной субъектом в результате интерференции.

Контроль информационных потоков в системе не является самостоятельной политикой, так как он не определяет правила обработки информации. Он действует обычно в рамках избирательной или полномочной политики, дополняя их и повышая надежность системы.

Однако хотелось бы подчеркнуть, что избирательный контроль доступа является одним из основных средств защиты информации в операционных системах от несанкционированного доступа, предотвращающим также и искажение информации. При этом ИКД организуется в соответствии с избирательной политикой безопасности, которая разрабатывается на основе возможностей операционной системы и с учетом конкретных требований к составу пользователей, характеру работы, типу обрабатываемой информации и т. д. При правильном использовании такой защиты доступ к чужим данным практически невозможен, более успешной может оказаться попытка получить доступ с помощью имеющихся привилегий, то есть “легальным” путем. Для предотвращения таких угроз необходимо точно знать возможности каждой из привилегий, предоставляемых системой, представлять себе все последствия, к которым может привести пользование ею, и, поэтому, очень осторожно подходить к назначению привилегий пользователям системы.

Полномочная политика обычно реализуется в системах, хранящих и обрабатывающих информацию с разным уровнем ее ценности, например, грифованную информацию. При этом полномочная политика функционирует на фоне избирательной, придавая ее требованиям иерархически упорядоченный характер (в соответствии с уровнями безопасности). В коммерческих системах ее используют достаточно редко, чему препятствует, помимо прочего, еще и высокая, по сравнению с избирательной политикой, стоимость реализации.

Контроль доступа (избирательный или полномочный) легче реализуем (аппаратно или программно), но он неадекватен реальным системам из-за существования скрытых каналов. Тем не менее, контроль доступа обеспечивает достаточно надежную защиту в простых системах, не обрабатывающих особо важную информацию. В противном случае система должна дополнительно реализовывать контроль информационных потоков. Организация такого контроля в полном объеме достаточно сложна, поэтому его обычно используют для усиления надежности полномочной политики: ненисходящие (относительно уровней безопасности) информационные потоки считаются разрешенными, все остальные — запрещенными.

Избирательная и полномочная политики, а также контроль информационного потока — своего рода "три кита", на которых строится вся защита.

### **Реализация политики безопасности**

После того как определены основные цели защиты и пути их достижения, а значит, определена политика безопасности, необходимо ее реализовать на выбранной в результате анализа риска базе. Реализация политики означает настройку механизмов реальных систем на конкретные требования. Любая система обычно обладает достаточно гибкими механизмами, обеспечивающими широкий выбор возможностей. Поэтому реализацию должны проводить специалисты, во-первых, хорошо знакомые с принципами планирования защиты (см. предыдущие этапы), а во-вторых, достаточно знающие выбранную систему и другие средства, особенно их возможности в области защиты. В противном случае существует риск образования брешей защиты — недостатков планирования или реализации, способных нарушить политику безопасности и стать своего рода воротами для проникновения и других нарушений. Подавляющее большинство аварий происходит не из-за "прорывов" системы, а из-за умелого использования нарушителями ее свойств, которые не были известны или учтены теми, кто планировал и реализовывал защиту. Во многих случаях в группу, занимающуюся такой работой, могут входить спе-

циалисты тех же профилей, что и при проведении анализа риска.

Главными при реализации политики безопасности являются определение защищаемых объектов, круга их пользователей и правил передачи полномочий на доступ к ценной информации.

Более подробно говорить о последовательности действий при реализации политики трудно, так как этот этап в значительной мере зависит от особенностей конкретной системы. Поэтому поговорим о свойствах механизмов защиты, характерных для большинства защищенных систем.

### **Механизмы реализации политики безопасности**

Естественно предположить, что все системные средства, отвечающие за реализацию политики безопасности. В первую очередь сами должны быть защищены от любого вмешательства в их работу. В противном случае говорить о надежности защиты будет достаточно трудно. Можно изменять их параметры, но они сами должны оставаться в неприкосновенности. Поэтому все средства защиты и контроля реализованы в достоверной (или надежной) вычислительной базе (НВБ). Это полностью защищенный механизм вычислительной системы, включая аппаратные и программные средства, комбинация которых отвечает за соблюдение политики безопасности. НВБ состоит из компонентов, совместная работа которых проводит единую политику над программным продуктом или системой. Способность НВБ правильно работать зависит от механизма и корректного управления.

Основой НВБ является ядро безопасности. Это элементы техники и программного обеспечения, разделяющие все попытки доступа от объектов к объектам, защищенные от модификации и проверенные на корректность.

Именно тот факт, что ядро безопасности перехватывает и проверяет любое обращение к объектам, является гарантией надежности (если само ядро надежно). Дело в том, что программы ядра функционируют на самом низком уровне как самые привилегированные в системе и ни один запрос не может миновать их. Этим ядро безопасности отличается от защиты с помощью прикладных средств, где наверняка существуют возможности преодоления защиты путем выхода на более низкий уровень или в привилегированный режим. А ниже уровня ядра безопасности опускаться уже некуда.

Ядро безопасности в разных системах может функционировать по-разному — перехватывать любое обращение к объекту, производить выборочную проверку прав доступа, проверять обращения к определенным объектам и т. д. Все это должно быть хорошо известно специалистам по

защите.

Другим важным механизмом реализации политики безопасности является, **концепция защищенной области**. Она заключается в объединении объектов по их местонахождению, хранимой информации, защите и внутренней структуре. Управление (в том числе доступом) осуществляется областью в целом с помощью специального программного обеспечения, доступ к отдельным объектам запрещен. Области могут быть разных уровней, они могут вкладываться друг в друга, соприкасаться друг с другом, быть независимыми, но не пересекаться. Примерами защищенных областей может служить защищенная база данных со своими наборами и программным обеспечением; компьютер, содержащий базу данных, со своей ОС; защищенная сеть, содержащая компьютер.

Некоторые ОС сами реализуют концепцию защищенной области, в других - это задача планировщика защиты.

### **Принципы реализации политики безопасности**

Как уже отмечалось выше, настройка механизмов защиты — дело сугубо индивидуальное для каждой системы и даже для каждой задачи. Поэтому рассказать о том, как это делается, довольно трудно. Однако существуют общие принципы, проверенные практикой, которых надо придерживаться, чтобы облегчить себе работу. Рассмотрим их.

**Группирование** — это представление множества субъектов одним групповым именем; всем субъектам, принадлежащим одной группе, предоставляются равные права. Принципы объединения пользователей в группы могут быть самые разные: ссылки на одни и те же объекты, одинаковый характер вычислений, работа над совместным проектом и т. д. При этом один и тот же субъект может входить в несколько групп и соответственно иметь различные права по отношению к одному и тому же объекту.

Механизм группирования может быть иерархическим. Это означает, что каждый субъект является членом нескольких групп, упорядоченных по отношению "быть подмножеством".

Контроль за состоянием групп очень важен, поскольку члены одной группы имеют доступ к большему числу объектов, что не способствует их безопасности. Создание групп и присвоение групповых привилегий должно осуществляться администратором безопасности, руководителем группы или каким-либо другим лицом, несущим ответственность за сохранность групповых объектов.

**Правила умолчания.** Большое внимание при назначении привилегий следует уделять правилам умолчания, принятым в данной системе, —

это необходимо для соблюдения политики безопасности. Во многих системах, например, субъект, создавший объект и являющийся его владельцем, по умолчанию получает все права на него, кроме того, он может эти права кому-либо передавать.

В каждой ОС используются свои правила умолчания, однако принципы назначения привилегий по умолчанию в большинстве систем одни и те же. Если в системе используется древовидная файловая структура, то необходимо принимать во внимание правила умолчания для директорий. Корректное использование правил умолчания способствует поддержанию целостности политики безопасности.

**Минимум привилегий** — один из основополагающих принципов любой политики безопасности, используемый повсеместно. Каждый пользователь и процесс должны иметь **минимальное множество привилегий**, необходимых для работы. Определение для всех пользователей множества привилегий, с одной стороны, позволяющих осуществлять быстрый доступ ко всем необходимым для работы объектам, а с другой стороны — запрещающих доступ к чужим объектам — проблема достаточно сложная. От ее решения во многом зависит корректность реализации политики безопасности.

**"Надо знать".** Этот принцип во многом схож с предыдущим. В соответствии с ним полномочия пользователей назначаются согласно их обязанностям — доступ разрешен только к той информации, которая необходима им для работы.

**Централизация критичной информации.** Многие системы практикуют сбор, хранение и обработку информации одного уровня в одном месте (узле сети, устройстве, директории). Это связано с тем, что проще защитить одним и тем же способом большой массив информации, чем организовывать индивидуальную защиту для каждого набора. Когда информация собрана в одном месте, к ней легче контролировать доступ; при этом также снижается вероятность ошибки в защите.

Для реализации этого принципа могут быть разработаны специальные программы, управляющие обработкой таких наборов. Это дает простейший способ построения защищенных областей.

**Иерархия привилегий.** Контроль объектов системы может иметь иерархическую организацию. Такая организация принята в большинстве коммерческих систем. При этом схема контроля имеет вид дерева, в котором узлы — субъекты системы, ребра — права на контроль привилегий согласно иерархии. Корнем является администратор системы. Имеющий право изменять привилегии любого пользователя. Узлами низших уровней являются администраторы подсистем, имеющие

права изменять привилегии пользователей этих подсистем (в их роли могут выступать руководители организаций, отделов, если подсистема обеспечивает работу этой организации, отдела и т. д.), а листьями дерева являются все пользователи системы. Вообще говоря, субъект, стоящий в корне любого поддерева, имеет право изменять защиту любого субъекта, принадлежащего этому поддереву.

Достоинство такой структуры состоит в том, что она точно копирует схему организации, которую обслуживает система, вследствие чего легко составить множество субъектов, имеющих право контролировать данный объект. Недостаток же ее в том, что множество субъектов может быть довольно большим.

**Привилегии владельца.** При таком контроле каждому объекту соответствует единственный субъект с исключительным правом контроля объекта — владелец (обычно это тот, кто его создал). Владелец обладает всеми разрешенными для этого типа данных правами на объект, он может разрешать доступ к объекту любому другому субъекту, но не имеет права никому передать привилегию на корректировку защиты. Однако такое ограничение не касается администраторов системы — они имеют право изменять защиту любых объектов.

Главный недостаток принципа привилегии владельца состоит в том, что при обращении к объекту пользователь должен предварительно получить разрешение у владельца (или администратора), что может затруднить работу (например, при отсутствии владельца или просто его нежелании разрешить доступ). Поэтому такой принцип обычно используется при защите личных объектов пользователей.

**Свободная передача привилегий.** При такой схеме субъект, создавший объект, может передать любые права на него любому другому субъекту вместе с правом корректировки средств контроля доступа к этому объекту, а тот, в свою очередь, может передать все эти права дальше — любому субъекту.

Естественно, при этом возникают большие трудности в определении круга субъектов, имеющих в данный момент доступ к объекту (права на объект могут распространяться очень быстро и так же быстро исчезать), и поэтому такой объект легко подвергнуть несанкционированной обработке. В силу этих обстоятельств такая схема применяется достаточно редко — в основном, в исследовательских группах, работающих над одним проектом, когда все имеющие доступ к объекту заинтересованы в его содержимом.

Перечисленные принципы в чистом виде применяются в вычислительных системах редко; обычно используются разнообразные их комби-

нации. Ограничение доступа к объектам в ОС включает в себя ограничение доступа к некоторым системным возможностям, например, некоторым командам, программам и т. д., если при их использовании нарушается политика безопасности. Вообще, набор полномочий каждого пользователя должен быть тщательно продуман, из него должны быть исключены возможные противоречия и дублирования, поскольку именно здесь кроется основная причина большинства нарушений. Чаще всего утечка информации происходит в системах с плохо спроектированной или реализованной политикой безопасности в обход существующей защиты.

## Защита сети

При защите сети надо руководствоваться теми же принципами, что и при защите ОС. Однако здесь есть свои особенности.

Главная особенность состоит в том, что для надежной защиты сети недостаточно ограничиться защитой каждого из ее узлов или групп узлов. Ведь защищенная сеть — это единый комплекс, а защита отдельных узлов отвечает лишь за его часть. Основная сложность в том, чтобы связать два или несколько узлов в сеть с гарантией надежности. Так, при запросе доступа по сети ядру безопасности одного узла придется иметь дело с фиктивным субъектом (он находится на другом узле, под управлением ядра безопасности другой ОС), а ядру безопасности другого узла — с фиктивным объектом. С другой стороны, эти две системы должны иметь единое ядро безопасности.

Дополнительные сложности возникают в ситуации, когда два узла имеют разные уровни безопасности (согласно полномочной политике), поскольку здесь приходится еще следить за соответствием уровней. Те же проблемы возникают и с другими механизмами защиты при организации сети.

Большинство систем имеют в своем распоряжении средства, которые помогают успешно решить все упомянутые проблемы, не создавая затруднений пользователям и не снижая надежности. Надо только позаботиться о том, чтобы защита сети планировалась как защита единого комплекса вычислительных средств. Здесь уже нельзя обойтись элементарными средствами вроде доступа к узлу по паролю — сколько один пользователь может запомнить паролей?!

## Контроль защиты

Контроль за состоянием системы — один из ключевых моментов поддержания нормальной работы защиты. Даже лучшая система, спроектированная и реализованная без ошибок, может преподнести немало неприятных сюрпризов, если за ней постоянно не следить.

## **Источники нарушений**

Источники нарушения защиты вычислительных систем можно разбить (достаточно условно) на три категории:

**1. Безответственность пользователя** — относится к ситуациям, в которых пользователь целенаправленно или случайно производит какие-либо действия, связанные с нарушением политики безопасности, но не ставящие под угрозу работоспособность системы. Например, копирование содержимого определенного файла с целью продажи.

**2. Зондирование системы пользователем** — это те ситуации, когда пользователь умышленно эксплуатирует недостаточно защищенные части системы. Некоторые пользователи считают получение доступа к системным наборам крупным успехом, затевая своего рода игру "пользователь-против-системы". Хотя намерения могут быть и безвредными, эксплуатация ресурсов считается нарушением. Пользователи с более определенными намерениями могут найти конфиденциальные данные, попытаться испортить их или даже уничтожить. И здесь уже все гораздо серьезнее.

**3. Проникновение пользователя** — это ситуации, когда пользователь преодолевает защиту для получения доступа к системе. Несмотря на то, что многие системы имеют средства, делающие такое проникновение чрезвычайно сложным, создать полностью защищенную ОС практически невозможно. Тот, кому успешно удалось проникновение — одновременно очень квалифицирован и опасен, так как проникновение — это наиболее серьезный и опасный вид нарушений.

## **Два вида контроля**

Надо знать, что от всех напастей не застрахуешься, поэтому лучше всего выделить основные, представляющие наибольшую опасность для вас, и защищаться именно от них. Это делается на этапе анализа риска.

Анализ риска определяет возможные виды угроз системе и оптимальные меры защиты. Эти меры можно разделить на два основных типа:

- системные;
- административные.

Системные меры защиты обусловлены концепцией "надежного программного обеспечения", которое реализовано с помощью НВБ. Эти меры гарантируют, что те требования, которые заложены в систему, будут выполняться безошибочно.

Понятно, что могут представлять из себя административные меры — пропускной режим, замок в компьютерном зале, сейфы для лент и дисков и т. д. Эти меры также определяются в процессе анализа риска. Но кроме того, к административным мерам относятся также действия операторов и администраторов по предотвращению попыток на-

рушения работы системы. Их мы рассмотрим подробнее.

## **Опасные события**

Чтобы предотвратить или исправить какую-либо неприятность, случившуюся с вашей системой, надо прежде всего хорошо представлять себе, что с ней вообще может случиться. Для большинства систем круг событий, которые мы будем называть **опасными событиями**, один и тот же. К ним можно отнести:

- попытки захвата пароля;
- попытки проникновения в систему;
- изменение базы данных защиты;
- получение привилегий;
- вирусные атаки (включая внедрение "троянских коней", "червей" и т. д.);
- угрожающее использование ресурсов (памяти, времени процессора и др.);
- проникновение через сеть.

В случае наступления любого из этих опасных событий должны предприниматься немедленные меры для предотвращения крушения системы и сохранения данных.

## **Появление угрозы**

Информация о том, что систему пытаются атаковать, может быть получена из следующих источников.

1. Сообщения пользователей. Если кто-то из них заметил, что, например, дата последнего входа в систему не соответствует действительности, или пропал какой-то файл, или произошла любая другая неприятность, он должен первым делом обратиться к оператору или администратору.

2. Мониторинг системы. Оператор в процессе работы должен периодически контролировать систему с помощью соответствующих средств — следить за загруженностью процессора, состоянием очередей, использованием памяти. Практически любая угроза отражается на состоянии системных ресурсов.

3. Ведение системного журнала. Он должен отслеживать такие события, как доступ к наиболее охраняемым объектам, входы и выходы из системы (особенно с использованием сети), попытки проникновения, обращения к периферийным устройствам и т. д. Системный журнал собирает сведения, которые могут представлять интерес либо с точки зрения статистики, либо с точки зрения непосредственного отношения к угрозе безопасности системы.

Разумное сочетание этих мер поможет избежать многих опасностей — уж где-нибудь злоумышленник да проявит себя, важно лишь его не пропустить.

В некоторых случаях обычных мер контроля, предлагаемых системой, может оказаться недо-

статочно. Тогда применяют специально разработанные дополнительные меры. К ним можно отнести, во-первых, статистические меры. Специальные программы постоянно следят за состоянием некоторых параметров системы, анализируя их. При появлении каких-либо отклонений сразу выдается тревожное сообщение. Это своего рода автоматизация мониторинга системы.

Во-вторых, дополнительными мерами контроля могут служить некоторые интеллектуальные средства. Если система имеет достаточно большие размеры, следить за состоянием ее защиты трудно. Поэтому можно установить специальные программные средства, которые будут настроены на анализ определенных состояний системы, например, на опасные события или изменение конфигурации. Они могут вовремя сообщить о появлении возможности НСД или каналов утечки информации, которые оперативно обнаружить обычным способом весьма непросто.

Из всего сказанного можно сделать вывод, что организация защиты компьютерной системы — это единый комплекс мер, которые должны учитывать все аспект процесса обработки информации. Несмотря на некоторые неудобства, причиняемые пользователю во время работы, во многих случаях средства защиты могут оказаться совершенно необходимыми для нормальной жизнедеятельности системы.

Перечислим основные неудобства защиты:

- с большинством защищенных систем достаточно трудно работать;
- увеличение защищенности системы может привести к увеличению накладных расходов при обработке информации в связи с замедлением доступа к данным, замедлением выполнения операций, замедлением системной работы;
- увеличение защищенности требует увеличения рабочего времени пользователя для выполнения одного и того же задания.

Что же касается необходимости средств защиты, принцип “пока гром не грянет, мужик не перекрестится” в этом вопросе совершенно себя не оправдывает — порой на карту может быть поставлено слишком многое. По крайней мере, совершенно необходимо провести хотя бы минимальные исследования (анализ риска) и установить “защиту от дурака”. Те же, кому необходимы средства защиты с гарантированными свойствами, должны провести полный анализ системы с учетом “Перечня апробированной продукции” (EPL) и “Перечня рекомендуемой продукции” (PPL) 1, которые составлены NCSC<sup>2</sup> специально для этих целей. Свойства программного обеспечения определяются стандартом “Trusted Computer System Evaluation Criteria” (“Оранжевая книга”) 3.

В заключение отметим, что при реализации цепочки “требования — политика — модель — механизмы — реализация — поддержка и контроль” необходимо учитывать следующее:

1. Прежде всего, определите цели защиты — нужна ли она вообще? Проведите анализ риска — он поможет подобрать оптимальные средства защиты, и составьте план. В конечном счете это все равно окажется дешевле, чем действовать наобум.

2. Критически отнеситесь к требованиям защиты — не чрезмерны ли они? Систем, защищенных “на сто процентов”, не бывает. Можно лишь минимизировать риск.

3. Любая система реализует лишь те требования, которые заложены в ее модель. Знание модели поможет понять, что можно ожидать от вашей системы.

4. При реализации защиты нужны специалисты, знакомые как с теорией, так и с практикой организации защиты для каждой конкретной системы. В противном случае существует риск образования брешей защиты.

5. В подавляющем большинстве нарушений, вплоть до крушений, виновата не система, а ошибки планирования и реализации.

6. Предусмотреть все опасности никогда не удастся. Лучше предусмотреть самые серьезные и обезопасить от них самую ценную информацию.

7. В работе необходимо уделять должное внимание контролю — почти всякая угроза, обязательно обнаружит себя. Вовремя обнаруженная опасность уменьшит потери.

#### **Примечания:**

<sup>1</sup>EPL (Evaluated Products List) — список продукции, содержащий операционные системы, подсистемы защиты и дополнительные средства защиты. PPL (Preferred Products List) — список оборудования, включающий весь спектр техники (компьютеры, рабочие станции, периферийное оборудование и т. д.). Данная продукция рекомендована, а в некоторых случаях обязательна к использованию в защищенной среде.

<sup>2</sup>NCSC (National Computer Security Center) — Национальный Центр Компьютерной Безопасности — государственная организация США, учрежденная в 1981 году для координации усилий по защите информации и предотвращению компьютерных преступлений.

<sup>3</sup>Стандарт, содержащий требования к средствам обеспечения безопасности компьютерных систем. Согласно этим требованиям все системы делятся на группы и классы безопасности в зависимости от их свойств. Подтверждение выполнения тех или иных требований осуществляется NCSC; в случае положительного исхода проверки данной системе присваивается соответствующий рейтинг безопасности.

В связи с проявленным интересом руководителей подразделений и специалистов, отвечающих за автоматизацию работы предприятия и организацию информационных систем, в 8-ом номере журнала "Сервисный центр" за 2000 год мы начали новую рубрику «Информационные технологии». В ней обсуждаются практически все вопросы, от успешного решения которых зависит планирование, разработка, внедрение и сопровождение информационных систем масштаба предприятия.

# СОЗДАНИЕ ПРИЛОЖЕНИЙ В АРХИТЕКТУРЕ КЛИЕНТ/СЕРВЕР (ПРОМЕЖУТОЧНЫЙ СЛОЙ)

*Продолжение. Начало в предыдущем номере журнала.*

## **Стандарты архитектуры клиент/сервер в управлении информацией**

В области интерфейсов систем баз данных для соединений клиент/сервер происходит интенсивный процесс стандартизации, и это хорошая новость. Плохая новость - это наличие множества стандартов, что позволяет некоторым циникам говорить о том, что мы, в сущности, недалеко ушли от времен специфических интерфейсов систем баз данных в средах клиент/сервер. Какой-нибудь конкретный стандарт API или множество протоколов поддерживается сейчас, допустим, не тремя-четырьмя поставщиками, как прежде, а двадцатью или тридцатью или, может быть, сотней поставщиков, но далеко не всеми поставщиками, предлагающими подобные продукты

На самом же деле наличие нескольких стандартов - это не так уж плохо. Любой процесс стандартизации сопровождается, как правило, критикой по поводу того, что в попытках достижения полного множества решений для возможно большего числа различных сред приходится оставлять за рамками стандарта некоторые характеристики, полезные в ряде случаев, предоставляя поставщикам реализовать их в качестве собственных расширений. Имея несколько альтернативных вариантов стандартов, организации, внедряющие в свои среды управления данными технологию клиент/сервер, могут выбрать решения, наиболее полно соответствующие их конкретным потребностям.

### **SQL Access Group и стандарт DRDA**

Процесс стандартизации доступа к базам данных клиент/сервер приобрел наибольшую активность в конце 80-х - начале 90-х гг. В 1989 г. образовалась группа SQL Access Group (SAG). Она представляет собой консорциум из 42 компаний, в число которых входят крупнейшие поставщики

СУБД и различных инструментальных средств систем баз данных. Одной из задач SAG было определение спецификаций форматов и протоколов (*Formats And Protocols, FAP*) для коммуникаций в системах баз данных клиент/сервер на основе спецификаций Удаленного доступа к базам данных (*Remote Database Access, RDA*), разработанных Международной организацией по стандартизации (*International Standards Organization, ISO*). Стандарт RDA описан в документе ISO/IEC 9579, *Информационные технологии - Языки баз данных - Удаленный доступ к базам данных* (ISO/IEC 9579, *Information Technology Database Languages - Remote Database Access*), который состоит из двух частей: Общая модель, сервис и протокол (*Generic Model, Service and Protocol*) и Специализация SQL (*SQL Specialization*). Вторая часть этого документа и стала основой спецификаций FAP, предложенных группой SAG.

Спецификации FAP включают описание структуры сообщений и протокола управления информацией, используемых для связи между компонентами, обменивающимися информацией, например, таких управляющих структур, которые сообщают данному узлу о том, что передается единица данных с указанным номером блока, или подтверждают прием сообщения с определенным номером.

Примерно в то же время компания IBM, единственный крупный поставщик средств для баз данных, не вошедший в группу SAG, ввела стандарт "Архитектура распределенных реляционных баз данных" (*Distributed Relational Database Architecture, DRDA*), никак не согласующийся с ISO RDA (хотя обе эти аббревиатуры содержат три общие буквы, тем не менее буквы "R" и "A" в названиях этих стандартов означают разные слова).

Сравнительные характеристики стандартов SAG и DRDA:

#### **SQL Access Group (SAG)**

Спецификации на основе стандарта ISO RDA

Цель: стандарт де-юре  
“Открытые” компоненты (например, ASN.1 Нотация абстрактного синтаксиса)

**DRDA**

Исходная цель: доступ к базам данных IBM в рамках SAA

Может стать стандартом де-факто

Использует компоненты IBM

Исходной целью DRDA была интеграция баз данных в рамках системной архитектуры приложений (System Application Architecture, SAA), предложенной IBM. Изначально SAA рассматривалась как главное средство интеграции для четырех платформ IBM (MVS, VM, OS/400 и OS/2). Используя DRDA и SAA, можно объединить менеджеры баз данных для этих платформ (DB2, SQL/DS, OS/400 Data Manager и OS/2 Extended Edition Database Manager соответственно) в единую модель клиент/сервер.

В 1991 г. IBM предложила архитектуру хранилища информации (Information Warehouse), в которой DRDA была отведена ключевая роль в интеграции баз данных клиент/сервер, управляемых различными программными продуктами, и ряд поставщиков средств баз данных объявили о своей поддержке DRDA. Таким образом, в начале 1992 г. в области стандартизации доступа к базам данных клиент/сервер образовалось два “лагеря” - SAG, опирающаяся на стандарт RDA, и сторонники DRDA, ориентированного на платформы IBM.

Поскольку SAG представляла и представляет инициативу множества поставщиков, направленную на процесс формальной стандартизации, то результат ее усилий станет стандартом *де-юре*, учрежденным организациями по стандартизации посредством формальных процедур. Напротив, DRDA, несмотря на поддержку ряда поставщиков, может иметь лишь статус *корпоративного стандарта* компании IBM подобно другим спецификациям, предложенным IBM, таким, как SNA или коммуникации с помощью терминала 3270.

Между спецификациями SAG и DRDA существует ряд технических различий. Поскольку спецификации FAP, предложенные SAG, основаны на ISO RDA, то компоненты ISO, в том числе абстрактный синтаксис ASN.1 (*Abstract Syntax Notation, ASN*) и базовые правила кодирования (*Basic Encoding Rules, BER*) для ASN.1, используются в качестве синтаксиса передачи сообщений (*Transfer Syntax*), хотя синтаксис фактических сообщений устанавливается индивидуально для каждого соединения путем согласования. В отличие от этого DRDA опирается на архитектуру управления распределенными данными IBM (*Distributed Data Management, DDM*), а именно на ее третий уровень, который определяет абстрактный синтаксис и правила кодирования команд и ответных сообщений. Для представления данных и метаданных в DRDA используется архитектура IBM FD:

ОСА, применяемая также для представления сложных документов.

**Стандарты, основанные на интерфейсе уровня вызовов SAG**

В 1992 г. возникли сразу два конкурирующих стандарта - ODBC и IDAPI, и оба они основаны на интерфейсе уровня вызовов (*Call-Level Interface, CLI*), предложенном SAG. Первый из них - Открытый интерфейс доступа к базам данных (*Open DataBase Connectivity, ODBC*) был введен и активно продвигался компанией Microsoft. Целью Microsoft было предоставление приложениям Microsoft Windows доступа к базам данных, основанным на SQL, посредством стандартизованного интерфейса клиент/сервер (рис. 5). Главное назначение ODBC - превратить SAG CLI из абстрактного обобщенного стандарта в живую среду, в которой он может непосредственно использоваться в приложениях для ПК.

Несколько месяцами позже, в ноябре 1992 г., группа компаний под руководством Borland (включающая также IBM, Novell и WordPerfect) объявила аналогичный стандарт интерфейса для систем баз данных клиент/сервер, также основанный на SAG CLI и получивший название Интерфейса прикладного программирования для интегрированных систем баз данных (*Integrated Database Application Programming Interface, IDAPI*). Архитектура IDAPI показана на рис. 6. Стандарт IDAPI концептуально аналогичен ODBC. Оба стандарта специфицируют интерфейсы клиент/сервер, основанные на SAG CLI, но IDAPI изначально был ориентирован, помимо Microsoft Windows, также и на другие платформы и предоставлял в дополнение к SQL-доступу также и навигационный доступ к серверам баз данных. Стандарт IDAPI пришел на смену другому корпоративному стандарту компании Borland - Интерфейсу прикладного программирования объектных баз данных (*Object Database API, ODAP*), который был частью Компонентной объектной архитектуры Borland (*Borland Object Component Architecture, BOCA*).

Стандарт IDAPI обеспечивает поддержку серверов dBBase (см. рис. 6). Большинство программ dBBase (написанных на языке программирования Xbase) использует навигационный доступ к базам данных (например, модель обновления мастер-таблицы с применением транзакционной таблицы, двунаправленный просмотр информации в таблицах и т. п.), а не SQL-подобные операции множества. Поэтому IDAPI в своем интерфейсе содержит навигационный компонент NAV/CLI, который позволяет иметь на серверной стороне вновь создаваемых сред приложений существующие базы данных dBBase (системы баз данных, унаследованные из мира ПК). То же можно сказать и о других драйверах серверной части IDAPI, например, о СУБД Paradox компании

Borland.

На рис. 7 показано соотношение между стандартами ODBC и IDAPI сегодня и, возможно, в будущем. Когда был объявлен стандарт IDAPI, председатель группы SAG заявил, что SAG изучит содержащиеся в IDAPI расширения базового стандарта SAG CLI, и это означает, что навигационные средства, возможно, будут введены также и в SAG CLI.

Материалы проекта спецификаций IDAPI содержат 149 страниц описаний операторов уровня вызовов как части интерфейса прикладного программирования (*Application Programming Interface, API*). Эти операторы были разделены на следующие категории:

**Среда и соединения.** Открытие и закрытие соединений с серверами, управление дескрипторами (*handles*), управление курсорами.

**Ресурсы и возможности.** Управление конфигурационными файлами.

**Каталоги и схемы.** Управление путями доступа к схемной информации.

**Подготовка и выполнение операторов.** Функции для прямого выполнения SQL-операторов, подготовки и последующего выполнения операторов, получения количества строк, затрагиваемых тем или иным оператором SQL, и т. п.

**Определение данных.** Создание и модификация таблиц, создание индексов, уничтожение таблиц и индексов.

**Манипулирование данными.** Обновление и удаление строк, управление блокировками строк и таблиц, управление большими бинарными объектами (*Binary Large Object, BLOB*), открытие курсоров.

**Управление транзакциями.** Фиксация и откат транзакций, а также функции отмены выполнения отдельных SQL-операторов.

**Диагностика.** Возврат информации об ошибках.

**Расширения, специфические для конкретных СУБД / операционных систем.** Управление паролями, управление файлами, другие системо-зависимые функции.

**Разное.** В настоящее время эта категория содер-

жит один оператор, находящий первую строку, ключ которой сопоставляется с некоторым заданным значением (аналог операторов FIND или SEEK в языке Xbase).

## Программное обеспечение промежуточного слоя

Стандартизованные интерфейсы клиент/сервер в последние годы принято относить к категории *программного обеспечения промежуточного слоя*, которое определяется как «некоторый набор процедур или функций, обеспечивающих взаимодействие двух разнородных программ». Короче говоря, это своего рода клей. Программные средства этой категории применимы к компьютерным сервисам практически любого вида, включая управление базами данных и информацией. Коммерческие или самостоятельно разработанные программные продукты, основанные на IDAPI, ODBC, DRDA или других стандартах и предоставляющие интерфейсные возможности для клиента и сервера, относятся к категории программного обеспечения промежуточного слоя.

Стандартизация программного обеспечения промежуточного слоя представляет особый интерес, поскольку оказывает воздействие на перспективные направления развития в области управления информацией в архитектуре клиент/сервер. Аналогичным образом процесс стандартизации охватывает такие области, как коммуникации, управление объектами, электронная почта и др. Системы управления информацией завтрашнего дня неизбежно будут обеспечивать не только доступ к базам данных клиент/сервер (посредством сетевых и коммуникационных сервисов), но также управление электронной почтой и другие функции. Следовательно, необходим общий анализ требований к программному обеспечению промежуточного слоя.

## Совместимость баз данных

Наше обсуждение в этой статье было бы неполным, если бы мы не рассмотрели перспективы развития других механизмов интеграции баз данных, в частности шлюзов баз данных. Технология

клиент/сервер подразумевает не только распределение вычислительных ресурсов, но и формальное разделение функций между этими ресурсами. Приступая к реализации среды клиент/сервер, нельзя не принимать в расчет существование во многих организациях унаследованных систем и огромных объемов данных, находящихся под их управлением.

Традиционным механизмом интеграции баз данных были шлюзы (рис. 8), обеспечивающие разные уровни масштабируемости - от простых выборок данных до управляемых при-

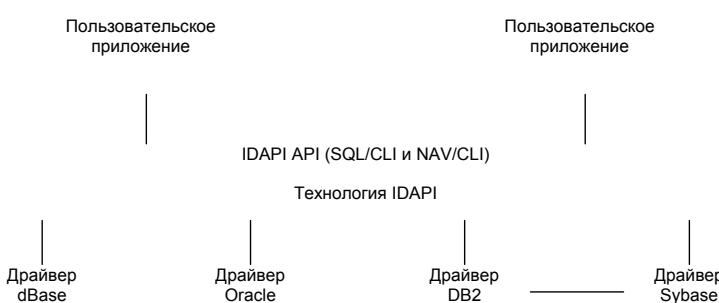


Рис. 8

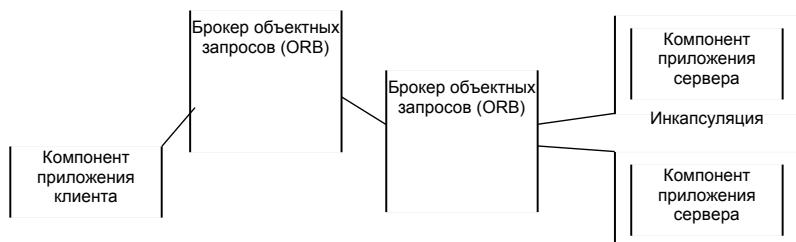


Рис. 9

ложением средств чтения-записи. Применение программного обеспечения промежуточного слоя было спорадическим, цели его варьировались от попыток предоставить некоторый уровень абстракции до прямого управления доступом к шлюзу со стороны приложений.

В ближайшие годы число вариаций технологии клиент/сервер будет расти, но шлюзы не утратят своего значения. Информационные системы многих организаций не так легко будет перенести в среду клиент/сервер по многим причинам, в том числе в связи с закрытым характером архитектуры существующих приложений и недостаточностью аппаратных средств. Однако стремление к повышению уровня интеграции баз данных остается. Поэтому в таких организациях по-прежнему будут применяться шлюзы, пусть даже как переходное решение на период, пока не будут созданы условия для реализации среды клиент/сервер.

Существует еще один подход к унаследованным системам в период перехода к архитектуре клиент/сервер. Он заключается в использовании брокеров объектных запросов (*Object Request Broker*, *ORB*), основанных на архитектуре клиент/сервер. При этом существующие или вновь

разрабатываемые не объектные клиентские или серверные компоненты приложения помещаются в объектно-ориентированные оболочки (*Wrapper*). Это позволяет клиентам и серверам взаимодействовать посредством объектно-ориентированных методов. На рис. 9 показано, как функционирует среда с *ORB*.

Существование нескольких стандартов не должно вызывать беспокойства по ряду причин. Прежде всего вспомним, что корни обоих стандартов - IDAPI и ODBC - лежат в стандарте SAG CLI. Следовательно, совместимость этих двух стандартов не составит проблемы. Соединения IDAPI - ODBC могут осуществляться посредством "мини-шлюзов" или путем использования клиентов и серверов с двойной поддержкой возможностей промежуточного слоя на основе обоих стандартов. Даже соединение между несовместимыми системами промежуточного слоя, например ODBC и DRDA, будет триумфальной задачей, решаемой, например, с помощью *метапрограммного обеспечения промежуточного слоя* (т. е. программных средств, промежуточных по отношению к другому программному обеспечению промежуточного слоя) или благодаря клиентам и серверам, поддерживающим несколько стандартов.

Независимо от того, в каких направлениях пойдет развитие архитектур клиент/сервер, эта технология окажет существенное влияние на все сферы хранения информации, - от хранилищ данных до систем мультибаз данных. DRDA, ODBC, IDAPI и другие стандарты, которые могут появиться, будут иметь важное значение для управления распределенной информацией.

### **Продолжение. Начало на стр. 20.**

ми. AMD при проектировании Athlon, повидимому, руководствовалась и этим принципом. Однако перед тем, как начать работу над параллельными потоками инструкций, процессор должен их откуда-то получить. Для этого в AMD Athlon, как впрочем и в Intel Pentium III, применяется дешифратор команд (декодер), который преобразует поступающий на вход процессора код. Дешифратор в AMD Athlon может раскладывать на RISC-составляющие до трех входящих CISC-команд одновременно. Современные интелловские процессоры могут также обрабатывать до трех команд, однако если для Athlon совершенно все равно, какие команды он расщепляет, Pentium III хочет, чтобы две из трех инструкций были простыми и только одна - сложной. Это приводит к тому, что если Athlon за каждый процессорный такт может выполнить три ин-

струкции независимо ни от чего, то у Pentium III отдельные части дешифратора могут простоять из-за неоптимизированного кода.

Компания Digital получает прекрасную возможность сделать свои Alpha-системы общедоступными так как для установки процессора 21164 на материнскую плату с разъемом Slot A потребуется только изменение BIOS (что сводится к перезаписи Flash ROM), цена такой системы может быть менее \$1500. Кроме того, агрессивная политика Intel на рынке чипсетов и материнских плат приводит к вытеснению с него ряда компаний. В результате им ничего не остается, кроме как поддерживать альтернативные архитектуры. Поскольку компания Digital заявила, что предоставит лицензию на EV-6 всем желающим, это дает неплохой шанс новой архитектуре.

# СООБЩЕНИЯ О СИСТЕМНЫХ ОШИБКАХ WIN32 API

Разработчики программного обеспечения часто сталкиваются с системными ошибками во время выполнения программы. Для того, чтобы разобраться в ошибках, которые могут произойти при работе Win32 API, необходим список кодов ошибок и их краткое описание.

**Начало Таблицы 1 в седьмом номере журнала .**

Продолжение Табл. 1

ERROR_IO_PENDING	997	Протекает наложенное событие ввода-вывода
ERROR_NO_ACCESS	998	Неверная попытка доступа к адресу памяти
ERROR_SWAPERROR	999	Ошибка при выполнении операции со страницей
ERROR_STACK_OVERFLOW	1001	Слишком глубокий уровень рекурсии. Стек переполнен
ERROR_INVALID_MESSAGE	1002	Окно не может взаимодействовать с отправленным сообщением
ERROR_CAN_NOT_COMPLETE	1003	Не удается завершить выполнение функции
ERROR_INVALID_FLAGS	1004	Флаги установлены неверно
ERROR_UNRECOGNIZED_VOLUME	1005	Не удается опознать присутствующую на томе файловую систему. Убедитесь в том, что все системные драйверы загружены, а также в исправности самого тома
ERROR_FILE_INVALID	1006	Том для открытого файла был изменен извне, так что работа с файлом невозможна
ERROR_FULLSCREEN_MODE	1007	Заданная операция не может быть выполнена в полноэкранном режиме
ERROR_NO_TOKEN	1008	Попытка ссылки на несуществующий элемент
ERROR_BADDDB	1009	База данных реестра повреждена
ERROR_BADKEY	1010	Параметр реестра имеет неверное значение
ERROR_CANTOPEN	1011	Не удается открыть параметр реестра
ERROR_CANTREAD	1012	Не удается прочитать параметр реестра
ERROR_CANTWRITE	1013	Не удается записать параметр реестра
ERROR_REGISTRY_RECOVERED	1014	Один из файлов в базе данных реестра должен был быть восстановлен с помощью протокола или резервной копии. Восстановление прошло успешно
ERROR_REGISTRY_CORRUPT	1015	Реестр поврежден. Структура одного из файлов, содержащего данные реестра, повреждена. Возможно, поврежден образ файла в памяти или файл не удалось восстановить из-за отсутствия резервной копии/протокола

Продолжение табл. 1

ERROR_REGISTRY_IO_FAILED	1016	Неустранимый сбой операции ввода-вывода, запущенной из реестра. Не удалось выполнить чтение, запись или запись буфера для одного из файлов, содержащих образ системного реестра
ERROR_NOT_REGISTRY_FILE	1017	При попытке загрузить или восстановить файл реестра выяснилось, что этот файл имеет неверный формат
ERROR_KEY_DELETED	1018	Попытка произвести недопустимую операцию над параметром реестра, отмеченным для удаления
ERROR_NO_LOG_SPACE	1019	Не удалось выделить требуемое место в протоколе реестра
ERROR_KEY_HAS_CHILDREN	1020	Нельзя создать символьическую связь для параметра реестра, который уже содержит подпараметры или значения
ERROR_CHILD_MUST_BE_VOLATILE	1021	Нельзя создать статический подпараметр для временного родительского параметра
ERROR_NOTIFY_ENUM_DIR	1022	Запрос на оповещение об изменениях завершается, однако данные не были возвращены в буфер вызывающей процедуры. Теперь эта процедура нуждается в переборе файлов для поиска изменений
ERROR_DEPENDENT_SERVICES_RUNNING	1051	Команда остановки была отправлена службе, от которой зависят другие службы
ERROR_INVALID_SERVICE_CONTROL	1052	Команда неуместна для данной службы
ERROR_SERVICE_REQUEST_TIMEOUT	1053	Служба не ответила на запрос своевременно

## Талон подписки на журнал "СЕРВИСНЫЙ ЦЕНТР"

### УВАЖАЕМЫЕ ЧИТАТЕЛИ!

**Подписывайтесь на журнал "СЕРВИСНЫЙ ЦЕНТР" на 2001 год**

**Для этого Вам необходимо:**

- прислать нам по почте заполненный "Талон подписки" по адресу: 440600, г. Пенза, а/я 87, НТО "АЛГОРИТМ";
- или позвонить или передать заявку по факсу: (8412) 520-570;
- или передать заявку электронной почтой: nsc@sura.com.ru

Стоимость подписки на 2001год: 12 номеров - 1164 руб.  
 6 номеров - 582 руб.  
 3 номера - 291 руб.

**Оплата производится по безналичному расчету.**

**При получении от вас заявки мы вышлем Вам до 25 декабря 2000 года счет на оплату.**

Продолжение табл. 1

ERROR_SERVICE_NO_THREAD	1054	Не удалось создать поток команд для службы
ERROR_SERVICE_DATABASE_LOCKED	1055	База данных службы заблокирована
ERROR_SERVICE_ALREADY_RUNNING	1056	Одна копия службы уже запущена
ERROR_INVALID_SERVICE_ACCOUNT	1057	Имя учетной записи задано неверно или не существует
ERROR_SERVICE_DISABLED	1058	Указанная служба отключена или не может быть запущена
ERROR_CIRCULAR_DEPENDENCY	1059	Была сделана попытка установить циклическую зависимость между службами
ERROR_SERVICE_DOES_NOT_EXIST	1060	Указанная служба не установлена
ERROR_SERVICE_CANNOT_ACCEPT_CTRL	1061	Служба в настоящее время не может принимать команды
ERROR_SERVICE_NOT_ACTIVE	1062	Служба не запущена
ERROR_FAILED_SERVICE_CONTROLLER	1063	Процесс службы не может установить связь с контроллером службы
ERROR_EXCEPTION_IN_SERVICE	1064	Ошибка службы при обработке команды
ERROR_DATABASE_DOES_NOT_EXIST	1065	Указанная база данных не существует
ERROR_SERVICE_SPECIFIC_ERROR	1066	Служба возвратила код ошибки
ERROR_PROCESS_ABORTED	1067	Процесс был неожиданно завершен
ERROR_SERVICE_DEPENDENCY_FAIL	1068	Не удалось запустить дочернюю службу
ERROR_SERVICE_LOGON_FAILED	1069	Служба не запущена из-за сбоя при входе



## Талон подписки на журнал "СЕРВИСНЫЙ ЦЕНТР"

Организация (Ф.И.О для частных лиц) .....

Банковские реквизиты: р/сч. ....

к/сч. .... ИНН .....  
БИК ..... ОКОНХ ..... ОКПО .....

Почтовый индекс.....

Адрес доставки.....

Количество комплектов на 2001 год .....

Прошу выслать номера журналов ..... за 2000 год.

Телефон ..... Факс .....

Адрес электронной почты .....

Оплату гарантируем : ..... ф.и.о. и должность руководителя ..... подпись .....